

学部授業「電子回路論」講義ノート

京都大学大学院理学部物理

鶴剛

Ver 2001.6

2001/10-2001/01 後期 12回 (1回休講、1回祝日)

目次

第1章	イントロダクション: 基礎の基礎	9
1.1	この講義の目的とやりかた	9
1.2	回路素子	9
1.2.1	GND と COMMON	9
1.2.2	電源、信号源、定電流源	9
1.2.3	交差と接触	9
1.2.4	抵抗	10
1.2.5	コンデンサ	12
1.2.6	コイル	15
1.2.7	ダイオード、ショットキーダイオード、発光ダイオード	15
1.2.8	トランジスタ	17
1.2.9	バイポーラトランジスタ	17
1.2.10	FET	20
1.2.11	オペアンプ	21
1.3	電源と測定器	23
1.3.1	電源	23
1.3.2	測定器と回路の試作	23
1.4	試してみよう	24
第2章	L, C, R の回路	25
2.1	交流理論	25
2.1.1	実効値と電力	25
2.1.2	複素数のちょっとした復習	25
2.1.3	複素数を用いた交流表現	26
2.1.4	R, L, C 素子のインピーダンス	27
2.2	回路の方程式の解	29
2.2.1	微分方程式を使う	29
2.2.2	複素振幅を使う	30
2.2.3	R, C, L の直列回路	30
2.3	L, R, C を用いた様々な回路	31
2.3.1	フィルター回路	31
2.3.2	共振回路	33
2.3.3	パソコンと電源フィルター	33
2.4	試してみよう	34
第3章	伝送線	35
3.1	同軸ケーブル	35
3.1.1	構造	35
3.1.2	電磁気学的な理解: TEM(Transverse Electric Magnetic) 波	36

3.1.3	電気回路的な理解	37
3.1.4	信号伝達のイメージ	39
3.1.5	反射とターミネーション	39
3.1.6	同軸ケーブルの分岐	42
3.1.7	同軸ケーブルの特性インピーダンスと周波数特性	43
3.2	その他の伝送線	44
3.2.1	フラットケーブル	44
3.2.2	ツイストペア	44
3.2.3	シールド	44
3.3	ノイズ、干渉、グラウンドループ	44
3.4	試してみよう	44
第 4 章	過渡特性の詳しい計算	45
4.1	ラプラス変換	45
4.1.1	ラプラス変換	45
4.1.2	ラプラス変換を用いた常微分方程式の解き方の例	46
4.1.3	ラプラス変換を用いた回路方程式の解き方	46
4.1.4	ポールゼロ消去	48
4.2	試してみよう	48
第 5 章	トランジスタ回路	49
5.1	コンデンサーを用いた AC 的な考え方	49
5.1.1	DC の切り方とバイアスのかけ方	49
5.1.2	AC と DC に対して違うインピーダンスを設定する	51
5.2	基本的なトランジスタ回路	52
5.2.1	トランジスタ回路の考え方	52
5.2.2	スイッチ回路	56
5.2.3	エミッタ接地増幅回路 (その 1)	57
5.2.4	エミッタ接地増幅回路 (その 1) の設計方法	59
5.2.5	PNP 型を用いたエミッタ接地増幅回路 (その 1)	59
5.2.6	エミッタ接地増幅回路 (その 2)	61
5.2.7	エミッタ接地増幅回路 (その 1) の出力インピーダンス	63
5.2.8	エミッタフォロア	65
5.2.9	エミッタフォロア付きのエミッタ接地増幅回路	67
5.2.10	ダーリントン	67
5.2.11	プッシュプル	68
5.3	周波数特性の向上	68
5.3.1	エミッタ接地増幅回路の問題: ミラー効果	68
5.3.2	ベース接地増幅回路	70
5.3.3	カスコード 接続増幅回路	73
5.4	作動増幅回路	75
5.4.1	作動増幅回路	75
5.5	試してみよう	78
第 6 章	オペアンプ回路	79
6.1	オペアンプ回路の考え方	79
6.1.1	理想オペアンプ	79

6.1.2	フィードバック回路の考え方	79
6.2	基本的な回路	82
6.2.1	反転増幅器	82
6.2.2	非反転増幅器	84
6.2.3	ボルテージフォロア	85
6.2.4	差動増幅器/減算回路	86
6.2.5	積分回路	87
6.3	現実のオペアンプ回路	89
6.3.1	741 のマニュアル	89
6.3.2	抵抗の選び方	93
6.3.3	GB 積	93
6.3.4	スルーレート	94
6.3.5	オフセット	95
6.4	便利な回路	97
6.4.1	チャージセンシティブアンプ	97
6.4.2	コンパレータ	98
6.4.3	シュミットトリガ	99
6.4.4	マルチバイブレータ	100
6.4.5	ウィーンブリッジ RC 発振器	101
6.5	試してみよう	102
第 7 章	半導体の基礎と半導体デバイス	103
7.1	半導体の物性的構造	103
7.1.1	結晶構造とバンドギャップ	103
7.1.2	間接遷移と直接遷移	103
7.1.3	放射線損傷	103
7.2	半導体の作り方	103
7.2.1	エピタキシャル	103
7.3	pn 接合と空乏層	103
7.4	ダイオード	103
7.4.1	ダイオード	103
7.4.2	ショットキーダイオード	103
7.4.3	アバランシェダイオード	103
7.5	MOS ダイオード	103
7.6	光素子	103
7.6.1	PIN ダイオード	103
7.6.2	赤外線検出器	103
7.6.3	発光ダイオード	103
7.6.4	半導体レーザー	103
7.6.5	CCD	103
7.6.6	CMOS センサ	103
第 8 章	デジタル回路の基礎	105
8.1	デジタルとは	105
8.2	回路素子	105
8.2.1	NOT, AND, NAND, OR, NOR, XOR	105
8.2.2	JK フリップフロップ、D フリップフロップ	105

8.2.3	カウンタ、シフトレジスタ	105
8.2.4	デコーダーとエンコーダー	105
8.2.5	ROMとRAM	105
8.2.6	その他、色々なIC	105
8.3	プログラム可能素子	105
8.4	試してみよう	105
第9章	ラジオ	107
9.1	AM変調とFM変調	107
9.2	ダイオードラジオ	107
9.3	ヘテロダイン	107
9.4	試してみよう	107
第10章	AD変換とDA変換	109
10.1	ADCの種類	109
10.1.1	フラッシュ	109
10.1.2	逐次比較	109
10.1.3	ウィルキンソン	109
10.2	AD変換に必要な周辺回路	109
10.2.1	サンプルホールド	109
10.2.2	ピークホールド	109
10.2.3	FIFO	109
10.3	DAC	109
10.4	試してみよう	109
第11章	コンピューターとそのインターフェース	111
11.1	コンピューターの構成要素	111
11.2	簡単なワンボードコンピューター	111
11.3	VMEとボードコンピューター	111
11.4	インターフェースの方法	111
11.4.1	I/Oインターフェースボード	111
11.4.2	RS232CとGPIB	111
11.4.3	その他の標準インターフェース	111
第12章	各種センサー、モーター、伝熱素子	113
12.1	光電子増倍管	113
12.2	ホール素子	113
12.3	温度	113
12.3.1	白金抵抗	113
12.3.2	半導体温度計	113
12.3.3	熱電対	113
12.3.4	ペルチェ素子	113
12.4	音	113
12.4.1	マイク	113
12.4.2	スピーカー	113
12.5	メカトロニクス	113
12.5.1	ステッピングモーター	113
12.5.2	サーボモーター	113

12.5.3	メカニカルスイッチ	113
12.5.4	フォトインタラプタ	113
第 13 章	放射線計測システム	115
13.1	単純な放射線計測システム	115
13.2	複雑な放射線計測システム	115
13.2.1	(何か放射線検出システム)	115
13.2.2	ぎんが衛星 LAC	115
13.2.3	あすか衛星 GIS	115
13.2.4	Astro-E 衛星 XIS	115
13.3	衛星システム	115
第 14 章	単位について	117

第1章 イントロダクション：基礎の基礎

1.1 この講義の目的とやりかた

電子回路「論」ではなく、どちらかというと電子回路「技術」である。基本的な回路と放射線の計測に必要な回路システムの理解が目標。そういう意味では、アナログ、デジタル、コンピュータ、大規模システムの例をカバーするつもりである。あまり難しいことはしない。数式はできるだけ使わない。例えば、ラプラス変換は一応教えるが、実際には試験にしかほとんど使わない。できるだけ実験する。レポート(実際に回路などを組むのもあり)にするか試験にするかは未定。

1.2 回路素子

1.2.1 GND と COMMON

単に接地=GND という場合も、実は幾つか意味がある。

地球大地の電位 建物や地球大地の電位。

シャシー GND 回路機器の外壁。

COMMON 回路上で共通にとる 0V のこと。

GND、COMMON の記号も幾つかある。

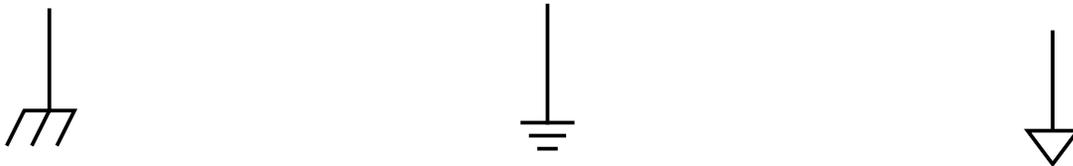


図 1.1: GND、COMMON の記号。

これらは、場合によっては厳密な区別がある(例えば、Astro-E2 の電気設計基準では、真中の記号をシャシー GND に、左の記号をシグナル GND(COMMON) と決めている)。

1.2.2 電源、信号源、定電流源



図 1.2: 左から、(1) 定電圧源、(2) 定電圧源、(3) 定電流源、(4) 交流電圧源。(4) は信号源として使う場合もある。

1.2.3 交差と接触

接触と絶縁で大きな違いがあるので、他の人にも分かるように明確に書くこと。(1) は誤解を招きかねないので、個人的にはお勧めしない。

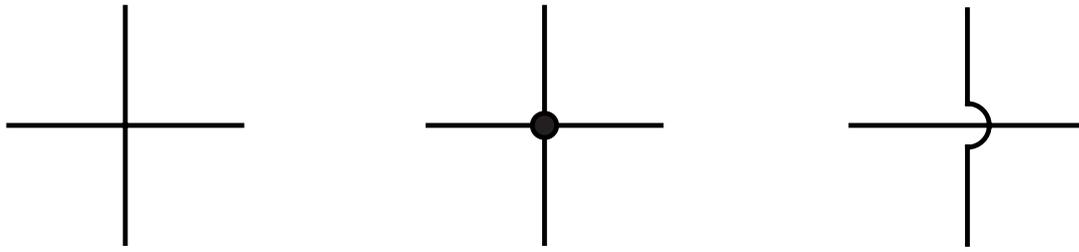


図 1.3: 左から、(1) 接触していない、(2) 接触している、(3) 接触していない。

1.2.4 抵抗

抵抗の記号は R で、回路図上では と書く。電流と電圧の関係、複素インピーダンス、正弦波に対するインピーダンス、

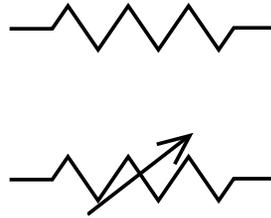


図 1.4: 抵抗の記号。上は固定抵抗、下は可変抵抗。

周波数特性、単位は以下の通りである。

- (1.1) $V = R \cdot I$
 (1.2) R
 (1.3) R
 (1.4) (理想的には) 周波数に依存せず一定値
 (1.5) Ω (オーム)

通常見かける素子は、 $0.1\Omega \sim 1(10^?)G\Omega$ である。

種類

下に色々な抵抗器を示す。

炭素皮膜抵抗器 円筒上のセラミックの上の炭素皮膜による抵抗。安価で特別な特性を必要としない場合に使用する。 $1\Omega \sim 5.1M\Omega$ 、 $1/4 \sim 1/2W$ 。

金属皮膜抵抗器 皮膜に Ni-Cr などの金属をつかったもの。精度が必要な部分に使う。温度係数が小さく、低雑音。 $0.2\Omega \sim 10M\Omega$ 、 $1/8 \sim 1W$ 。

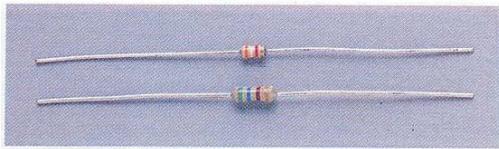
金属酸化物皮膜抵抗器 皮膜に金属酸化物をつかったもの。炭素皮膜抵抗よりも定格電力の大きいものが必要な場合に使用する。 $0.1\Omega \sim 100k\Omega$ 、 $1/2 \sim 5W$ 。

セメント抵抗器 セラミックのケースに、様々な抵抗器を入れてセメントで固めたものの総称。不燃性で放熱性に優れる。高耐電圧。 $0.01\Omega \sim 75k\Omega$ 、 $1 \sim 40W$ 。

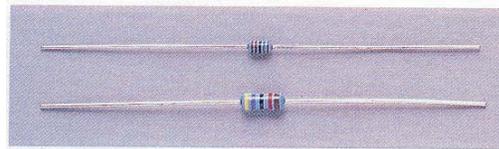
抵抗ネットワーク 抵抗器が一つのパッケージに複数個入ったもの。 $22\Omega \sim 10M\Omega$ 、 $1/10 \sim 1/2W$ 。4個、8個など。
ハイメガオーム抵抗器 $M\Omega$ から $G\Omega$ のもの。放射線計測の半導体検出器でも使ったりする。表面にリーク電流が流れないように注意が必要。 $100k\Omega \sim 1G\Omega$ 、 $1/4 \sim 2W$ 。4個、8個など。

チップ抵抗器 表面実装用の小さな抵抗器。

可変抵抗器 ボリューム、トリマ、ポテンショメーターとも言う。精度、ノイズ、使用方法により、色々な種類がある。



〈写真1〉カーボン抵抗(汎用)：もっとも安価で入手が容易な抵抗。ただし温度係数は明示されないのが普通。



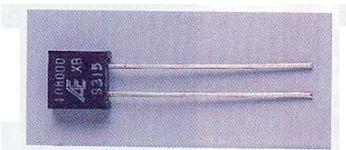
〈写真2〉厚膜金属皮膜抵抗(高精度)：安価で入手容易な焼結型の高精度抵抗。温度係数は±200 ppm程度。



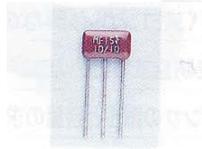
〈写真3〉薄膜金属皮膜抵抗(高精度)：温度係数が±数十ppm以下と低い蒸着型抵抗。外見は厚膜型に類似。



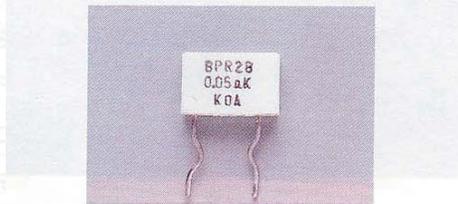
〈写真4〉巻き線抵抗(高精度)：金属線を使った、歴史のある高精度抵抗。ただしインダクタンスに注意。



〈写真5〉金属箔抵抗(高精度)：金属箔パターンを使った、もっとも温度係数の低い超高精度抵抗。



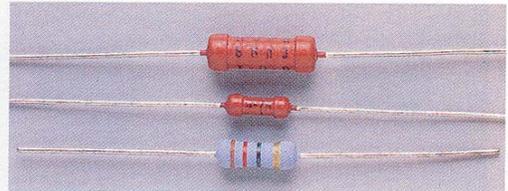
〈写真6〉ペア/集合抵抗(高精度)：互いにペア性の保証された複数の抵抗パック。



〈写真7〉金属板抵抗(低抵抗)：1Ω以下を得意とする抵抗。リード線抵抗の扱いに工夫が必要。



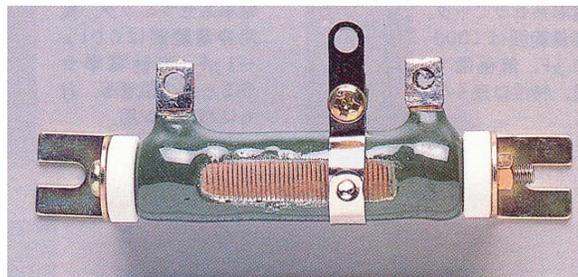
〈写真8〉メタル・グレース抵抗(高抵抗)：10MΩ以上の高抵抗領域用。超高抵抗では浮遊容量にも配慮が必要。



〈写真9〉酸化金属皮膜抵抗(電力用)：10W以内では特性もよく一般的。ディレーティングを考慮すること。



〈写真10〉セメント抵抗(電力用)：おもに巻き線抵抗体を難燃性ケースに収めたもの。安全性/実装性とも良好。



〈写真11〉ほうろう抵抗(電力用)：空冷抵抗としてはもっとも大電力。リボン・タイプやスライダ付きなどがある。

図 1.5: 抵抗色々。

カラーコード (覚えること)

抵抗の値や精度はカラーコードによって表現されることが多い(色盲の人はどうするんでしょう)。

多くの場合2桁または3桁の有効数字で表示されている。

$$(1.6) \quad (10 \cdot a + b) \times 10^d \text{ } \Omega (2 \text{ 桁})$$

$$(1.7) \quad (100 \cdot a + 10 \cdot b + c) \times 10^d \text{ } \Omega (3 \text{ 桁})$$

$$(1.8)$$

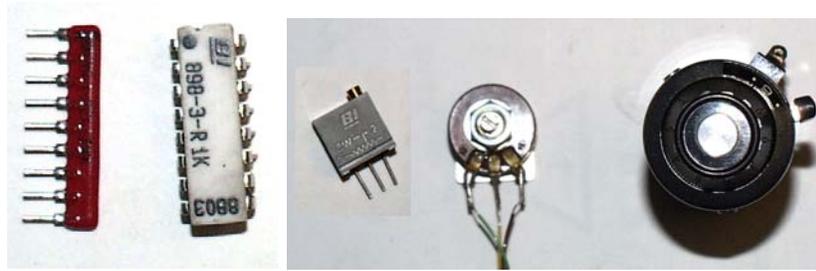


図 1.6: 左: ネットワーク抵抗 (集合抵抗)、右: 可変抵抗器。

色名	数字	10のべき数	抵抗値許容差		抵抗温度係数	
			[%]	記号	[ppm/°C]	記号
銀	—	10^{-2}	±10	K	—	—
金	—	10^{-1}	±5	J	—	—
黒	0	1	—	—	±250	K
茶	1	10	±1	F	±100	H
赤	2	10^2	±2	G	±50	G
黄赤	3	10^3	—	—	±15	D
黄	4	10^4	—	—	±25	F
緑	5	10^5	±0.5	D	±20	E
青	6	10^6	±0.25	C	±10	C
紫	7	10^7	±0.1	B	±5	B
灰	8	10^8	—	—	±1	A
白	9	10^9	—	—	—	—
無色	—	—	±20	M	—	—

• 有効数字2桁の抵抗の色表示

第1色帯 (有効数字の1桁目の数字)
 第2色帯 (有効数字の2桁目の数字)
 第3色帯 (有効数字に乗じる10のべき数)
 第4色帯 (抵抗値許容差)

• 写真の抵抗の仕様は以下のとおり。

黄赤 黄赤 茶 金
 $3\ 3 \times 10^1 = 330\Omega$, 許容差: ±5%

• 有効数字3桁の抵抗の色表示

第1色帯 (第1数字)
 第2色帯 (第2数字)
 第3色帯 (第3数字)
 第4色帯 (有効数字に乗じる10のべき数)
 第5色帯 (抵抗値許容差)
 第6色帯 (抵抗温度係数)

• 写真の抵抗の仕様は以下のとおり。

黄 白 白 茶 茶 赤
 $4\ 9\ 9 \times 10^1 = 4.99k\Omega$, 許容差: ±1%, 温度係数: ±50ppm/°C

図 1.7: 抵抗のカラーコードと記号。

となる。

1.2.5 コンデンサ

コンデンサの記号は C で、回路図上は次のように描く。

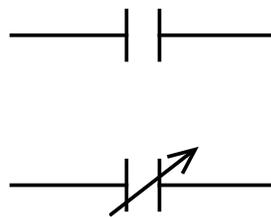


図 1.8: 抵抗の記号。上は固定容量のコンデンサ、下は可変容量コンデンサ。

電流と電圧の関係、複素インピーダンス、正弦波に対するインピーダンス、周波数特性、単位は以下の通りである。

$$(1.9) \quad Q = C \cdot V, \quad I = \frac{dQ}{dt} = C \frac{dV}{dt}, \quad \frac{dV}{dt} = \frac{I}{C}$$

$$(1.10) \quad V = \frac{I}{i\omega C}$$

$$(1.11) \quad 1/i\omega C$$

(1.12) (理想的には) 周波数が高くなるとインピーダンスが下がる。

(1.13) 直列の場合、高周波成分ほど良く通す。

(1.14) F(ファラッド)

通常見かける素子は、 $1pF \sim 47000\mu F$ である。pF と μF は使うが、なぜか nF という単位は使わない。下に色々なコンデンサを示す。



図 1.9: コンデンサ色々。

コンデンサは抵抗より種類が多く、適材適所が細かくわかれている。

高誘電率セラミック・コンデンサ 高誘電率系セラミックを誘電体に使ったもの。高周波回路で使用する。無極性で大容量だが、温度特性、電圧ひずみ特性(加える電圧によって容量が変わる)は良くない。1000pF~0.1 μ F。温度補償セラミック・コンデンサ 共振回路など、温度によって容量が変化してもらおうと困るものに使う。高周波回路で使用する。高誘電率セラミック・コンデンサに比べて高く、同じサイズなら容量が小さい。

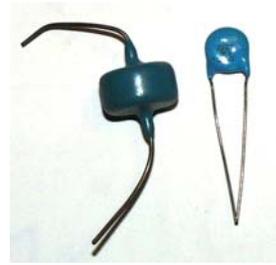


図 1.10: 高圧コンデンサ。

積層セラミック・コンデンサ 高誘電率セラミック・コンデンサを積層にし、小型化したもの。0.01 μ F ~ 1 μ F。

フィルム・コンデンサ 誘電体にポリエステル、ポリプロピレン、ポリスチレン、マイラなどを使用する。他のコンデンサに比べて、絶縁率が高く低損失であり、周波数や温度に対する容量の安定性の特性が優れている。セラミックに比べ、2 ~ 3 倍体積が大きくなるので、良い特性が必要な場所に使用する。一般的には安価な PET フィルム・コンデンサが良く使われる。0.001 μ F ~ 10 μ F。

積層フィルムコンデンサ フィルムコンデンサの積層版。1000pF ~ 1 μ F。

アルミ電解コンデンサ 静電容量が大きく、安価。極性がある。寿命が有限であり、損失が大きい。周波数による特性変化が大きい。インダクタンスを持ち、高周波ではインピーダンスが大きくなる。0.1 μ F ~ 47000 μ F。

OS-CON (有機半導体アルミ固体電解コンデンサ) 電解コンデンサの一種だが、フィルムコンデンサ並に周波数特性が優れている。壊れた時には導通ではなく絶縁する。三洋電子でしか生産していない(はず)。1 μ F ~ 2200 μ F。

タンタル電解コンデンサ アルミ電解コンデンサに比べ、 $\tan \delta$ が小さく、 $\tan \delta$ の温度特性、周波数特性が優れており、使用温度範囲も大きい。しかし、過電圧、ラッシュ電流に弱い。0.1 μ F ~ 100 μ F。

可変容量コンデンサ バリコンとも呼ぶ。機械的に並行平板を回して、重なる領域の面積を変化させる。今もある？可変容量ダイオード。電圧を変化させることで空乏層厚みを変化させる。

高圧コンデンサ 高電圧に耐えるコンデンサで、例えば、高電圧のパソコンや、比例計数管の高圧の DC を切って信号を取り出す時に使う。良く見るのが耐圧 1kV ~ 10kV で、例えば 500 ~ 5000pF 程度。

ちょっとした回路の試作なら、小さい容量は高誘電率セラミック・コンデンサや積層セラミック・コンデンサー、パソコンには、積層セラミック・コンデンサと電解コンデンサの組み合わせ、周波数特性や温度特性の必要な信号ライン上では、小容量の場合はフィルムコンデンサを使用し、大容量が必要な場合はしかたないので、電解コンデンサを使用する。OS-CON は、電解コンデンサの決定版だが、少々高い。

電解コンデンサは一般的に極性があるので注意する。もしも、逆バイアスをかけてしまうと、アルミ電解コンデンサーなどは「爆発」する。むしろ、積極的に爆発させるために、頭に溝が切ってある。一般的にリード線の長い方、または素子がくびれている方がプラス。通常は極性がプリントしてある。

容量表示の読み方

多くの場合 3 桁で表示されている。abc とある場合は、

$$(1.15)(10 \cdot a + b) \times 10^c \text{ pF}$$

となる。

地球の静電容量

無限遠を 0 とした場合の半径 R の球の静電容量は

$$(1.16) C = 4\pi\epsilon_0 R$$

である。地球の半径は $6.4 \times 10^6 \text{ m}$ で、真空の誘電率は $\epsilon_0 = (4\pi)^{-1} c^{-2} \times 10^7 = 8.85 \times 10^{-12} \text{ F} \cdot \text{m}^{-1}$ なので、地球全体の静電容量は $C = 7.1 \times 10^{-4} \text{ F}$ となる。1F というのは、大きな値であることが分かる。

1.2.6 コイル

コイルの記号はインダクタンス L 。回路図上は次のように描く。

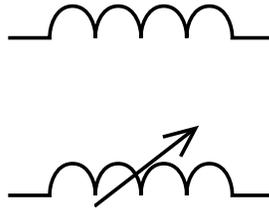


図 1.11: 抵抗の記号。上は固定インダクタンス容量のコイル、下は可変インダクタンスのコイル。

電流と電圧の関係、複素インピーダンス、正弦波に対するインピーダンス、周波数特性、単位は以下の通りである。

- (1.17)
$$V = L \frac{dI}{dt}$$
- (1.18)
$$V = i\omega L \cdot I$$
- (1.19)
$$i\omega L$$
- (1.20) (理想的には) 周波数が高くなるとインピーダンスが上がる。
- (1.21) 直列の場合、低周波成分ほど良く通す。
- (1.22) H(ヘンリー)

通常見かける素子は、 $1\mu\text{H} \sim 100\mu\text{H}$ である。
下に色々なコイル (と、その仲間) を示す。

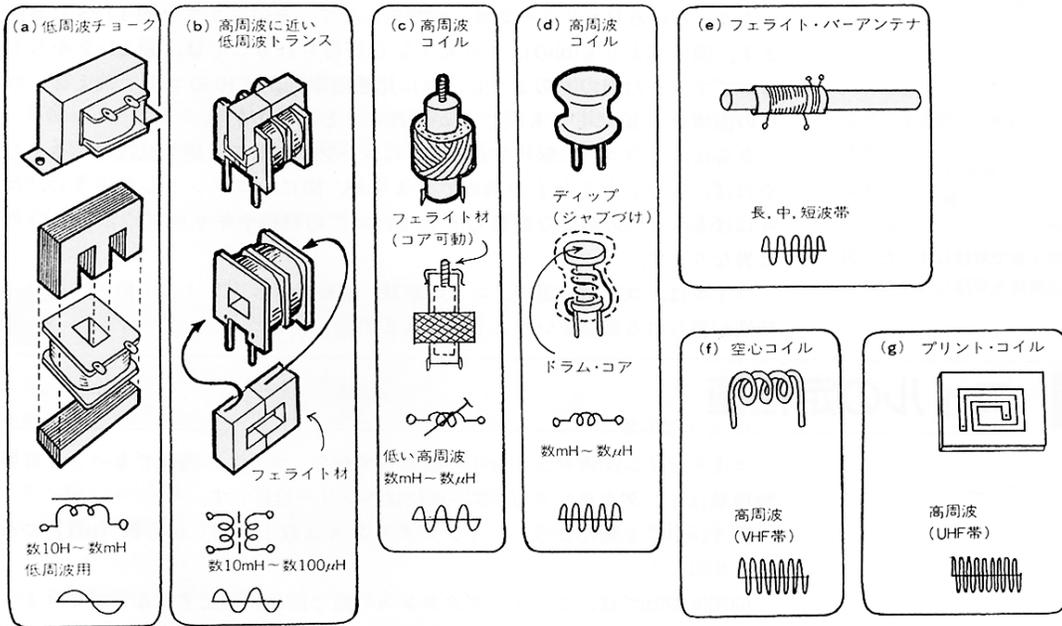


図 1.12: コイル色々。

1.2.7 ダイオード、ショットキーダイオード、発光ダイオード

ダイオードは、電流を一方向のみに流す素子で、普通 pn 型の半導体ダイオードが良く使われる。ツェナーダイオードは、逆電圧を掛けた時に電流が急激に流れ出すツェナー電圧を利用して、定電圧を作るために良く使われる素子。矢印の方向に電流を流すように電圧を掛けた場合の電圧を順方向電圧、逆を逆方向電圧とか逆バイアスと呼ぶ。矢印の根本側が p 型で、先端が n 型。
色々なダイオードを示す。

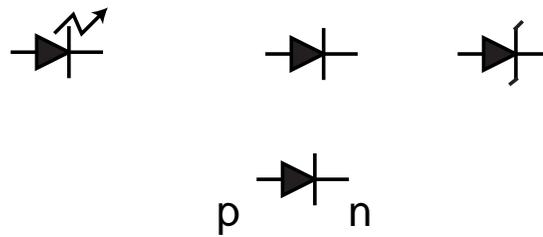


図 1.13: ダイオードの記号。左は発光ダイオード、中は普通のダイオード。右はツェナーダイオード。

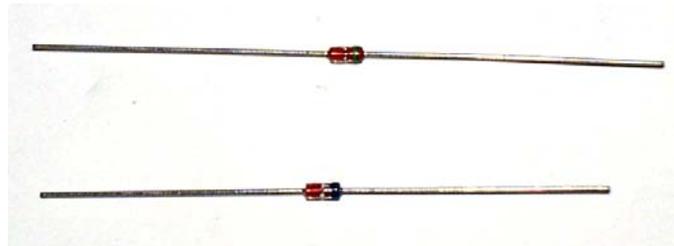
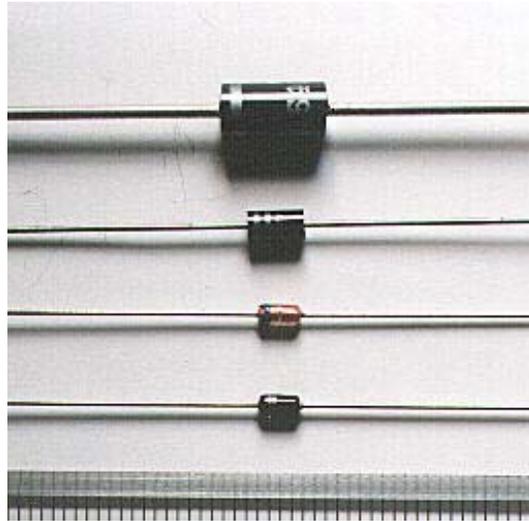


図 1.14: 普通の pn 型半導体ダイオード。ツェナーダイオードもほぼ同じ。

線が描いて無い方から描いてある方向へ電流がながれる (順方向)。

pn 型ダイオードとツェナーダイオードの電流電圧特性。

多くのダイオードでは順電圧約 1V 以下、逆電圧 2 ~ 5V までの特性は

$$(1.23) I = I_s \left[\exp \left(\frac{eV}{k_B T} \right) - 1 \right]$$

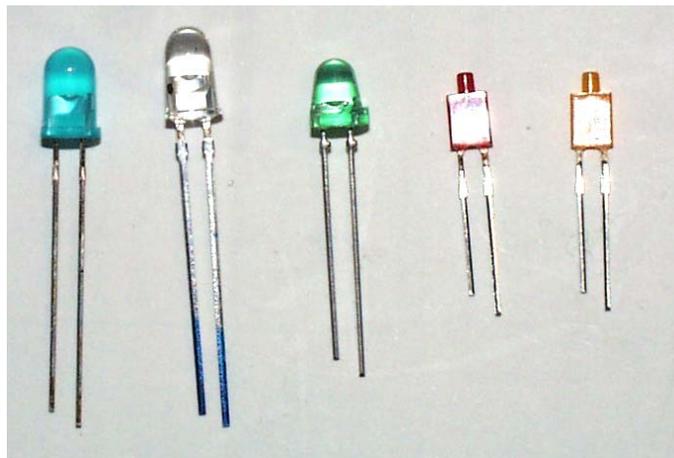


図 1.15: 発光ダイオード。

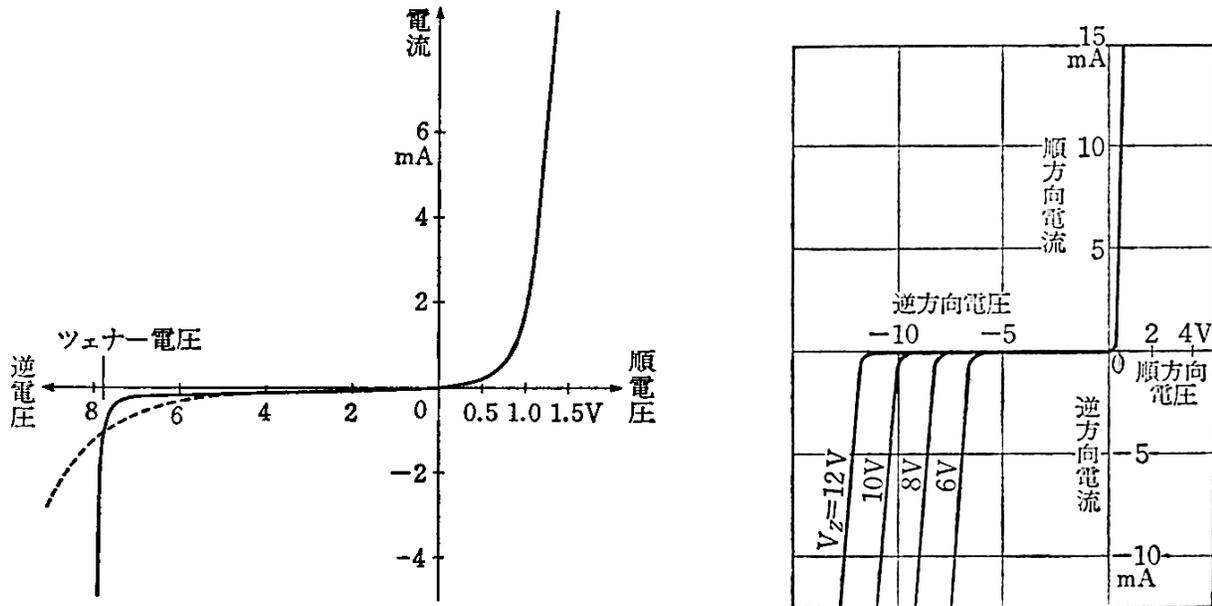


図 1.16: pn 型半導体ダイオード (左) とツェナーダイオードの電流電圧特性。

と近似できる。LED を普通に光らせて使っている場合の、順方向の電圧降下は約 2V である。電流-電圧特性がなぜこうなるかは、pn 接合の所で詳しく説明する。

(— 2001 年 10 月 12 日はここまで —)

1.2.8 トランジスタ

バイポーラトランジスタと電界効果トランジスタ (FET) を総称しトランジスタと呼ぶ。トランジスタは以下の種類に分かれる。また、バイポーラトランジスタを単にトランジスタと呼ぶ場合がある。

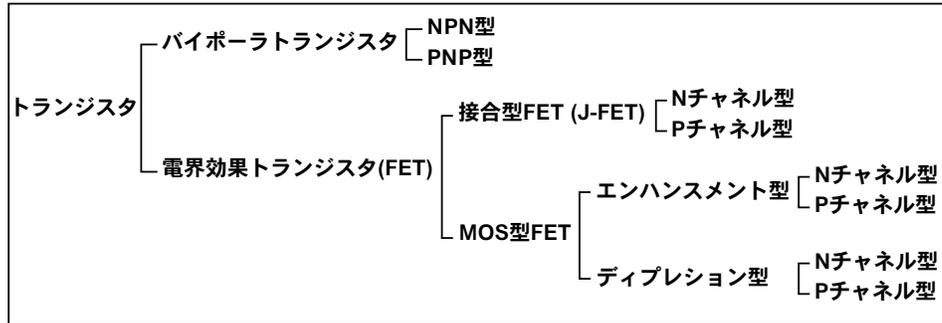


図 1.17: トランジスタの種類。

1.2.9 バイポーラトランジスタ

バイポーラトランジスタは pnp または npn 接合で構成された素子である。pnp 型では、中央に比較的薄い n 型半導体があり、これをベースと呼ぶ。NPN 型の場合、回路記号で矢印がある側の n 型をエミッターと呼び、高い濃度の不純物を含む (n-)。もう片方の n 型はコレクタと呼び、不純物濃度が低い。バイポーラトランジスタは、エミッター-コレクタ電圧に関わらず、ベース電流でコレクタ電流を制御する素子。ON 状態では、

$$(1.24) I_C = \beta I_B$$

$$(1.25) \beta = 100 \sim 500$$

という関係がある。 β は h_{FE} と書くこともある。実際には、ベース電流を直接変化させているというより、ベース電圧でコレクタ電流もしくはエミッタ電圧を制御しているような回路の方を良く見かける。

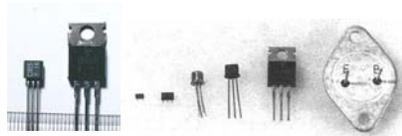


図 1.18: 色々なバイポーラトランジスタ。

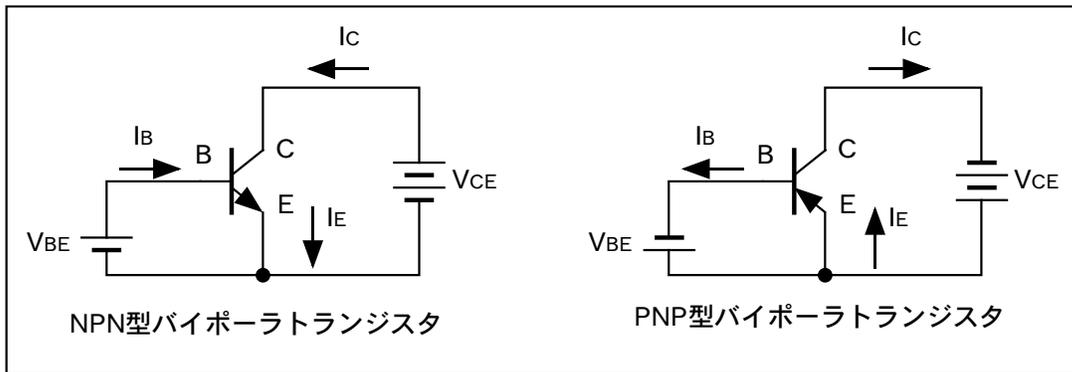


図 1.19: バイポーラトランジスタの記号。

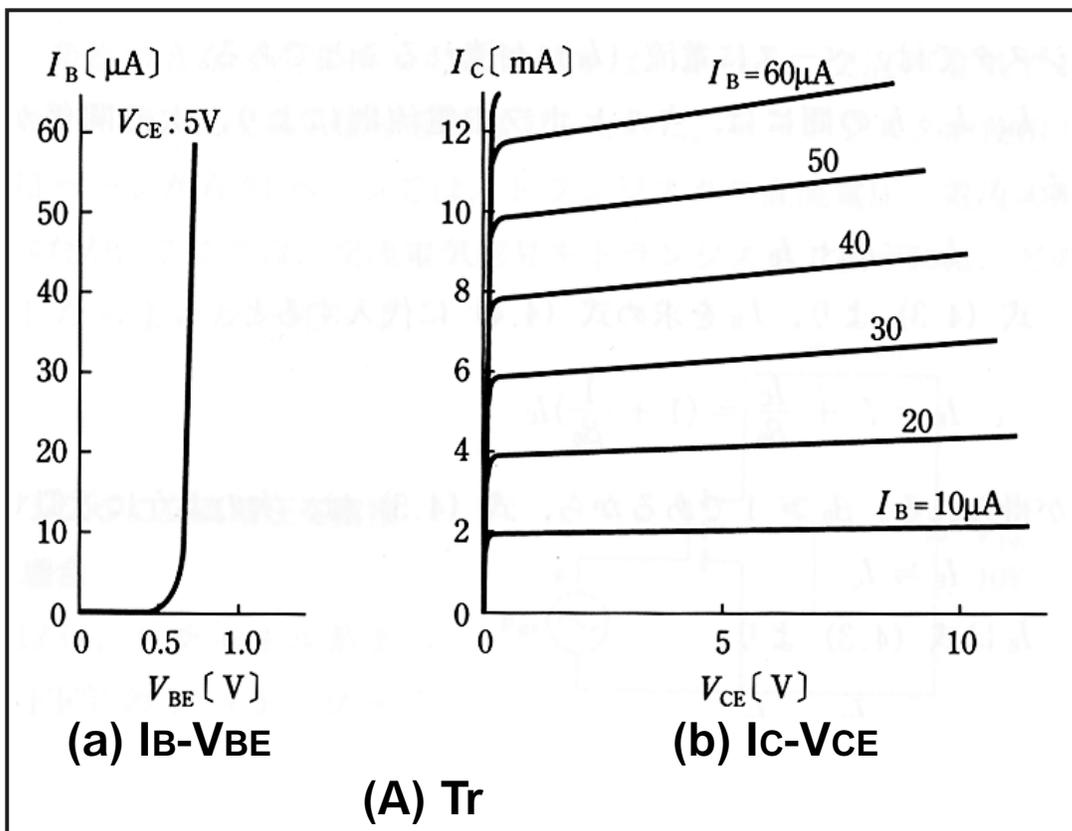


図 1.20: バイポーラトランジスタの特性。

トランジスタの型番は、日本製のは 2SAxxxx, 2SBxxxx, 2SCxxxx, 2SDxxxx と呼ばれ、それぞれ以下のような特徴を持つ (アメリカ製は 2Nxxxx)。

- 2SAxxxx PNP 型、高周波用
- 2SBxxxx PNP 型、低周波用
- 2SCxxxx NPN 型、高周波用
- 2SDxxxx NPN 型、低周波用

小信号用と大電力用があるが、これも型番では区別ができない。また、高周波、低周波も気分的なものであり、厳密ではない。また、回路によっては、特性の同じ NPN 型と PNP 型のトランジスタが欲しくなる場合がある (コンプリメンタリと呼ぶ)。お互いにコンプリメンタリなトランジスタでも、型番には関連性はない。型番の数字は多分かなりめちゃくちゃで、会社や性能で統一性はない。登録順なのかもしれない。また、既に生産中止された素子も多いが、これも型番からは区別できない (当たり前だが)

この講義で使用するトランジスタは、特別な性能を要求するものではなく、どのようなトランジスタを用いてもほとんど問題はない。

例えば、トランジスタ技術などでは以下を紹介している。

2SA1048/2SC2458(東芝) 汎用低周波小信号回路。有名な 2SA1015/2SC1815 と同じ規格。

2SA1428/2SC3668(東芝) 低周波回路で電流を多めに流す場合に使用 ($I_C < 2(A)$)。

2SC3113(東芝) $h_{FE} = \beta = 600 \sim 3600$ と大きい。

2SC2668(東芝) 100MHz 程度までの高周波増幅用。

2SC3605(東芝) 1GHz 程度で使える安価な高周波増幅用素子。

1.2.10 FET

ドレイン電流にはドレイン-ソース電圧に関わらず、FETはゲート電圧でドレイン電流を制御する素子。MOS-FETには

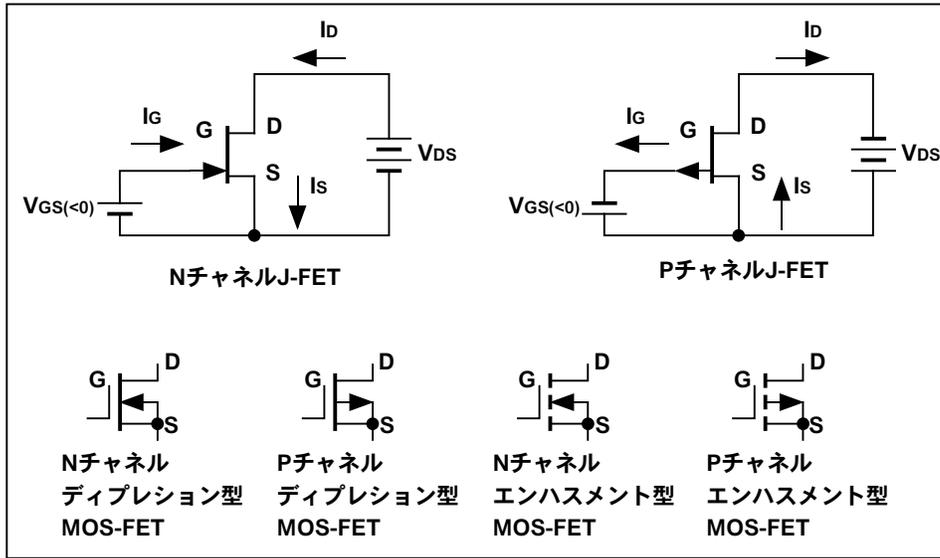


図 1.21: FET の記号。

2 つゲートがあるが、ほとんど場合一つはソースにつけて使う。

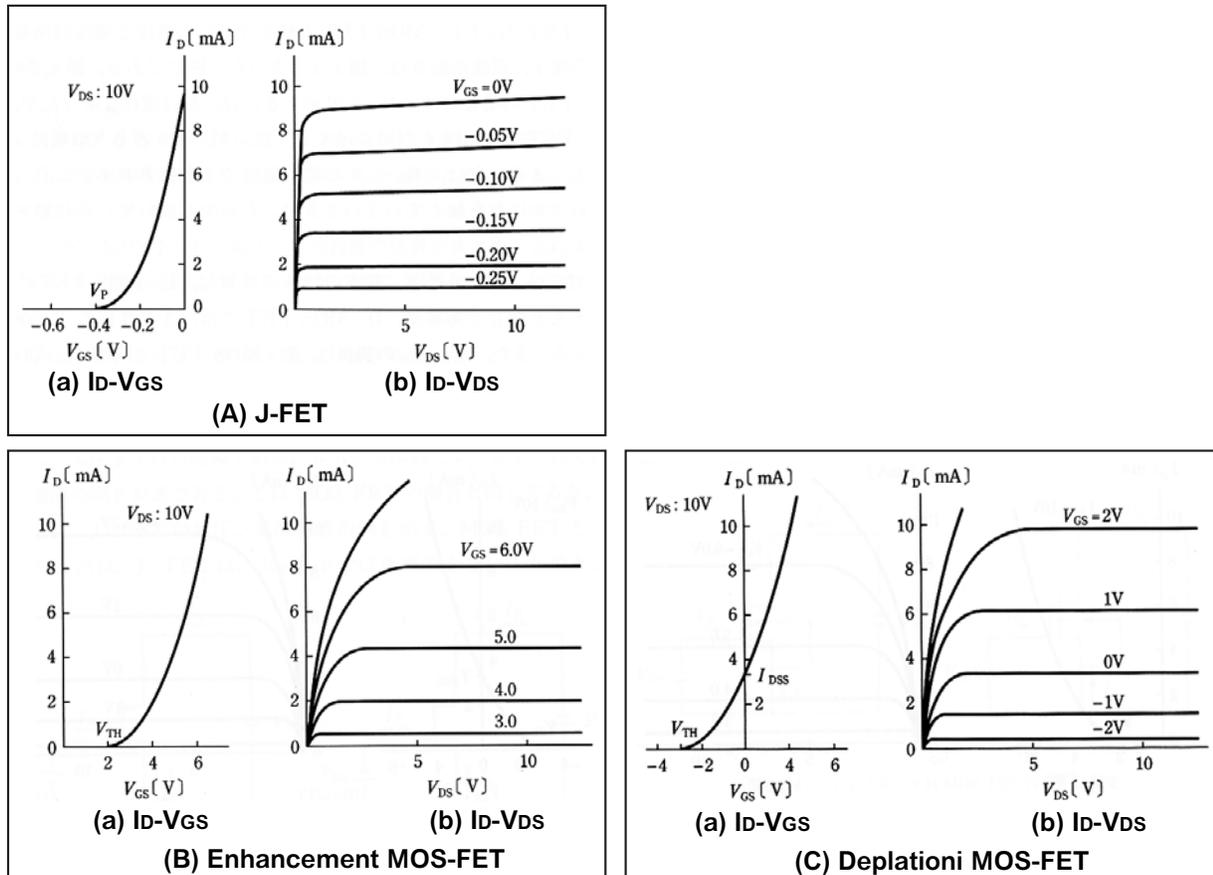


図 1.22: FET の特性。

1.2.11 オペアンプ

オペアンプは、プラス入力とマイナス入力の電圧差を、非常に大きな増幅率で増幅し (理想的には無限大)、出力電圧 (と GND との電圧差) とする素子である。

典型的なオペアンプには、

- 電源電圧端子 (プラスとマイナス)
- 入力端子 (プラスとマイナス)
- 出力端子
- オフセット調整端子 (2 本)

の合計 7 本のピンがある。

これがお勧めという訳ではないが、それなりに有名なものとして、私がこれまで使ったり、見かけたオペアンプを紹介する。LM7171 は比較的新しいと思うが、それ以外は (特に 741 は) 10 年近く前に最新として紹介されていた素子である。

μ A741 非常に有名な汎用オペアンプ。入力オフセット = 2mV、 $SR = 0.5V/\mu s$ 。

4558 汎用、2 回路。入力オフセット = 0.5mV、 $GB = 3MHz$ 、 $SR = 1V/\mu s$ 。

NJM4580 汎用、2 回路。入力オフセット = 0.3mV、 $GB = 15MHz$ 、 $SR = 5V/\mu s$ 。

LF356 FET 入力、汎用、負荷容量に強い (このオペアンプは本当に良く使った)。 $GB = 5MHz$ 、 $SR = 7.5V/\mu s$ 、負荷容量 = 10000pF。

TL071/TL072/TL074 JFET 入力、汎用。 $GB = 3MHz$ 、 $SR = 13V/\mu s$ 。TL071 は 1 回路、TL072 は 2 回路、TL074 は 4 回路。

TL081/TL082/TL084 JFET 入力、汎用。 $GB = 3MHz$ 、 $SR = 13V/\mu s$ 。TL081 は 1 回路、TL082 は 2 回路、TL084 は 4 回路。

LM6361 高速。 $GB = 50MHz$ 、 $SR = 300V/\mu s$ 、 $A \geq 1$ 。

LM6364 高速。 $GB = 175MHz$ 、 $SR = 300V/\mu s$ 、 $A \geq 5$ 。

LM6365 高速。 $GB = 725MHz$ 、 $SR = 300V/\mu s$ 、 $A \geq 25$ 。

LM7171 高速、低出力インピーダンス。 $GB = 200MHz$ 、 $SR = 4100V/\mu s$ 、 $A \geq +2$ or -1 、出力最大電流 = 100mA。

AD829 高速、ロー・ノイズ。 $GB = 750MHz$ 、 $SR = 230V/\mu s$ 、入力雑音電圧密度 = $2nV/\sqrt{Hz}$ (通常のオペアンプは $10 \sim 20nV/\sqrt{Hz}$)。

OP-07 (DC に対して) 高精度。入力オフセット = $60\mu V$ (通常は $0.5 \sim 5mV$)、 $GB = 0.5MHz$ 、 $SR = 0.17V/\mu s$ 。

OP-27 (DC に対して) 高精度。入力オフセット = $30\mu V$ (通常は $0.5 \sim 5mV$)、 $GB = 8MHz$ 、 $SR = 2.8V/\mu s$ 。

OP-37 (DC に対して) 高精度。入力オフセット = $30\mu V$ (通常は $0.5 \sim 5mV$)、 $GB = 63MHz$ 、 $SR = 17V/\mu s$ 、 $A \geq 25$ 。

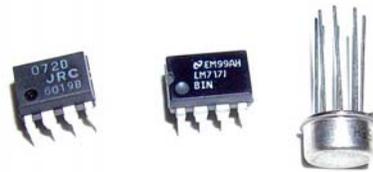


図 1.23: 色々なオペアンプ。

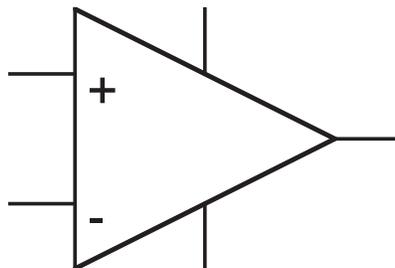


図 1.24: オペアンプの記号。

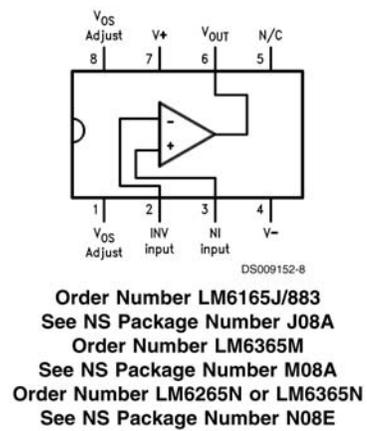
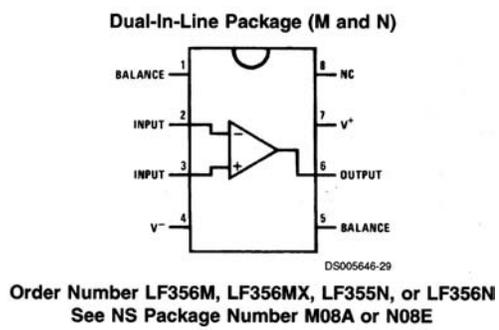


図 1.25: オペアンプのピン配置。

1.3 電源と測定器

1.3.1 電源

100V AC

実は片方は GND。アースを下に見ると、左が少し長く、右が短い。左側の長い方がアースに接地されている (はず)。

高圧線

同じ電力を運ぶ場合に電力損失の点で電圧が高い方が得。もちろん、危険なので家庭に供給する前に電圧を下げる。

三端子レギュレーターと AC-DC コンバーター

DC-DC 変換器

DC 電源を使い発振させて一旦 AC に変換、トランスで昇圧し、再び整流し DC にする。

1.3.2 測定器と回路の試作

トランジスタ電源

フローティングタイプの 2 出力電源の場合、+V, -V 以外に、COM と GND がある。COM は、+V, -V に対する Reference。GND はシャーシ。GND と COM, +V, -V をどう接続するかは任意。フローティングタイプなので、他の電源の +V, -V と COM を接続することも可能。

オシロスコープ

波形をディスプレイに表示して可視化する装置。シンクロスコープとも呼ぶ (プロっばい人)。トリガに同期して波形を掃引する。トリガは、入力された信号がある閾値を跨った場合にける、ハム (商用 100V 電源) に同期外から入れるなどが、基本。アナログオシロスコープは、繰り返し波形しか読みとるのは難しいが、デジタルオシロスコープは過渡現象をとらえることができる。最近では、デジタルスコープが主流で、アナログオシロスコープはあまり売っていない。帯域は 500MHz 程度が主流で、GHz を越えるものもある。

また、デジタルオシロスコープの機能の充実はずさましい。例えば FFT などは当たり前で、スペクトルアナライザという分野の測定装置を吸収しつつある。

ファンクションジェネレーター

0.001Hz ~ 500MHz 程度の範囲で (もちろん色々ある)、sin 波、方形波、三角波、のこぎり波を発振する装置。

パルスジェネレーター

パルス波を出力する装置で、放射線計測学で良く使う。普通パルス幅は 1ns ~ 1sec 程度 (もちろん色々ある) で、繰り返し周波数も変化可能。ランダムの間隔で出力するパルスジェネレーターもある。

デジボル

マルチメーターとも言う。基本は電圧 (AC, DC)、電流 (AC, DC)、抵抗値 (500Ω ~ 50MΩ) の測定で、熱電対や白金抵抗をつけて温度を測定したり、コンデンサの容量を測定できるものもある。

入力、出力インピーダンス

測定器の類は必ず、入力、出力インピーダンスが表示されている。実験する場合には、その入出力インピーダンスを考慮に入れて測定する必要がある。

半田こてと半田つけ

回路試作には、半田こては 15W 程度のものを使用する。水を染み込ませたスポンジでコテ先を拭いてきれいにし、こて先の温度を調節する。きれいに流れるようにつけよう。失敗した時には、半田吸い取り器を使って取り除く。あまり何度もやるとパターンが剥がれるので注意する。上手な人のを真似よう。

デシベル

電圧と電圧、電流と電流、電力と電力の比をデシベルという単位で表現することがある。定義は以下の通り。

$$(1.26) \text{電圧利得} = 20 \log_{10} A_V = 20 \log_{10} \frac{V_{\text{out}}}{V_{\text{in}}}$$

$$(1.27) \text{電流利得} = 20 \log_{10} A_I = 20 \log_{10} \frac{I_{\text{out}}}{I_{\text{in}}}$$

$$(1.28) \text{電力利得} = 10 \log_{10} A_P = 10 \log_{10} \frac{P_{\text{out}}}{P_{\text{in}}}$$

電圧、電流と電力で定義が違うことに注意。電力は電流と電圧の掛け算なのでこういう表記が便利なのだと思う。

1.4 試してみよう

LED を光らせて見よう。電流制限抵抗を必ず入れる。

デジボルで抵抗値、容量を測定してみる。

デジボルで 100V 電圧を測定してみる。

オシロスコープで 100V 電源を見してみる。

ファンクションジェネレーターからの出力を直接オシロスコープに入れて表示させてみる。

ファンクションジェネレーターからの出力に 50Ω 抵抗を直列に挟み、オシロスコープに入れて表示させてみる。その際、オシロスコープの入力インピーダンスを切替えてみる。

デジタルオシロスコープで波形を止めてみる。

第2章 L, C, Rの回路

2.1 交流理論

2.1.1 実効値と電力

100V AC の波形から分かる通り、100V AC の振幅は実は 100V ではなく、 $\sqrt{2} \times 100\text{V}$ である。この場合、100V は実効値と呼ばれる。実効値の定義は、2乗平均のルートである。

$$(2.1) \quad V(t) = V_0 \cos(\omega t)$$

$$(2.2) \quad V_{\text{eff}}^2 = \frac{1}{2} \int_0^T V(t)^2 dt = \frac{1}{2} V_0^2$$

$$(2.3) \quad V_{\text{eff}} = \frac{1}{\sqrt{2}} V_0$$

ここでは電圧で示したが、電流に関しても同じ。

ある素子で消費されている電力は、その素子に掛かる電圧と流れる電流の掛け算で計算できる。抵抗の場合は、電圧と電流の位相が一致しているが、一般的にはそうではないので、少し計算が必要である。電圧に対して電流は θ ほど位相が遅れているとすると、電力は以下の通り計算できる。

$$(2.4) \quad V(t) = V_0 \cos(\omega t)$$

$$(2.5) \quad I(t) = I_0 \cos(\omega t + \theta)$$

$$(2.6) \quad P(t) = V(t)I(t)$$

$$(2.7) \quad P = \frac{1}{T} \int_0^T V(t)I(t)dt$$

$$(2.8) \quad = \frac{1}{T} \int_0^T V_0 \cos(\omega t) I_0 \cos(\omega t - \theta) dt$$

$$(2.9) \quad = \frac{1}{2} V_0 I_0 \cos \theta = V_{\text{eff}} I_{\text{eff}} \cos \theta$$

ということで、実効値で考えておくと電力計算には便利。しかし、この講義で杓子定規に実効値で考えると繁雑になるので、深刻に考えないでこー。

2.1.2 複素数のちょっとした復習

$$(2.10) \quad e^{i\alpha} = \cos \alpha + i \sin \alpha$$

$$(2.11) \quad e^{i\pi/2} = i$$

一般的な複素数を $\tilde{}$ 付きで表現することにする。

$$(2.12) \quad \tilde{a} = a_0 + ia_1$$

$$(2.13) \quad \tilde{a}^* = a_0 - ia_1$$

$$(2.14) \quad \tilde{a} = \sqrt{a_0^2 + a_1^2} \exp(i \cdot \text{atan}(a_1/a_0))$$

$$(2.15) \quad |\tilde{a}| = \sqrt{a_0^2 + a_1^2}$$

$$(2.16) \text{Re}(\tilde{a}) = a_0 = \frac{1}{2}(\tilde{a} + \tilde{a}^*)$$

2.1.3 複素数を用いた交流表現

フーリエ変換の教える所は、任意の波形は色々な周波数、位相を持つ正弦波の線形結合で表現できる。以下は、単一周波数の正弦波について示すがその線形結合をすることで任意の波形について成り立つことに注意。

電圧の時間変化を

$$(2.17) V(t) = V_0 \cos(\omega t + \phi)$$

と示す。これを複素数に(無理矢理)拡張し、複素電圧変化 $v(t)$ を以下のように導入する。

$$(2.18) V(t) = \text{Re}(V_0 e^{i(\omega t + \phi)})$$

$$(2.19) = \text{Re}[(V_0 e^{i\phi}) e^{i\omega t}]$$

$$(2.20) v(t) = V_0 e^{i(\omega t + \phi)}$$

$$(2.21) V(t) = \text{Re}[v(t)]$$

ここで、複素振幅 \tilde{V} を以下のように導入する。

$$(2.22) \tilde{V} = \frac{1}{\sqrt{2}} V_0 e^{i\phi}$$

$$(2.23) v(t) = \sqrt{2} \tilde{V} e^{i\omega t}$$

$$(2.24)$$

この複素振幅は $\tilde{V}_{\text{phasor}}$ とも呼ばれる。以上は電圧のみならず電流でも成り立つ。 $e^{i\omega t}$ が全ての電圧、電流に共通の因子であるという理解の下に、複素振幅 \tilde{V} は、 $v(t)$ つまり $V(t)$ に関して全ての情報(つまり、位相と振幅)を含んでいる。つまり、以下のように時間の項を落すことができるため、非常に見通しが良くなる。

和

$$(2.25) \quad v_a(t) = \sqrt{2} \tilde{V}_a e^{i\omega t}$$

$$(2.26) \quad v_b(t) = \sqrt{2} \tilde{V}_b e^{i\omega t}$$

$$(2.27) v_a(t) + v_b(t) = \sqrt{2} (\tilde{V}_a + \tilde{V}_b) e^{i\omega t}$$

よって、

$$(2.28) v_a(t) + v_b(t) \longleftrightarrow \tilde{V}_a + \tilde{V}_b$$

の対応が成り立つ。

微分

$$(2.29) \frac{d}{dt}v(t) = \frac{d}{dt}(\sqrt{2}\tilde{V}e^{i\omega t})$$

$$(2.30) = \sqrt{2}(i\omega\tilde{V})e^{i\omega t}$$

よって、

$$(2.31) \frac{d}{dt}v(t) \longleftrightarrow i\omega\tilde{V}$$

の対応が成り立つ。

積分

$$(2.32) \int v(t)dt = \int \sqrt{2}\tilde{V}e^{i\omega t}dt$$

$$(2.33) = \sqrt{2}\left(\frac{1}{i\omega}\tilde{V}\right)e^{i\omega t}$$

よって、

$$(2.34) \int v(t)dt \longleftrightarrow \frac{1}{i\omega}\tilde{V}$$

の対応が成り立つ。

(— 2001年10月19日はここまで —)

2.1.4 R,L,C 素子のインピーダンス

ある素子の流れる複素電圧 $v(t)$ と複素電流 $i(t)$ (複素数 i と紛らわしく申し訳ないが...) の関係の比例定数をインピーダンスと呼び一般的に Z と書く。

$$(2.35)v(t) = Z \cdot i(t)$$

前述したように $v(t)$ と $i(t)$ はそれぞれ \tilde{V} 、 \tilde{I} に書き換えても良いので、

$$(2.36)\tilde{V} = Z \cdot \tilde{I}$$

と書ける。 Z はもちろん一般的に複素数で、その実数部分を抵抗成分、虚数部分をリアクタンスと呼ぶ。インピーダンス Z の逆数をしばしばアドミタンス Y と呼ぶ。

$$(2.37)Y = 1/Z$$

インピーダンスの単位は抵抗と同じ Ω (オーム) で、アドミタンスは S (ジーメンズ)。

インピーダンスは直列の時に繋ぐと比例して大きくなる。アドミタンスは並列に繋ぐとそれに比例して大きくなる。また、インピーダンスは $V = ZI$ だが、アドミタンスは $I = YV$ となる。すなわち、直列のインピーダンスと電圧電流の関係を、並列にして電流と電圧の役割を逆にするるとアドミタンスに関する式となる。

抵抗のインピーダンス

抵抗に電圧 $V(t)$ を掛けた場合に流れる電流 $I(t)$ は、

$$(2.38)V(t) = R \cdot I(t)$$

と書けるので、 $I(t)$ の複素電流を $i(t)$ とすると、

$$(2.39)v(t) = R \cdot i(t)$$

となる。この式を複素振幅を使って書き換えると、前述したように積分には

$$(2.40)\hat{V} = R \cdot \hat{I}$$

となる。よって、抵抗のインピーダンスは

$$(2.41)Z = R$$

である。また、周波数に対してインピーダンスの大きさは変化しない。

抵抗 R の逆数をしばしばコンダクタンス G と呼ぶ (正確にはインピーダンスの逆数であるアドミタンスの実数部)。

$$(2.42)G = 1/R$$

抵抗の単位は Ω (オーム) で、コンダクタンスは S(ジーメンズ) と呼ぶ。

コンデンサー

コンデンサーに電圧 $V(t)$ を掛けた場合に流れる電流 $I(t)$ は、

$$(2.43)V(t) = \frac{1}{C} \int I(t) dt$$

と書けるので、

$$(2.44)v(t) = \frac{1}{C} \int i(t) dt$$

となる。この式を複素振幅を使って書き換えると、前述したように積分には

$$(2.45)\int i(t) dt \longleftrightarrow \frac{1}{i\omega} \hat{I}$$

という関係があるので、

$$(2.46)\hat{V} = \frac{1}{i\omega C} \hat{I}$$

となる。よって、コンデンサーのインピーダンスは

$$(2.47)Z = \frac{1}{i\omega C}$$

となる。虚数部分しかないので、これを「容量リアクタンス」と呼んだりすることもある。周波数が高くなるとインピーダンスが小さくなる。よって、高周波に対しては導通、低周波 (極端な例は DC) に対しては絶縁となる。これは極めて大切なことなので覚えておくこと。また、

$$(2.48)\hat{V} = \frac{1}{i\omega C} \hat{I}$$

$$(2.49) = \frac{1}{C} e^{-i\pi/2} \hat{I}$$

であるので、電流に対して電圧は位相が 90 度遅れることを意味する。

インダクタ (コイル)

インダクタはコイルの働きを抽象化したものである。まあ、コイルと言って問題はない。インダクタに電圧 $V(t)$ を掛けた場合に流れる電流 $I(t)$ は、

$$(2.50)V(t) = L \frac{d}{dt} I(t)$$

と書ける。 L のことをインダクタンスと呼ぶ。

$$(2.51) v(t) = L \frac{d}{dt} i(t)$$

となる。この式を複素振幅を使って書き換えると、前述したように微分には

$$(2.52) \frac{d}{dt} i(t) \longleftrightarrow i\omega \tilde{I}$$

という関係があるので、

$$(2.53) \tilde{V} = i\omega L \cdot \tilde{I}$$

となる。よって、インダクタのインピーダンスは

$$(2.54) Z = i\omega L$$

となる。コンデンサー同様これも虚数部分しかない。周波数が高くなるとインピーダンスは大きくなる。よって、高周波に対しては絶縁、低周波 (極端な例は DC) に対しては導通となる。これは極めて大切なことなので、覚えておくこと。また、

$$(2.55) \tilde{V} = i\omega L \tilde{I}$$

$$(2.56) = L e^{i\pi/2} \tilde{I}$$

であるので、電流に対して電圧は位相が 90 度進むことを意味する。

2.2 回路の方程式の解

抵抗 R とコイル L を直列に繋ぎ、周波数 ω の正弦波の電圧 $V(t)$ を加えた場合に流れる電流 $I(t)$ について解いてみる。

2.2.1 微分方程式を使う

この回路の式は、

$$(2.57) V(t) = R \cdot I(t) + L \frac{dI(t)}{dt}$$

$$(2.58) v(t) = R \cdot i(t) + L \frac{di(t)}{dt}$$

となる。これに

$$(2.59) v(t) = V_0 e^{i\omega t}$$

$$(2.60) i(t) = I_0 e^{i(\omega t + \phi)}$$

を代入すると、

$$(2.61) V_0 e^{i\omega t} = (R + i\omega L) e^{i\phi} I_0 e^{i\omega t}$$

$$(2.62) V_0 = (R + i\omega L) e^{i\phi} I_0$$

$$(2.63) = \sqrt{R^2 + (\omega L)^2} e^{i \operatorname{atan}(\omega L/R)} e^{i\phi} I_0$$

両辺は実数なので、

$$(2.64) \phi = -\operatorname{atan}(\omega L/R)$$

$$(2.65) I_0 = \frac{V_0}{\sqrt{R^2 + (\omega L)^2}}$$

よって、

$$(2.66)v(t) = V_0 e^{i\omega t}$$

$$(2.67)i(t) = \frac{1}{\sqrt{R^2 + (\omega L)^2}} e^{-i \tan^{-1}(\omega L/R)} v(t)$$

$$(2.68)v(t) = \sqrt{R^2 + (\omega L)^2} e^{i \tan^{-1}(\omega L/R)} i(t)$$

と解ける。

2.2.2 複素振幅を使う

前述した複素振幅や微分との対応関係を使うと、

$$(2.69)V(t) = R \cdot I(t) + L \frac{dI(t)}{dt}$$

$$(2.70)v(t) = R \cdot i(t) + L \frac{di(t)}{dt}$$

は、

$$(2.71)\tilde{V} = R\tilde{I} + i\omega L\tilde{I}$$

$$(2.72) = R + i\omega L\tilde{I}$$

$$(2.73) = \sqrt{R^2 + (\omega L)^2} e^{i \tan^{-1}(\omega L/R)} \tilde{I}$$

と書ける。

2.2.3 R, C, Lの直列回路

RとL程度ならまだましだし、前述の微分方程式は既に複素数を使っており少し楽をしたが、これを実数だけで三角関数を使用し、さらにCを加えたりするとまじめにやるのがおっくうになる位面倒になる。しかし、複素振幅を使用すると、R, C, Lの直列回路は、

$$(2.74)V(t) = R \cdot I(t) + L \frac{dI(t)}{dt} + \frac{1}{C} \int I(t) dt$$

$$(2.75)v(t) = R \cdot i(t) + L \frac{di(t)}{dt} + \frac{1}{C} \int i(t) dt$$

$$(2.76) \tilde{V} = \left(R + i\omega L + \frac{1}{i\omega C} \right) \tilde{I}$$

となり見通しが良くなる。特に示さないが、 V_0 と I_0 の関係、位相の遅れなども簡単に求めることができる。結局の所、それぞれ素子のインピーダンスを普通の抵抗のように直列と並列の合成の計算を行なうことで、簡単に解ける。

ここで示したR, C, L直列回路の場合、合成インピーダンス Z とその大きさは

$$(2.77) Z = R + i\omega L + \frac{1}{i\omega C}$$

$$(2.78)|Z| = \sqrt{R^2 + \left(\omega L - \frac{1}{\omega C}\right)^2}$$

となる。よって、

$$(2.79)\omega_0 L = 1/\omega_0 C$$

$$(2.80) \omega_0 = 1/\sqrt{LC}$$

を満たす ω_0 の時にインピーダンスが最小になる。

2.3 L, R, C を用いた様々な回路

2.3.1 フィルター回路

信号を処理する上で、ある周波数成分のみを取り出すことをフィルター回路と呼ぶ。以下の回路で $V_{in}(t)$ の出力インピーダンスを 0 (理想的なファンクションジェネレーター) とし、 $V_{out}(t)$ を入力インピーダンス無限大の回路で受けたとすると、それぞれの回路の周波数特性に応じてある周波数成分のみを取り出すことができる。

RC 微分回路 (ハイパスフィルター)

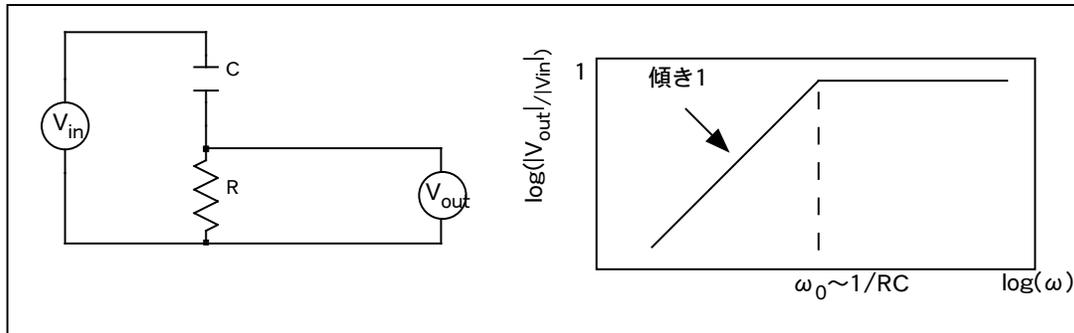


図 2.1: 微分回路 (左) とその周波数特性 (右)。

$$(2.81) v_{out}(t) = v_{in}(t) \frac{R}{(1/i\omega C) + R}$$

$$(2.82) = v_{in}(t) \frac{1}{(1/i\omega CR) + 1}$$

$$(2.83) \omega_0 CR = 1, \omega_0 = 1/CR$$

$\omega \rightarrow 0$ の極限では、

$$(2.84) \omega \rightarrow 0$$

$$(2.85) v_{out}(t) \rightarrow v_{in}(t) i\omega CR$$

$$(2.86) = \omega CR e^{r\pi/2}$$

となる。よって、 v_{in} に比べ v_{out} が 90 度位相が進む (オシロスコープで見ると左側に寄る)。

RC 積分回路 (ローパスフィルター)

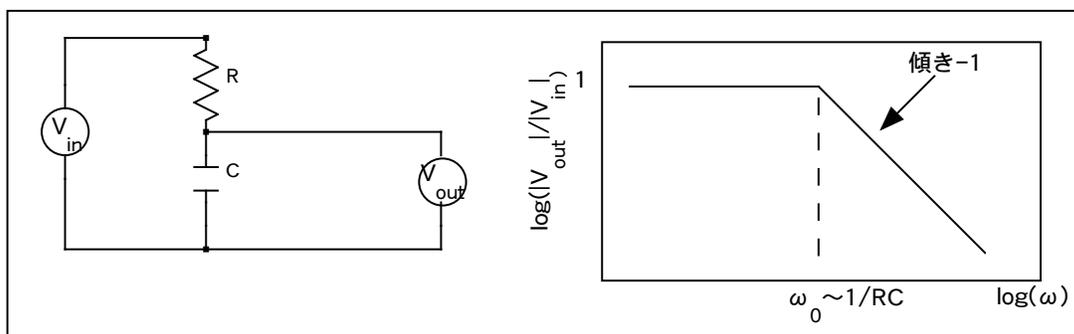


図 2.2: 積分回路 (左) とその周波数特性 (右)。

$$(2.87) \quad V_{\text{out}} = V_{\text{in}} \frac{1/i\omega C}{(1/i\omega C) + R}$$

$$(2.88) \quad = V_{\text{in}} \frac{1}{1 + i\omega RC}$$

$$(2.89) \quad \omega_0 CR = 1, \omega_0 = 1/CR$$

LR ローパスフィルター回路

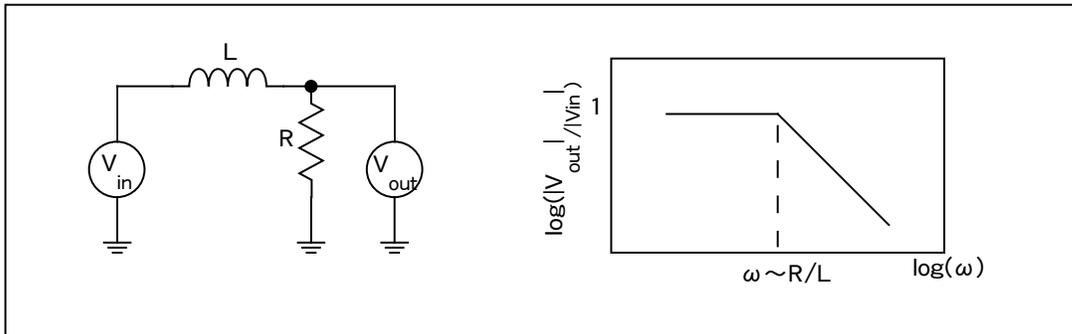


図 2.3: LR ローパスフィルター回路 (左) とその周波数特性 (右)。

$$(2.90) \quad V_{\text{out}} = V_{\text{in}} \frac{R}{(i\omega L) + R}$$

$$(2.91) \quad = V_{\text{in}} \frac{1}{1 + i\omega(L/R)}$$

$$(2.92) \quad \omega_0(L/R) = 1, \omega_0 = R/L$$

RC バンドパスフィルター回路

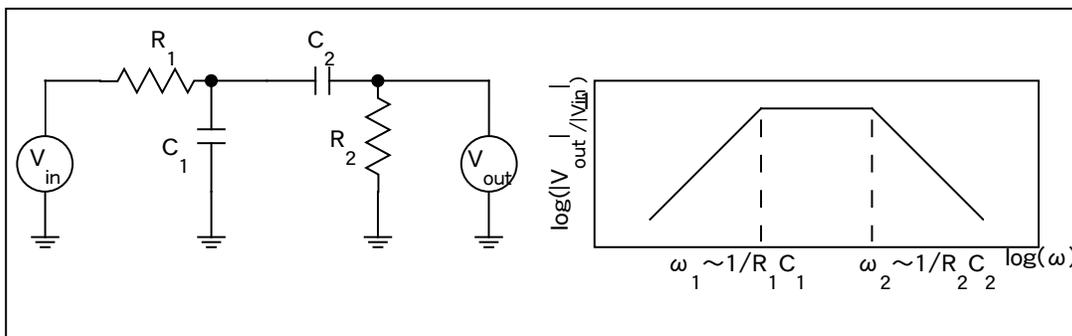


図 2.4: RC バンドパスフィルター回路 (左) とその周波数特性 (右)。

RC 積分回路の周波数特性と RC 微分回路の周波数特性を掛け合わせた形になり、

$$(2.93) \quad \omega_1 = 1/R_1 C_1, \omega_2 = 1/R_2 C_2$$

$$(2.94) \quad \omega_1 < \omega_2$$

の場合図 2.4 の様になる。

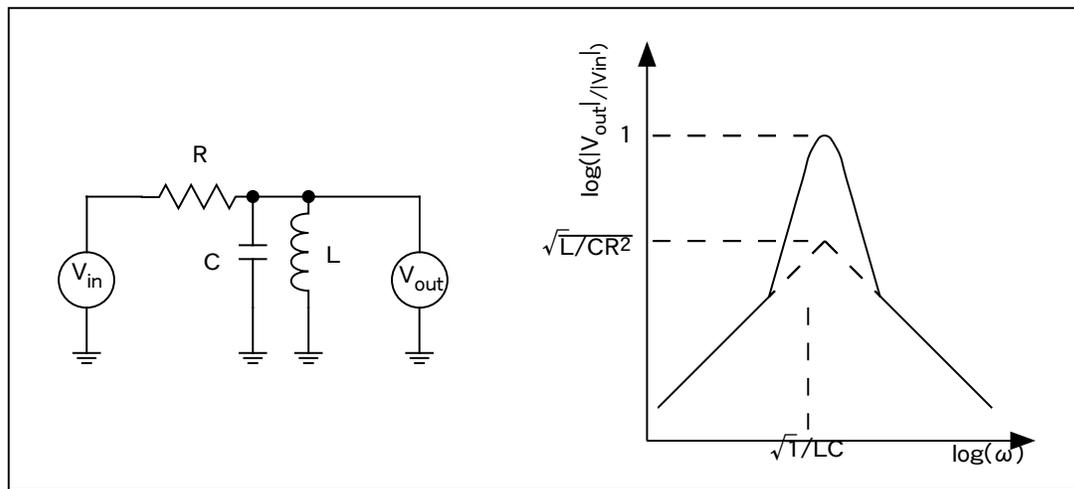


図 2.5: LC 共振回路 (左) とその周波数特性 (右)。

2.3.2 共振回路

LC 共振回路

$$(2.95)V_{out} = V_{in} \frac{i\omega/RC}{(1/LC) - \omega^2 + (i\omega/RC)}$$

2.3.3 パスコンと電源フィルター

パスコン

DC 電源から基盤上の IC に電源を供給することを考えてみよう。各 IC の電源消費電流は一定ではなく、外からの信号に従い変化する。理想的にはパターン上の電源ラインは抵抗 0 なので、図 2.6 のような回路を組みたくなし、理想的にはなんら問題はない。

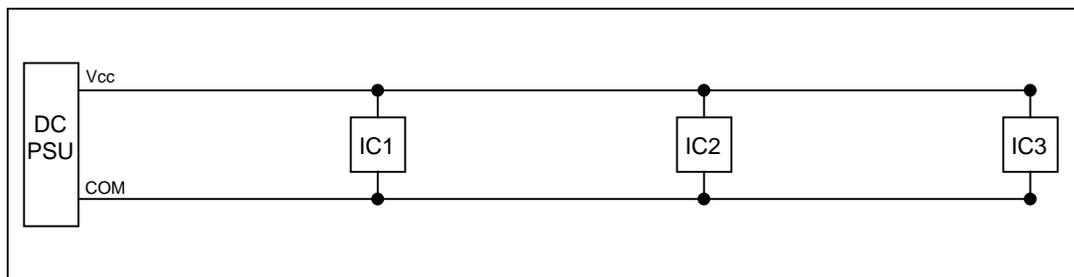


図 2.6: 理想的な電源ライン。

しかし、実際の電源ラインは図 2.7 有限な抵抗、有限なインダクタンスが存在する。その結果、消費電流の瞬間的な増加 (ラッシュカレントと呼ぶ) に追いつかなくなる。その結果、誤動作、他の IC へ電源経路を伝わるノイズとして悪影響を与えることになる。

別の言い方をすると、DC 電源に対する AC 的なインピーダンスが高いためにこの様な問題が生ずる。そこで、図 2.8 のように物理的に各 IC のすぐ側に、電源ラインの V_{CC} と GND の間にコンデンサー (特にパスコンと呼ぶ) を挿入する方法が取られる。

これを電源ラインの AC 的なインピーダンスを下げ、外へノイズを巻き散らさないとも見ても良いし、消費電流のラッシュ的に増加した場合に、パスコンから電流を供給してもらおうとも見ても良い。いずれにしても、デジタル、アナログに関わらず、IC などある回路単位には必ずパスコンを入れるのがマナーである。実際のパスコンとしては $0.1\mu\text{F}$ 程度のセラミックコンデンサーあるいは、積層セラミックコンデンサーが良く使用される。

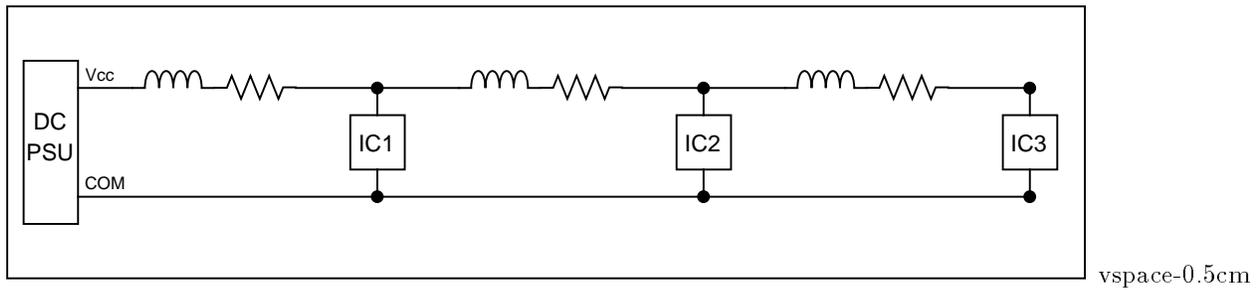


図 2.7: 現実的な電源ライン。

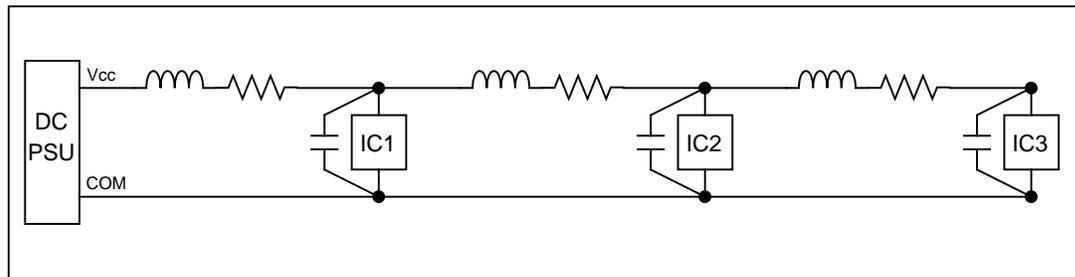


図 2.8: パスコンを挿入した電源ライン。

2.4 試してみよう

LC 共振回路を組んで、ファンクションジェネレーターから入力させ、出力波形を直接オシロスコープに入れて表示させる。周波数を幾つか変えて、出力波形の振幅がどうなるか観測し、周波数特性を見る。

$R = 1.6k\Omega$ 、 $C = (103) = 0.01\mu\text{F}$ の場合、

$$(2.96) \omega_0 = 2\pi = 1/CR$$

$$(2.97) f_0 = \frac{1}{2\pi CR} = \frac{1}{2\pi \cdot 1.6 \times 10^3 \Omega \cdot 0.01 \times 10^{-6} \text{F}} = 10\text{kHz}$$

第3章 伝送線

3.1 同軸ケーブル

3.1.1 構造

高周波を含む信号波形 (例えば数 MHz 以上のフーリエ成分を有する) を歪めることなく伝送するのはそれほど簡単ではなく、例えば例えば裸の電線で作った回路だけを通れず、電波となって空間に飛び出してしまったりする。これは周波数が高くなるほど顕著になる。そこで、このような高周波信号を歪めることなく伝送するには、同軸ケーブルが良く用いられる。同軸ケーブルは理想的には下に示す通り (1) 伝搬速度が周波数に依存せず一定の TEM モードの進行波、(2) 特性インピーダンスが周波数に依存しない (前に示した通り単純な C や L のインピーダンスは周波数依存性がある)、の特徴があり、周波数に関わらず波形を歪めることなく信号を伝えることができる。

同軸ケーブルの構造と規格は図 3.1 の通り。同軸ケーブルとしては 3C2V などが有名であるが、後で示す特性インピーダンス、外径などで名前が決まる。

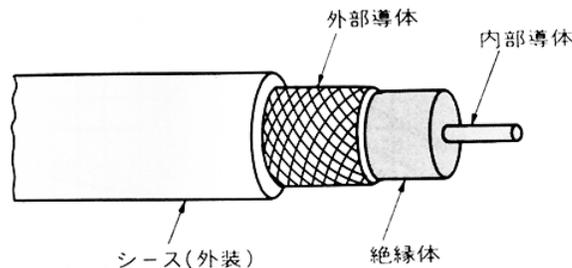
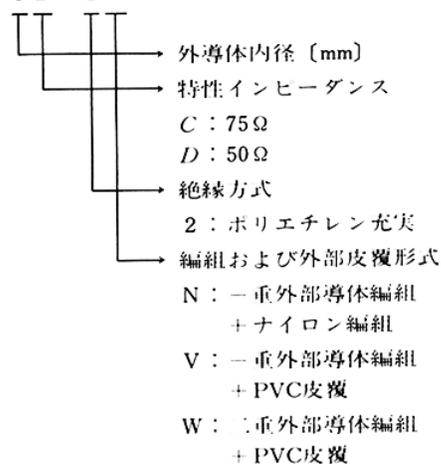


表9.2 各種同軸ケーブル(JIS規格)

品名	特性インピーダンス [Ω] (10MHz)	標準減衰量 [dB/km] (10MHz)	仕上がり外径 [mm]
1.5D-2V	50±2	85	2.9
2.5D-2V	50±2	45	4.3
3D-2V	50±2	47	5.3
5D-2V	50±2	27	7.3
5D-2W	50±2	27	8.0
8D-2V	50±2	20	11.1
10D-2V	50±2	14	13.1
20D-2V	50±2	6.6	26.1
1.5C-2V	75±3	96	2.9
2.5C-2V	75±3	52	4.0
3C-2V	75±3	42	5.4
5C-2V	75±3	27	7.4
7C-2V	75±3	22	10.4
10C-2V	75±3	18	13.0
20C-2V	75±3	7.4	24.1

品名記号の意味

3 D - 2 V



JIS C3501より

図 3.1: 同軸ケーブルの構造と規格。

3.1.2 電磁気学的な理解: TEM(Transverse Electric Magnetic) 波

断面が図 3.2 に示すような同軸ケーブルを考える。中心導体の半径を a 、外部導体の内径の半径を b とし、両者を満たす絶縁体の誘電率と透磁率を ε 、 μ とする。

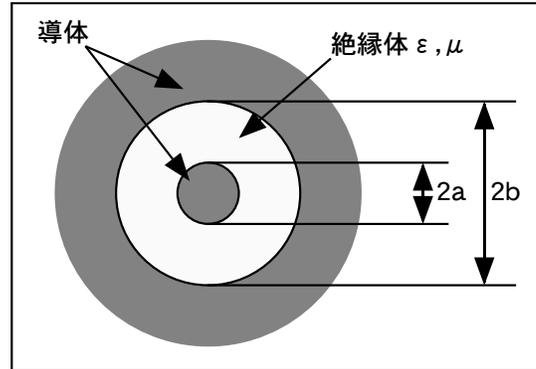


図 3.2: 同軸ケーブルの断面図。

電荷および電流の存在しない媒質中のマクスウェル方程式は以下の通りである。

$$(3.1) \quad \nabla \times \mathbf{E} + \frac{\partial \mathbf{B}}{\partial t} = 0$$

$$(3.2) \quad \frac{1}{\mu} \nabla \times \mathbf{B} - \varepsilon \frac{\partial \mathbf{E}}{\partial t} = 0$$

$$(3.3) \quad \nabla \cdot \mathbf{E} = 0$$

$$(3.4) \quad \nabla \cdot \mathbf{B} = 0$$

電場と磁場の時間依存性が $\exp(i\omega t)$ だとし、円筒座標系に書き換えると、

$$(3.5) \quad \frac{\partial E_z}{r \partial \varphi} - \frac{\partial E_\varphi}{\partial z} = -i\omega B_r$$

$$(3.6) \quad \frac{\partial E_r}{\partial z} - \frac{\partial E_z}{\partial r} = -i\omega B_\varphi$$

$$(3.7) \quad \frac{\partial(rE_\varphi)}{r \partial r} - \frac{\partial E_r}{r \partial \varphi} = -i\omega B_z$$

$$(3.8) \quad \frac{\partial B_z}{r \partial \varphi} - \frac{\partial B_\varphi}{\partial z} = i\varepsilon\mu\omega E_r$$

$$(3.9) \quad \frac{\partial B_r}{\partial z} - \frac{\partial B_z}{\partial r} = i\varepsilon\mu\omega E_\varphi$$

$$(3.10) \quad \frac{\partial(rB_\varphi)}{r \partial r} - \frac{\partial B_r}{r \partial \varphi} = i\varepsilon\mu\omega E_z$$

$$(3.11) \quad \frac{\partial(rE_r)}{r \partial r} + \frac{\partial E_\varphi}{r \partial \varphi} + \frac{\partial E_z}{\partial z} = 0$$

$$(3.12) \quad \frac{\partial(rB_r)}{r \partial r} + \frac{\partial B_\varphi}{r \partial \varphi} + \frac{\partial B_z}{\partial z} = 0$$

となる。導体中には電荷は存在するとして、 $r = a$ 及び $r = b$ の導体表面で $E_t = 0$ (導体に対し水平成分)、 $B_n = 0$ (導体に対し垂直成分) の境界条件を満たすためには電場は E_r 成分のみ、磁場は B_φ 成分のみを持つとすれば良い。よって、

$$(3.13) \quad E_\varphi = E_z = 0, B_r = B_z = 0$$

という境界条件を置くと上記のマックスウェル方程式のうち、意味のある式は

$$(3.14) \quad -\frac{\partial B_\varphi}{\partial z} = i\varepsilon\mu\omega E_r$$

$$(3.15) \quad \frac{\partial(rB_\varphi)}{r\partial r} = 0$$

$$(3.16) \quad \frac{\partial E_r}{\partial z} = -i\omega B_\varphi$$

$$(3.17) \quad -\frac{\partial E_r}{r\partial\varphi} = 0$$

となる。3番目の式を1番目に、逆に1番目の式を3番目に代入し、 B_φ または E_r を消去すると、

$$(3.18) \quad \frac{\partial^2 E_r}{\partial z^2} = -\varepsilon\mu\omega^2 E_r$$

$$(3.19) \quad \frac{\partial^2 B_\varphi}{\partial z^2} = -\varepsilon\mu\omega^2 B_\varphi$$

が得られる。 E_r および B_φ は共に、

$$(3.20) \exp[i\omega t \mp i\sqrt{\varepsilon\mu}\omega z]$$

の形で z 方向へ伝わる波であることがわかる。

また、 B_φ 方向の磁場と E_r が存在すると言う事は、中心導体に電流がながれていると言う事であり、その電流を I とすると、結局境界条件、微分方程式の全てを満たす式は

$$(3.21) E_r = \sqrt{\frac{\mu}{\varepsilon}} \frac{I}{2\pi r} \exp[i\omega t \mp i\sqrt{\varepsilon\mu}\omega z]$$

$$(3.22) B_\varphi = \mu \frac{I}{2\pi r} \exp[i\omega t \mp i\sqrt{\varepsilon\mu}\omega z]$$

$$(3.23) E_\varphi = 0, E_z = 0$$

$$(3.24) B_r = 0, B_z = 0$$

と書ける。

3.1.3 電気回路的な理解

同軸ケーブルの内外の導体が単位長さあたり $\pm Q$ の電荷を持つ時、 r 方向の電場 E_r と電位差 V は

$$(3.25) E_r = \frac{Q}{2\pi\varepsilon r}$$

$$(3.26) V = V_a - V_b = \frac{Q}{2\pi\varepsilon} \ln \frac{b}{a}$$

となる。よって、同軸ケーブル単位長さ辺りの電気容量 C は

$$(3.27) C = \frac{Q}{V} = \frac{2\pi\varepsilon}{\ln(b/a)}$$

となる (同軸のコンデンサー)。

一方、導体を流れる電流を I とすると、内部導体を取りまく磁束密度 B_φ と、単位長さ辺りの磁束 Φ は

$$(3.28) B_\varphi = \frac{\mu I}{2\pi r}$$

$$(3.29) \Phi = \int_a^b B_\varphi dr = \frac{\mu I}{2\pi} \ln \frac{b}{a}$$

となる。よって、同軸ケーブル単位長さ辺りのインダクタンス L は

$$(3.30) L = \frac{\Phi}{I} = \frac{\mu}{2\pi} \ln(b/a)$$

となる。単純な裸の導線とは言え、回路上の GND の位置に応じてインダクタンスが発生する。よって、理想的な同軸ケーブルは単位長さ辺り容量 C のコンデンサーとインダクタンス L コイルからなる回路であるが、実際にはコンデンサーの洩れ抵抗 $R_C (\gg 1/i\omega C)$ 、コイルの直列抵抗 $R_L (\ll i\omega L)$ があるので、等価回路は図 3.3 と表せる。

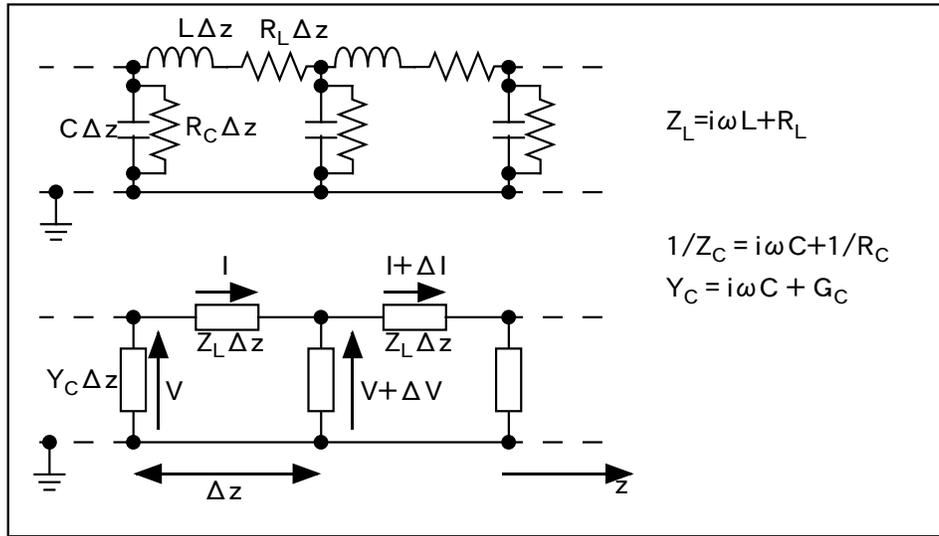


図 3.3: 同軸ケーブルの等価回路。

周波数 ω の信号について電流を $I(z)e^{i\omega t}$ 、電圧を $V(z)e^{i\omega t}$ とする。その場合コイルに関しては次の式が成り立つ。

$$(3.31) \Delta V = -Z_L \Delta z \cdot I$$

$$(3.32) Z_L = R_L + i\omega L$$

一方、コンデンサーに関しては、コンデンサーに関するアドミタンスを Y_C とすると、コンデンサーを大きくすること及び並列抵抗の合成抵抗は、単位長さ辺りのアドミタンスを大きさに正比例させることに一致することに注意すると (これは $Z_C \Delta z$ ではなく、 $Y_C \Delta z$ である理由)。

$$(3.33) \Delta I = -\frac{\Delta z}{Z_C} V = -Y_C \Delta z \cdot V$$

$$(3.34) Y_C = \frac{1}{Z_C} = \frac{1}{R_C} + i\omega C = G_C + i\omega C$$

となる。よって、以上をまとめると

$$(3.35) \frac{dV}{dz} = -(R + i\omega L)I = -Z_L \cdot I$$

$$(3.36) \frac{dI}{dz} = -(G_C + i\omega C)V = -Y_C \cdot V$$

が得られる。これを V または I を消去すると

$$(3.37) \frac{d^2 I}{dz^2} = Y_C Z_L \cdot I$$

$$(3.38) \frac{d^2 V}{dz^2} = Y_C Z_L \cdot V$$

となる。これを解くと、

$$(3.39) I \exp(i\omega t) = I_0 \exp(i\omega t \mp (i\beta + \alpha)z) = I_0 \exp(i(\omega t \mp \beta z) \mp \alpha z)$$

$$(3.40) V \exp(i\omega t) = V_0 \exp(i\omega t \mp (i\beta + \alpha)z) = V_0 \exp(i(\omega t \mp \beta z) \mp \alpha z)$$

$$(3.41) \beta = \omega \sqrt{LC}$$

$$(3.42) \alpha = \frac{R_L}{2} \sqrt{\frac{C}{L}} + \frac{G_C}{2} \sqrt{\frac{L}{C}}$$

となる。

β に関して、 \mp の $-$ だと $+z$ 方向へ、 $+$ だと $-z$ 方向への進行波となる。その速度 v は

$$(3.43)v = \frac{\omega}{\beta} = \frac{\omega}{\omega\sqrt{LC}} = \frac{1}{\sqrt{LC}}$$

となる。この速度は、 ω に依らないので、周波数によらず一定の速度で進行することになる。

一方、 α は減衰パラメータで、 $+z$ および $-z$ 方向への進行波の場合、その方向で進むにつれて信号が \exp 的に減衰することがわかる。理想的な同軸ケーブルの場合、 $R_C = \infty \rightarrow G_C = 0$ 、 $R_L = 0$ なので、 $\alpha = 0$ となり減衰しないことがわかる。

電流 V と電圧 I は、同時に同じ方向へ同じスピードで同じ波形のパターンで進行する。そこで、この電圧と電流の関係から特性インピーダンス Z_0 を定義すると、式 3.39) と式 3.40 を式 3.35 に代入して

$$(3.44)\frac{V}{I} = \frac{V_0}{I_0} = \pm\sqrt{\frac{Z_L}{Y_C}} = \pm Z_0$$

$$(3.45)Z_0 = \sqrt{\frac{Z_L}{Y_C}}$$

が得られる。理想的な同軸ケーブルでは $Z_L = i\omega L$ 、 $Y_C = i\omega C$ なので、

$$(3.46)Z_0 = \sqrt{\frac{L}{C}}$$

となる。

一般に同軸ケーブルを伝わる波は $+z$ 、 $-z$ 方向に進む 2 つの波の重ね合わせなので、 $+z$ 方向への波を V_+ 、 I_+ 、 $-z$ 方向への波を V_- 、 I_- とすると、

$$(3.47)I(z)e^{i\omega t} = \left(I_+ e^{-(i\beta+\alpha)z} + I_- e^{(i\beta+\alpha)z} \right)$$

$$(3.48)V(z)e^{i\omega t} = \left(V_+ e^{-(i\beta+\alpha)z} + V_- e^{(i\beta+\alpha)z} \right)$$

と書ける。式 3.44 より

$$(3.49)\frac{V_+}{I_+} = Z_0, \frac{V_-}{I_-} = -Z_0$$

の関係がある。

3.1.4 信号伝達のイメージ

これまでは周波数 ω の波のみを考えたが、様々な周波数成分を混ぜることで任意のパルスを作ることができる。例えば矩形波が同軸ケーブルを伝わる場合の物理的状況は以下の図 3.4 ようにものである。

3.1.5 反射とターミネーション

図 3.5 のように、 Z のインピーダンスを同軸ケーブルの終端に取り付けた場合を考える。 $z = 0$ で Z のインピーダンスを取り付けたので、式 3.47、3.48、3.49 を用いると次の式が成立する。

$$(3.50)Z = \frac{V(z=0)}{I(z=0)} = Z_0 \frac{V_+ + V_-}{V_+ - V_-}$$

$+z$ 方向へ進んでいた V_+ の波が $z = 0$ で反射し、 $-z$ 方向へ進む V_- の波になったと考え、その反射係数 r を

$$(3.51)r = \frac{V_-}{V_+} = \frac{Z - Z_0}{Z + Z_0}$$

となる。

$z = 0$ に取り付けた Z のインピーダンスをターミネータと呼ぶが、 Z として色々な素子を取り付けた場合について考える。抵抗は周波数特性がないが、コンデンサーやコイルは周波数特性があるので、その周波数でのインピーダンスに応じて反射する。コンデンサーとコイルは DC 的には絶縁及び接触なので、最終的にそれに応じた形になる。

図 3.6 のように、 Z のインピーダンスを同軸ケーブルの終端に取り付けた場合を考える。

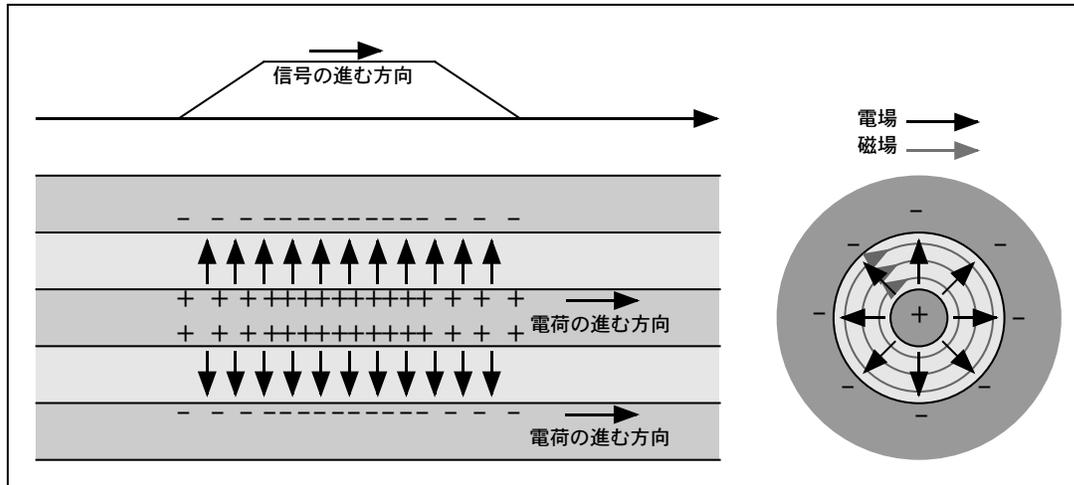


図 3.4: 同軸ケーブルの信号伝達のイメージ。

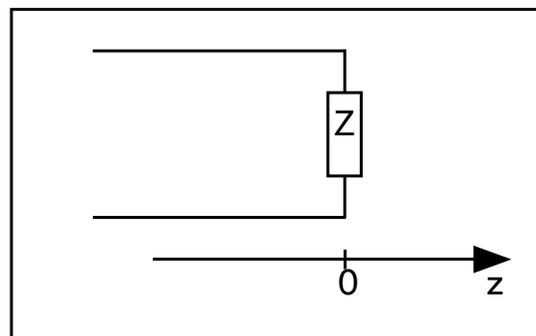


図 3.5: 同軸ケーブルの終端に Z のインピーダンスを取り付ける。

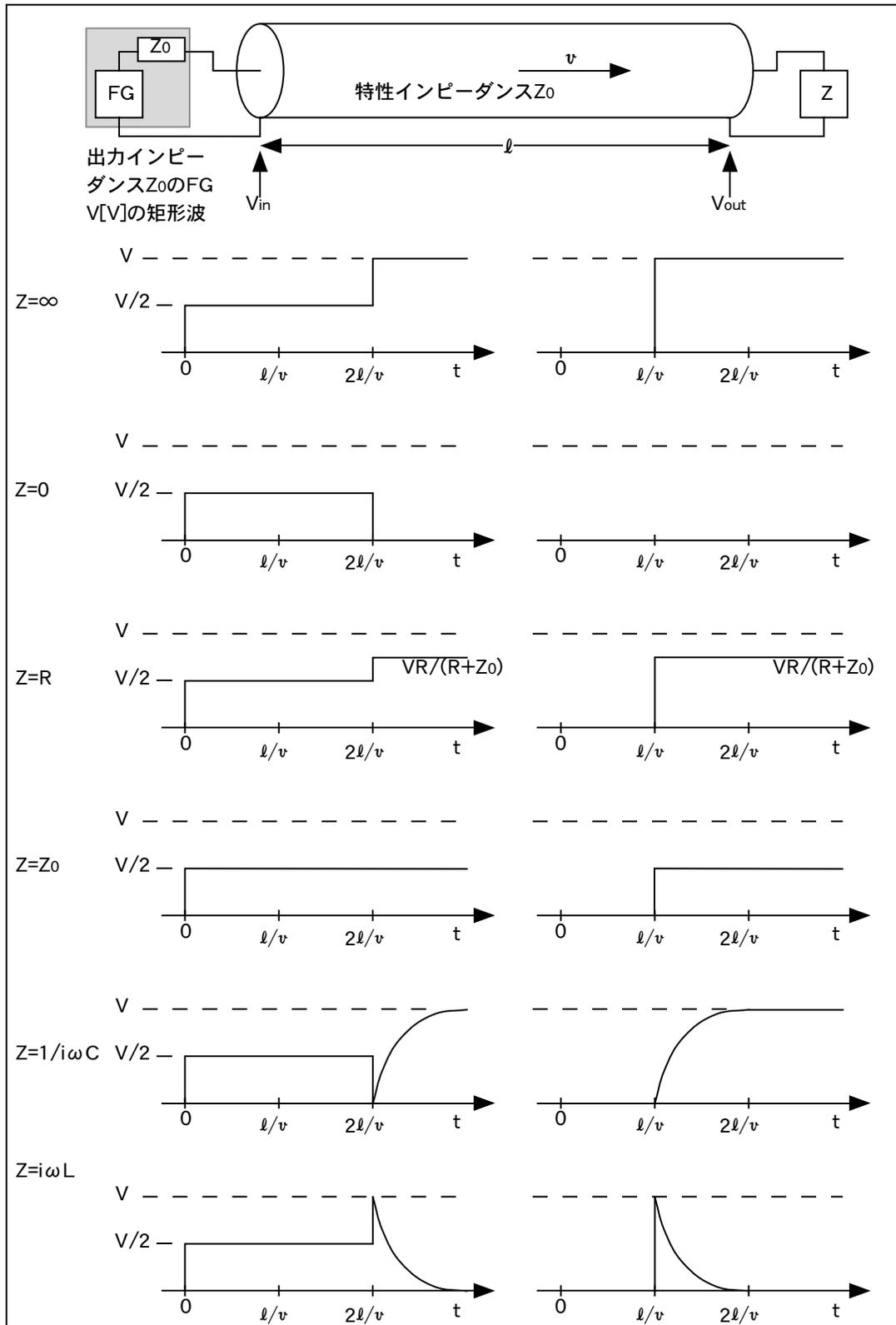


図 3.6: 同軸ケーブルの終端に様々なターミネータを取り付ける。

3.1.6 同軸ケーブルの分岐

信号を2つに同軸ケーブルに分けて伝達する場合も反射に十分注意する必要がある。図3.7について考える。(A)はFG側の同軸ケーブルは、 $Z_0/2$ の抵抗が付いているように見えるので、分岐点で反射が起こる。スプリット側の同軸ケーブルも含めて反射が起こらないようにするためには、(B)または(C)の繋ぎ方をすれば良い。分岐後パルス高は $1/2$ に、エネルギーは $1/4$ になる。

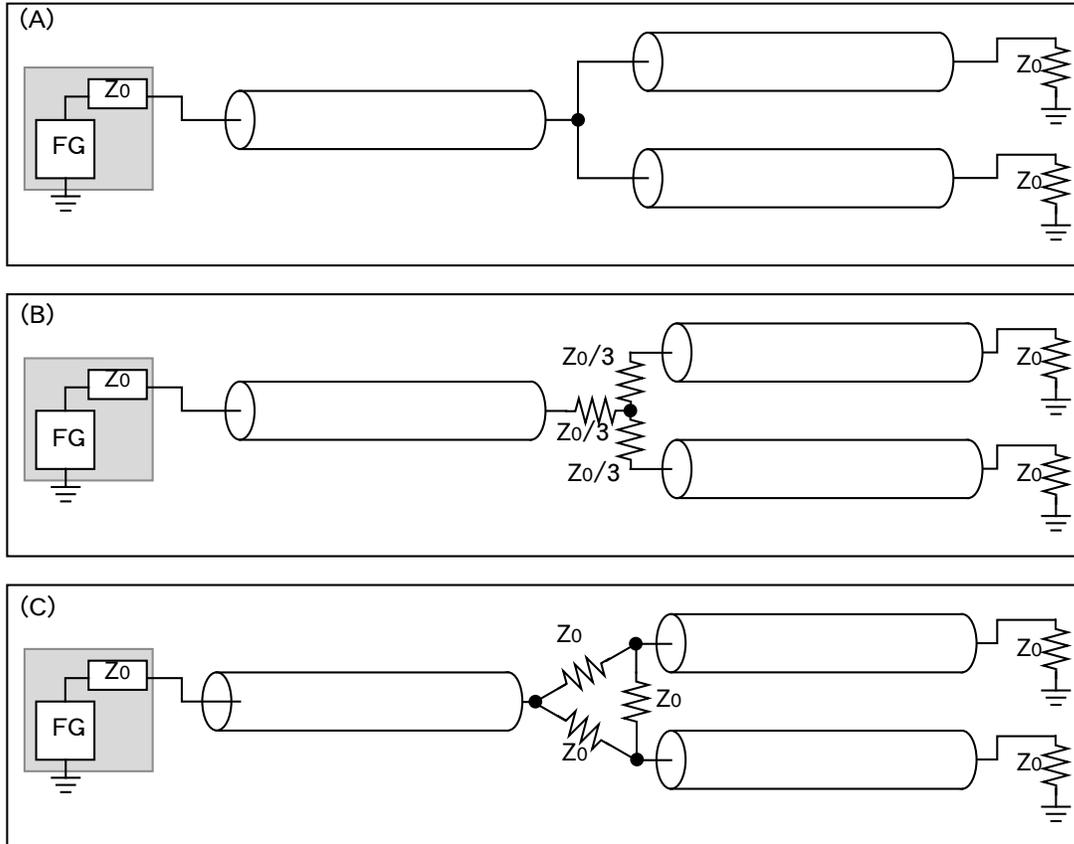


図 3.7: 同軸ケーブルの終端に様々なターミネータを取り付ける。

反射を防ぎながら、エネルギーも失わずオシロスコープで波形を観測するためには、オシロスコープの入力インピーダンスは大きくし (現実的には $1\text{M}\Omega$ または $10\text{M}\Omega$)、オシロスコープに直接取り付けられた T 字を経由すること。

3.1.7 同軸ケーブルの特性インピーダンスと周波数特性

同軸ケーブルの構造から特性インピーダンス Z_0 を書くと、

$$(3.52) Z_0 = \frac{1}{2\pi} \sqrt{\frac{\mu}{\epsilon}} \ln \frac{b}{a} = \sqrt{\frac{L}{C}}$$

となる。また、速度は

$$(3.53) v = \frac{1}{\sqrt{\epsilon\mu}}$$

一般に使用される同軸ケーブル内の絶縁体は、ポリスチレン、ポリエチレン、テフロン等が用いられる。これらの誘電率は $\epsilon = (2 \sim 4)\epsilon_0$ である。透磁率は真空とほとんど変わらないので、 $\mu = \mu_0$ である。一般に、材質と a, b の値を選び、 50Ω と 75Ω の物が一般に使用されている。信号の伝わる速度は真空の $50\% \sim 75\%$ となる。これは 1m を進むのに 5nsec 程度かかることになる。同軸ケーブルの電気容量とインダクタンスは無視できない値であり、RG-58Uでは、特性インピーダンス 50Ω に対し、 $C \sim 80\text{pF/m}$ 、 $L \sim 200\text{nH/m}$ である。

前述したように理想的には同軸ケーブルでの損失はなく、どの周波数であっても同じ伝達速度を持ち波形をそのまま保ったまま伝達できるが、実際には抵抗 R_L 、 R_C のために、高周波で減衰が起こる。3C2Vでは減衰量は 10m あたり 1MHz 、 10MHz 、 30MHz 、 200MHz で 1.3db 、 4.2db 、 7.5db 、 20db 程度である (図 3.8)。電圧の場合、 $\text{db} = 20 \log_{10} \frac{V_{\text{out}}}{V_{\text{in}}}$ なので、 1km で $\sim 1/10$ 、 2km で $\sim 1/100$ ということになる。

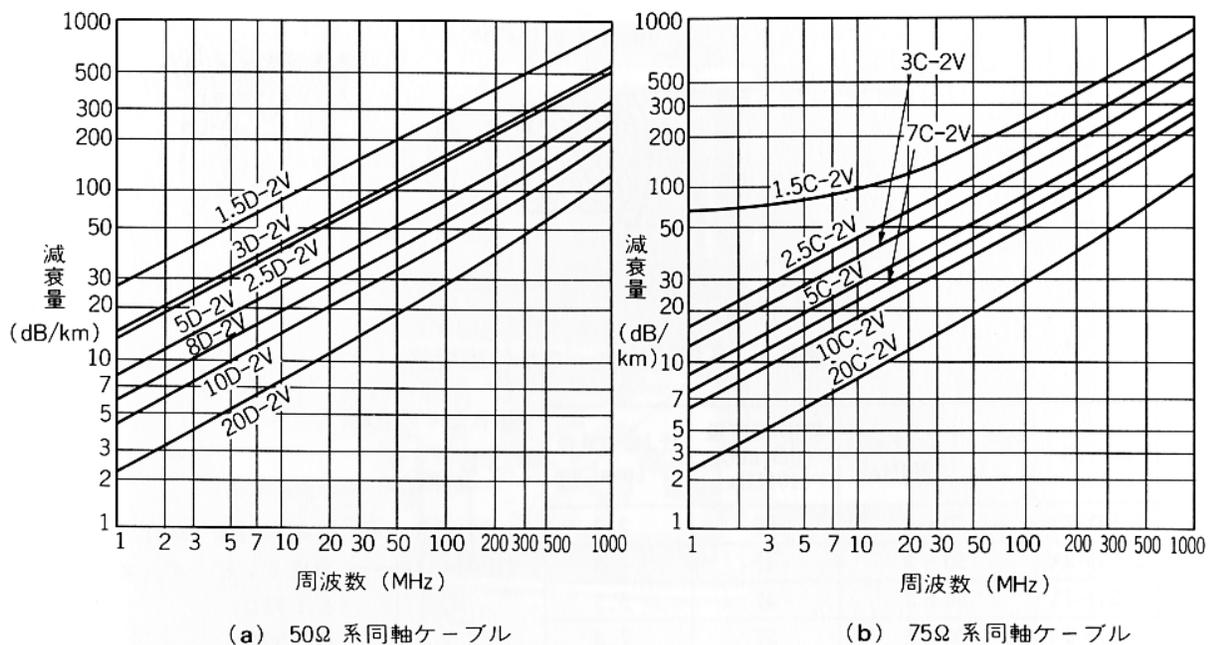


図 3.8: 同軸ケーブルでの減衰の周波数依存性。

(— 2001年11月2日はここまで —)

3.2 その他の伝送線

3.2.1 フラットケーブル

3.2.2 ツイストペア

3.2.3 シールド

3.3 ノイズ、干渉、グラウンドループ

3.4 試してみよう

同軸ケーブルの反射を見る。

高速のパルスを入れた場合、同軸ケーブルの長さを変えた場合に、パルスの波形が鈍る様子を観測する。
インピーダンスを考え、オシロスコープなどの正しい接続の方法を学ぶ。

第4章 過渡特性の詳しい計算

4.1 ラプラス変換

前のセクションで、フィルター回路を通した時の周波数特性を示した。その場合には正弦波を入力した。一般の波形は全て正弦波の足し合わせで表現できるので、原理的にはフーリエ変換を使えば一般の波形に対するフィルター回路のレスポンスを調べることができる。しかし、それは結構面倒だったりする。

そこで、実際にはラプラス変換を使うと便利である。ラプラス変換の数学的な色々なことは、物理数学に任せるとして、ここでは主に電気回路に対する応用を示すことにする。

複素振幅の所では、 $V(t)$ 、 $I(t)$ を実数電圧、電流、 $v(t)$ 、 $i(t)$ を複素電圧、電流とした。この Chapter では、 $v(t)$ 、 $i(t)$ を実数電圧、電流、 $V(t)$ 、 $I(t)$ をそのラプラス変換とする。

4.1.1 ラプラス変換

実関数 $f(t)$ に対するラプラス変換を $F(s)$ と書くと、

$$(4.1) \quad F(s) \equiv \int_0^{\infty} f(t) \cdot \exp(-st) \cdot dt$$

と定義される。様々な関数に対するラプラス変換は以下の通りである。

$$(4.2) \quad f(t) \rightarrow F(s)$$

$$(4.3) \quad \delta(t) \quad 1$$

$$(4.4) \quad \text{階段関数 step}(t) = \begin{cases} 0, & t < 0 \\ 1, & t > 0 \end{cases} \quad 1/s$$

$$(4.5) \quad t \quad \frac{1}{s^2}$$

$$(4.6) \quad t^2 \quad \frac{2}{s^3}$$

$$(4.7) \quad \frac{1}{(n-1)!} t^{n-1} \quad \frac{1}{s^n}$$

$$(4.8) \quad \exp(-at) \quad 1/(s+a)$$

$$(4.9) \quad \sin(at) \quad a/(s^2+a^2)$$

$$(4.10) \quad t \cdot \exp(-at) \quad 1/(s+a)^2$$

$$(4.11) \quad \exp(-at) \cdot \sin(bt) \quad b/[(s+a)^2+b^2]$$

$$(4.12) \quad \exp(-at) \cdot f(t) \quad F(s+a)$$

$$(4.13) \quad f(t/a) \quad a \cdot F(as)$$

$$(4.14) \quad \frac{df(t)}{dt} \quad s \cdot F(s) - f(0)$$

$$(4.15) \quad \frac{d^2 f(t)}{dt^2} \quad s^2 F(s) - s f(0) - s f'(0)$$

$$(4.16) \quad \int_0^t f(t') \cdot dt' \quad F(s)/s$$

$$(4.17) \quad \int_0^t f(t-t') \cdot g(t') \cdot dt' \quad F(s) \cdot G(s)$$

4.1.2 ラプラス変換を用いた常微分方程式の解き方の例

次の常微分方程式をラプラス変換を用いて解いてみる。

$$(4.18) \quad \frac{d^2 f(t)}{dt^2} + 4 \frac{df(t)}{dt} + 13f(t) = 0$$

$$(4.19) \quad f(0) = 0, f'(0) = 1$$

これを丸ごとラプラス変換を行なうと、

$$(4.20) \quad s^2 F(s) - 1 + 4sF(s) + 13F(s) = 0$$

$$(4.21) \quad F(s) = \frac{1}{s^2 + 4s + 13} = \frac{1}{3} \frac{3}{(s+2)^2 + 3^2}$$

となる。これを逆ラプラス変換すると、

$$(4.22) \quad f(t) = \frac{1}{3} e^{-2t} \sin(3t)$$

となり、解ける。

4.1.3 ラプラス変換を用いた回路方程式の解き方

ラプラス空間のフィルター関数 (RC 積分回路)

ラプラス変換を用いて図 2.2 の RC 積分回路を考えよう。

$$(4.23) \quad v_{\text{out}}(t) = \frac{1}{C} \int_0^t i(t') dt' = v_{\text{in}}(t) - i(t)R$$

これを、式全部をラプラス変換すると、

$$(4.24) \quad V_{\text{out}}(s) = \frac{1}{C} \frac{I(s)}{s} = V_{\text{in}}(s) - I(s)R$$

という代数方程式になる。 $I(s)$ を消去すると、

$$(4.25) \quad V_{\text{out}}(s) = V_{\text{in}}(s) \frac{1}{1 + sRC}$$

となる。これは、前に示した

$$(4.26) \quad V_{\text{out}} = V_{\text{in}} \frac{1}{1 + i\omega RC}$$

の $i\omega$ を s に変えたものと一致する。

ラプラス空間のフィルター関数 (LC 共振回路)

もう一つやってみる。ラプラス変換を用いて図 2.5 の LC 共振回路を考えよう。

$$(4.27) v_{\text{out}}(t) = L \frac{di_L(t)}{dt} = \frac{1}{C} \int_0^t i_C \cdot dt = v_{\text{in}}(t) - R \cdot [i_C(t) + i_L(t)]$$

$$(4.28) i_L(t) = 0$$

$$(4.29) V_{\text{out}}(s) = L \cdot s \cdot I_L(s) = \frac{1}{C} \frac{I_C}{s} = V_{\text{in}}(s) - R \cdot [I_C(s) + I_L(s)]$$

$$(4.30) V_{\text{out}}(s) = V_{\text{in}}(s) \frac{s/RC}{(1/LC) + s^2 + (s/RC)}$$

これもやはり、 $i\omega$ を s に変えたものと一致する。結局、複素回路論の $i\omega$ を s に変えることで、ラプラス空間におけるフィルター関数を求めることができる。複素回路論のインピーダンスの考えをそのまま持ち込めば良い。

ステップ関数に対する RC 積分回路の応答

先ほどの RC 積分回路に階段関数を入力した場合の RC 積分回路の出力波形を解く。階段関数を仮定すると、 $v_{\text{in}}(t)$ のラプラス変換 $V_{\text{in}}(s)$ を決めることができる。よって、

$$(4.31) \text{階段関数 } v_{\text{in}} = v_0 \cdot \text{step}(t) = \begin{cases} 0 & t < 0 \\ v_0 & t > 0 \end{cases}$$

$$(4.32) V_{\text{in}}(s) = v_0/s$$

$$(4.33) V_{\text{out}}(s) = \frac{v_0}{s} \frac{1}{1+sRC}$$

$$(4.34) = v_0 \left(\frac{1}{s} - \frac{1}{s + (1/RC)} \right)$$

これを逆ラプラス変換すると

$$(4.35) v_{\text{out}}(t) = v_0 \cdot (\text{step}(t) - \exp(-t/RC))$$

となる。よって、exponential 的に階段関数に近付くことを示している。初期の傾きは v_0/RC であること、最終的に v_0 に近付くことなど、直観的にも良く理解できる。

ステップ関数に対する LC 共振回路の応答

$$(4.36) \text{階段関数 } v_0 \cdot \text{step}(t) = \begin{cases} 0 & t < 0 \\ v_0 & t > 0 \end{cases}$$

$$(4.37) V_{\text{in}}(s) = v_0/s$$

$$(4.38) V_{\text{out}}(s) = \frac{v_0/RC}{(1/LC) + s^2 + (s/RC)}$$

$$(4.39) = \frac{v_0}{RCb} \frac{b}{(s+a)^2 + b^2}, a = \frac{1}{2RC}, b = \sqrt{\frac{1}{LC} - \frac{1}{4R^2C^2}}$$

これを逆ラプラス変換すると

$$(4.40) v_{\text{out}}(t) = \frac{v_0}{RCb} \cdot \exp(-at) \cdot \sin(bt)$$

となる。これは、減衰振動である。

ラプラス変換による回路の応答の解き方のまとめ

- 1) 複素インピーダンスを使って、応答関数を作る。
- 2) $i\omega$ を s に書き換える (もちろん 1) の段階でこれをやっても良い)。
- 3) ラプラス変換を行なう。その際、 $v_{in}(t)$ 、 $v_{out}(t)$ は $V_{in}(s)$ 、 $V_{out}(s)$ に書き換える。
- 4) $v_{in}(t)$ のラプラス変換 $V_{in}(s)$ を代入する。
- 5) ラプラス逆変換を行ない、 $v_{out}(t)$ を求める。

4.1.4 ポールゼロ消去

4.2 試してみよう

階段関数、パルス波形を積分回路に入れて波形の変化を見る。

第5章 トランジスタ回路

以下では、DC 的な電圧を V と書き、AC 的な振幅を v と書く。

5.1 コンデンサーを用いた AC 的な考え方

コンデンサーは AC に対して抵抗 0、DC に対して抵抗無限大と考える。AC に対する抵抗値は、コンデンサーに直列に抵抗を繋ぐことで決める。

5.1.1 DC の切り方とバイアスのかけ方

実は DC 的な信号と言うのは、あまり扱わない。信号は普通 AC でしかもパルス的であったりする。しかし、検出器などから出力される信号には AC のみならず、DC も含まれ、それをそのままにして置くのは、その後の信号処理には不便である。そこで、DC を切り、AC のみを取り出すことになる。

DC 的には V_{out} は V_{CC} の V_{out} は R_1 と R_2 の抵抗分割として求められる。

$$(5.1) \quad V_{out} = V_{CC} \frac{R_2}{R_1 + R_2}$$

$$(5.2) \quad = 15 \cdot \frac{22K}{100K + 22K} = 2.7V$$

ここでの周波数特性は以下のように求められる。AC 的には R_1 と R_2 の並列に繋いだ抵抗に対して、 C_1 が直列に繋がるように見える。すなわち、微分回路である。その特性周波数は、

$$(5.3) \quad R = \frac{1}{(1/22K) + (1/100K)} = 18K$$

$$(5.4) \quad f_0 = \omega_0/2\pi = 1/2\pi(18K \times 10\mu)$$

$$(5.5) \quad = 0.88\text{Hz}$$

よって、これより速い振動は素通りする。

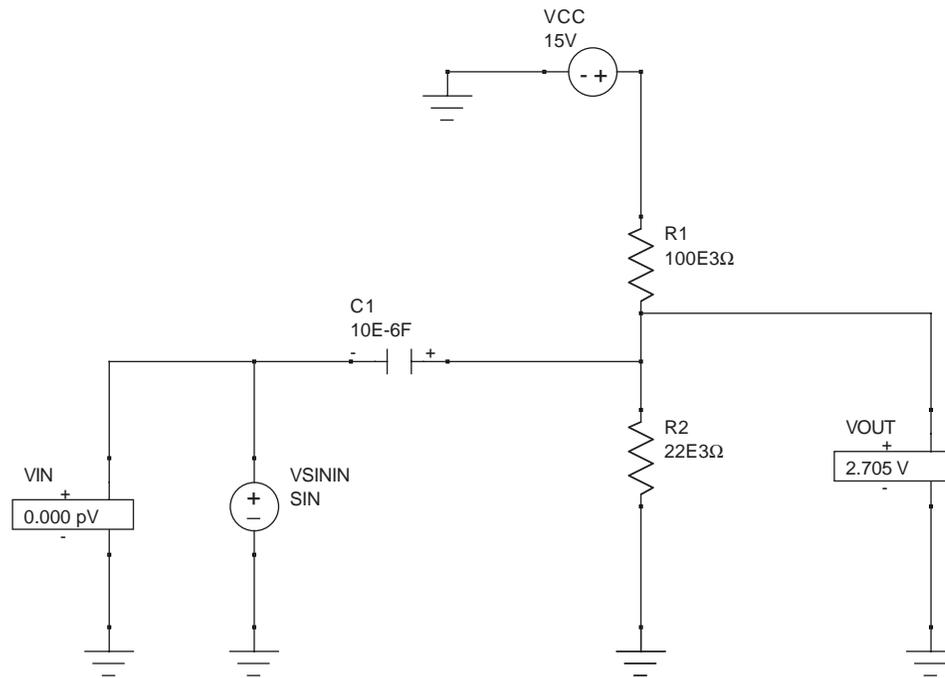
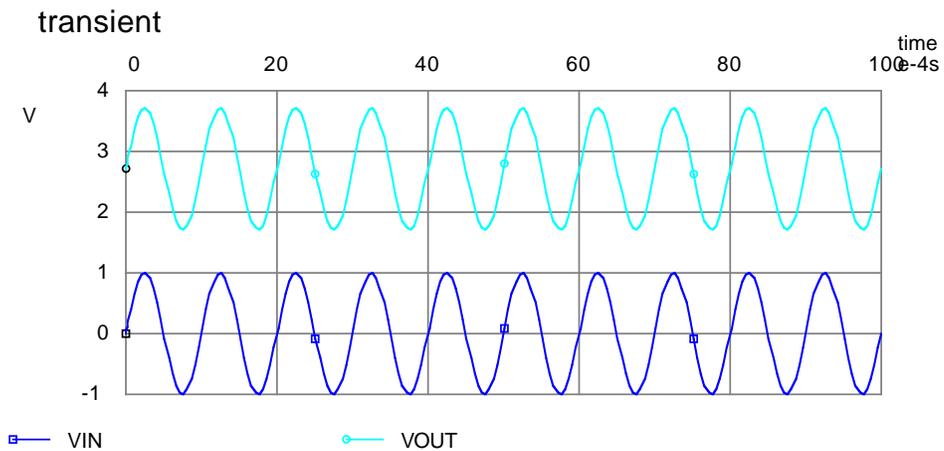


図 5.1: バイアスの例。

図 5.2: バイアス回路のシミュレーション。 ± 2 V、周期 1Hz の正弦波を入力した。

5.1.2 AC と DC に対して違うインピーダンスを設定する

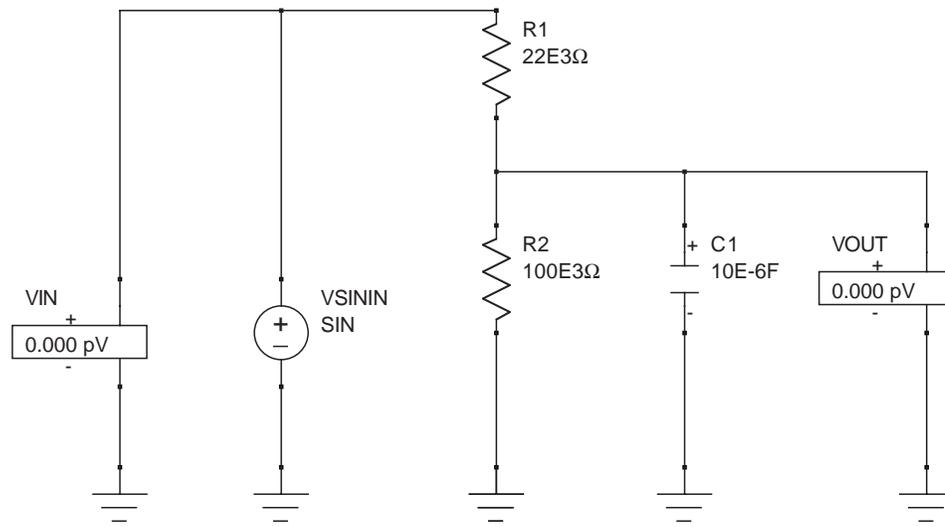


図 5.3: AC と DC に対して違うインピーダンスを設定する。

(— 2001 年 11 月 9 日はここまで —)

5.2 基本的なトランジスタ回路

5.2.1 トランジスタ回路の考え方

トランジスタは、「ベース電流を直接変化させることでコレクタ電流を制御する」素子であると習うが、この原理そのまま、トランジスタ回路を理解しようとする、なかなかうまく行かない。物理はしばしば原因と結果が一体になって登場し、それが本当の姿なのだろうが、人間の方は帰納的にしか理解できないので(そういう教育を受けているだけか?)、この原理も現象を一面から見て無理矢理理解しようとしているのに過ぎないのであろう。

とは言うものの、帰納的に理解しないと次に進めない、何とか無理矢理理解することにする。経験的には、以下のことがらを原理にすれば、当面簡単なトランジスタ回路は理解しやすい。

- 1) ベース・エミッタ間電圧が $0.6 \sim 0.7V$ を境に ON/OFF する。 $0.6 \sim 0.7V$ を以上でコレクタ電流が流れ、それ以下だと流れない。
- 2) コレクタ電流をトランジスタで直接制御するのではなく、スイッチ回路に繋がった抵抗やコンデンサなどで決まる。
- 3) コレクタ電圧とコレクタ電流は無関係。その結果、コレクタ電圧はコレクタ電流と他の素子で決まる。
- 4) ベース電流は当面深く考えない。他の条件で決まったコレクタ電流に対して応じたベース電流がながれると考える。
- 5) トランジスタは「増幅」するというのが、これは正しくない。正確にはトランジスタ「回路」が増幅する。
- 6) 回路図を見た時、AC 的に一定(接地)された電圧を見つけ、その値を決めてしまう。
- 7) 回路にはパソコンなど信号回路にあまり本質的でない部分、AC 的に接地され信号が流れない部分、信号が流れる部分がある。これらを切り分けて考える。

マニュアルで特に注意すべき項目は以下の通りである。

- 1) $h_{FE} = \beta$ 直流電流増幅率。コレクタ電流とベース電流の比。
- 2) $f_T - I_E$ エミッタ電流に対するトランジション周波数。周波数特性が最も良くなるエミッタ電流を示す。
- 3) C_{ob} (ベース接地回路での) コレクタ出力容量。ベース-コレクタ間容量 C_{BC} に相当し、ミラー効果を考える際に重要。
- 4) コレクタ、ベース電流最大定格 流して良い電流の最大値。これを越えると壊れる可能性がある。
- 5) コレクタ損失最大定格 コレクタでの最大消費電力。これはコレクタ電流最大定格とは別の制限である。

TOSHIBA

2SC2458

東芝トランジスタ シリコン NPN エピタキシャル形 (PCT 方式)

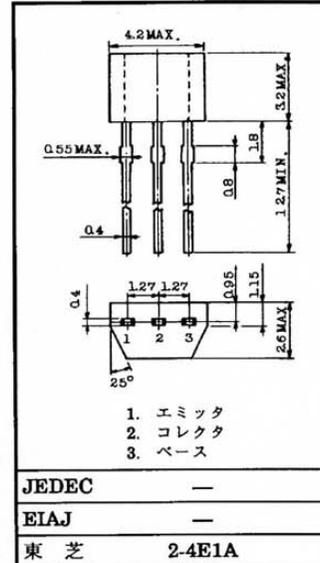
2SC2458

低周波増幅用

AM 増幅用

単位：mm

- 小型パッケージでマイクロモータなどの小型機器の設計に適しています。
- 耐圧は $V_{CEO} = 50\text{ V}$ (最小) で電流容量が大きい。
: $I_C = 150\text{ mA}$ (最大)
- 直流電流増幅率が高い。: $h_{FE} = 70\text{--}700$
- h_{FE} リニアリティが優れています。
: $h_{FE} (I_C = 0.1\text{ mA})/h_{FE} (I_C = 2\text{ mA}) = 0.95$ (標準)
- 低雑音です。 : $NF = 1\text{ dB}$ (標準), 10 dB (最大)
- 2SA1048 とコンプリメンタリになります。



最大定格 ($T_a = 25^\circ\text{C}$)

項目	記号	定格	単位
コレクタ・ベース間電圧	V_{CBO}	50	V
コレクタ・エミッタ間電圧	V_{CEO}	50	V
エミッタ・ベース間電圧	V_{EBO}	5	V
コレクタ電流	I_C	150	mA
ベース電流	I_B	50	mA
コレクタ損失	P_C	200	mW
接合温度	T_j	125	$^\circ\text{C}$
保存温度	T_{stg}	-55-125	$^\circ\text{C}$

電気的特性 ($T_a = 25^\circ\text{C}$)

項目	記号	測定条件	最小	標準	最大	単位
コレクタしや断電流	I_{CBO}	$V_{CB} = 50\text{ V}, I_E = 0$	—	—	0.1	μA
エミッタしや断電流	I_{EBO}	$V_{EB} = 5\text{ V}, I_C = 0$	—	—	0.1	μA
直流電流増幅率	h_{FE} (注)	$V_{CE} = 6\text{ V}, I_C = 2\text{ mA}$	70	—	700	
コレクタ・エミッタ間飽和電圧	$V_{CE(sat)}$	$I_C = 100\text{ mA}, I_B = 10\text{ mA}$	—	0.1	0.25	V
トランジション周波数	f_T	$V_{CE} = 10\text{ V}, I_C = 1\text{ mA}$	80	—	—	MHz
コレクタ出力容量	C_{ob}	$V_{CB} = 10\text{ V}, I_E = 0, f = 1\text{ MHz}$	—	2.0	3.5	pF
雑音指数	NF	$V_{CE} = 6\text{ V}, I_C = 0.1\text{ mA}, f = 1\text{ kHz}, R_G = 10\text{ k}\Omega$	—	1	10	dB

注: h_{FE} 分類 O: 70-140, Y: 120-240, GR: 200-400, BL: 350-700

000629TAA1

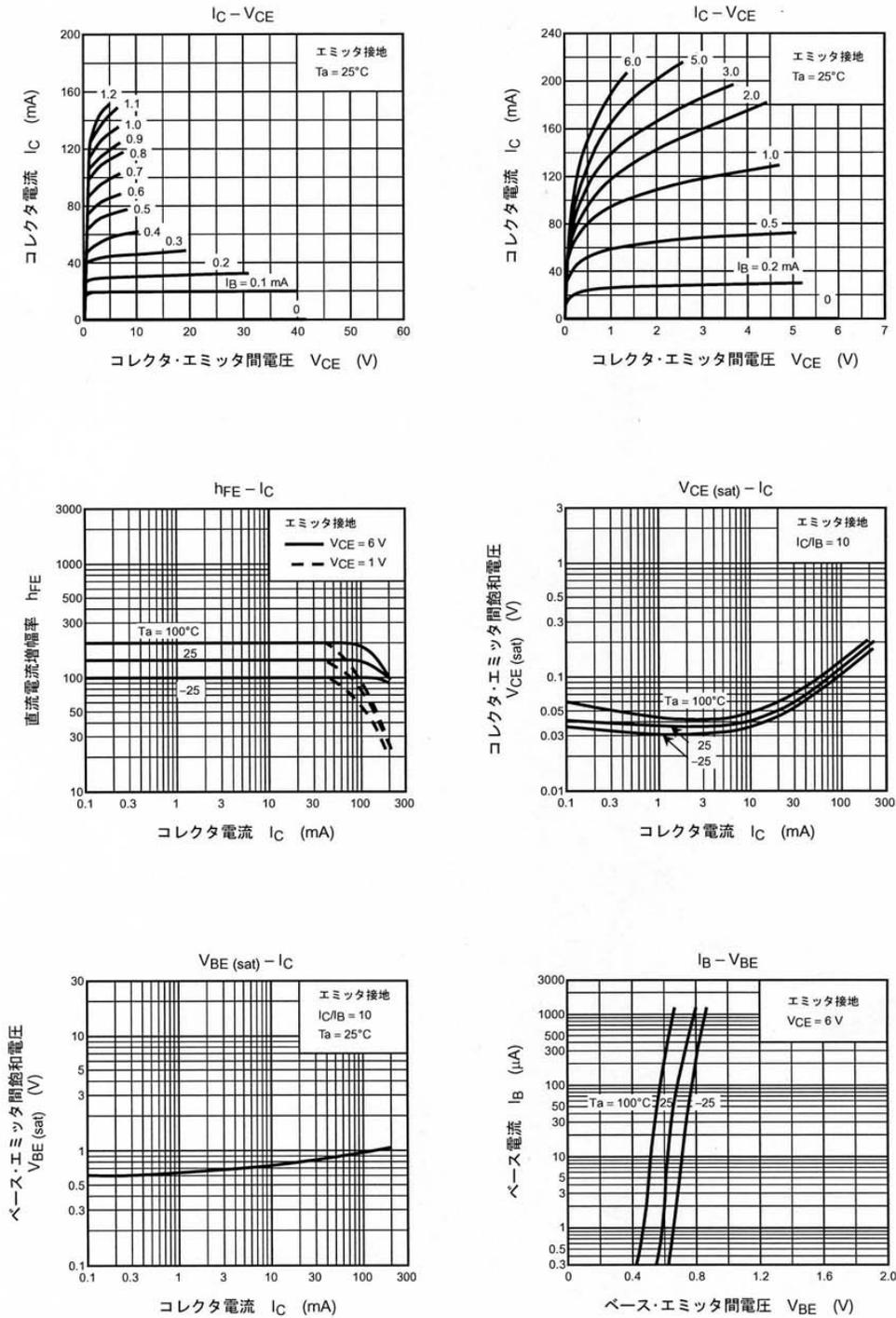
• 当社は品質・信頼性の向上に努めておりますが、一般に半導体製品は誤作動したり故障することがあります。当社半導体製品をご使用いただく場合は、半導体製品の誤作動や故障により、生命・身体・財産が侵害されることのないように、購入者側の責任において、機器の安全設計を行うことを願います。
 なお、設計に際しては、最新の製品仕様をご確認の上、製品保証範囲内でご使用いただくと共に、考慮されるべき注意事項や条件について「東芝半導体製品の取り扱い上のご注意とお願い」、「半導体信頼性ハンドブック」などをご確認ください。
 • 本資料に掲載されている製品は、一般的電子機器（コンピュータ、パーソナル機器、事務機器、計測機器、産業用ロボット、家電機器など）に使用されることを意図しています。特別に高い品質・信頼性が要求され、その故障や誤作動が直接人命を脅かしたり人体に危害を及ぼす恐れのある機器（原子力制御機器、航空宇宙機器、輸送機器、交通信号機器、燃焼制御、医療機器、各種安全装置など）にこれらの製品を使用すること（以下「特定用途」という）は意図もされていませんし、また保証もされていません。本資料に掲載されている製品を当該特定用途に使用することは、お客様の責任でなされることとなります。
 • 本資料に掲載されている技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社および第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
 • 本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。

2000-09-19 1/3

図 5.4: 2SC2458 のマニュアル (page1)

TOSHIBA

2SC2458



2000-09-19 2/3

図 5.5: 2SC2458 のマニュアル (page2)

TOSHIBA

2SC2458

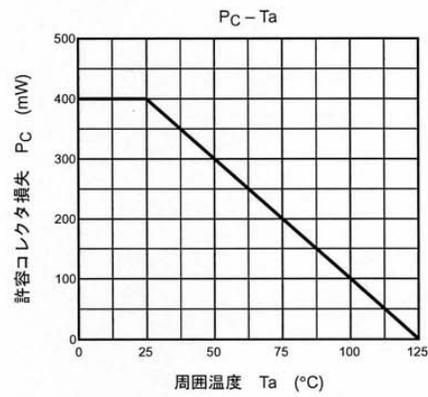
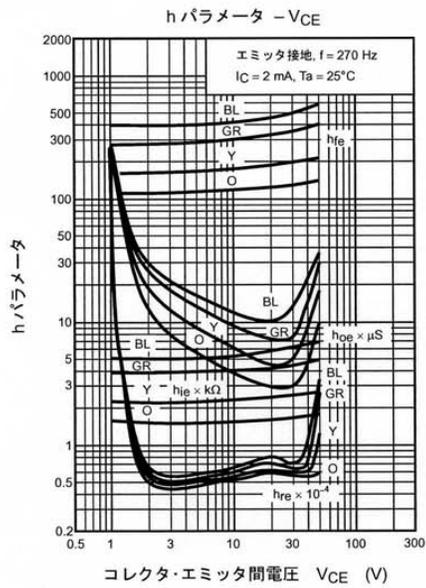
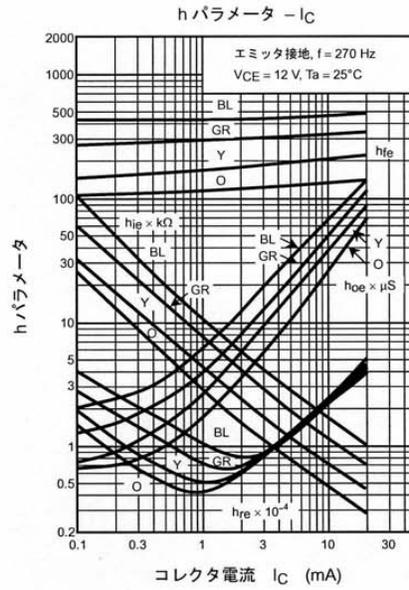
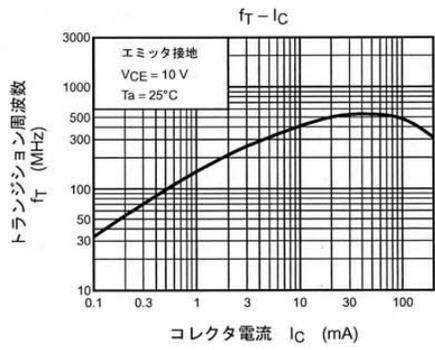


図 5.6: 2SC2458 のマニュアル (page3)

5.2.2 スイッチ回路

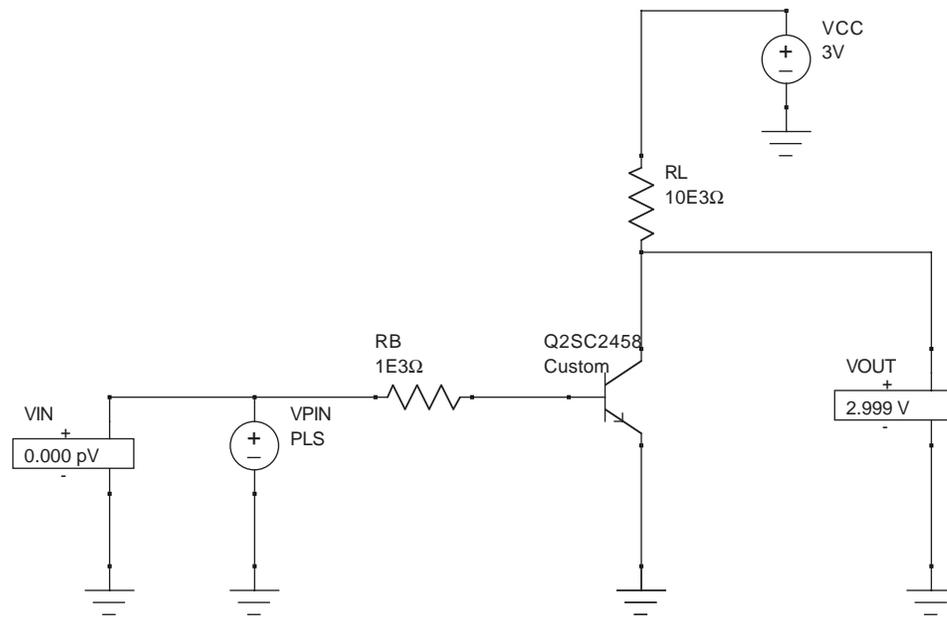
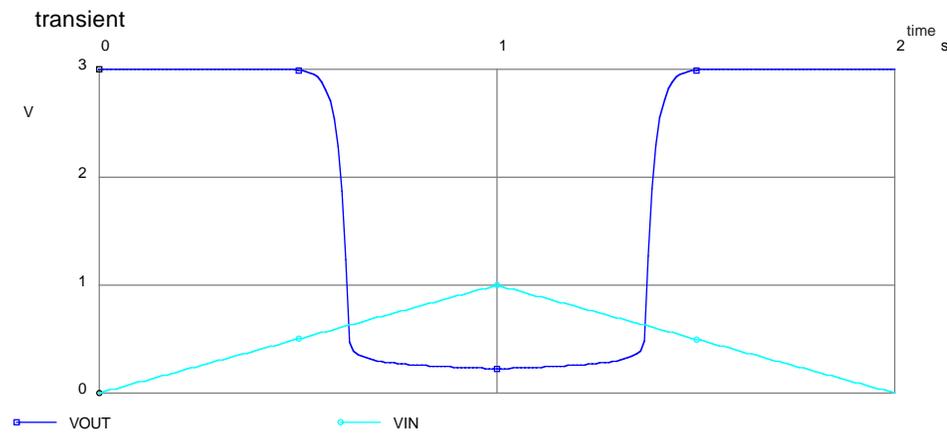


図 5.7: スイッチ回路の例。

図 5.8: スイッチ回路のシミュレーション。 $\pm 2\text{V}$ 、周期 1Hz の正弦波を入力した。

5.2.3 エミッタ接地増幅回路 (その 1)

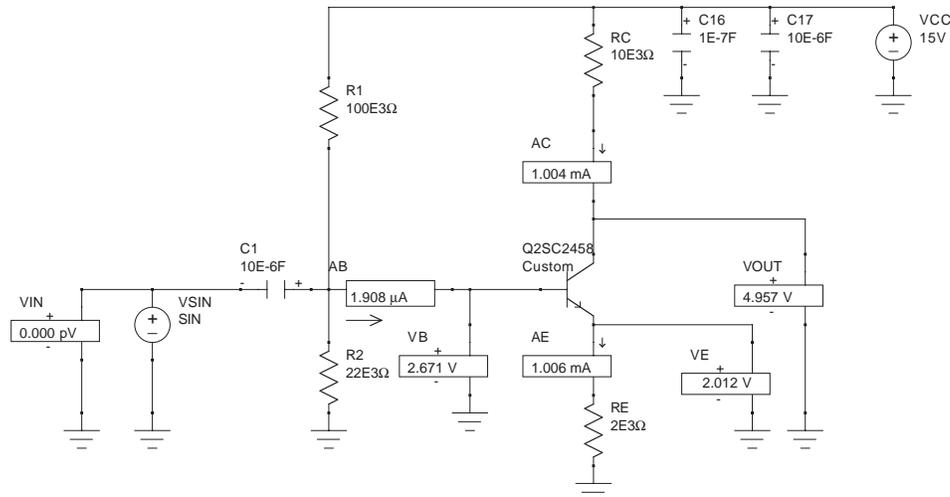


図 5.9: エミッタ接地回路による 5 倍のアンプ。

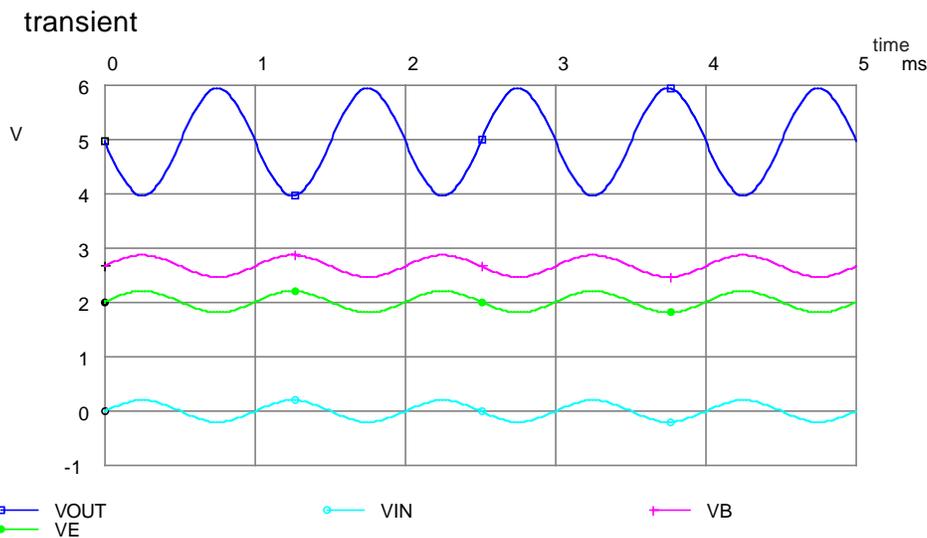


図 5.10: エミッタ接地回路のシミュレーション。\$v_{pp} = 0.5\text{V}\$、周期 \$1\text{kHz}\$ の正弦波を入力した。

図 5.9 にエミッタ接地回路の例を示す。「接地」というのは、AC 信号に対するものであり、必ずしも実際に GND や COM に接続すると言う意味ではない。AC 的に接地すると言う事はすなわち、コンデンサーで定電圧源に接続することである。とは言うものの、ここで示した図 5.9 では、コンデンサーで接地されていない。実際に、コンデンサーで接地する回路は次のサブセクションで述べる。

DC 特性

信号である AC を考える前に、信号が入っていない場合の安定点を求める。

ベース電圧 V_B は、 V_{CC} に対する R_1 と R_2 の抵抗分割により、

$$(5.6) \quad V_B = V_{CC} \frac{R_2}{R_1 + R_2} = 15(\text{V}) \frac{22\text{K}\Omega}{22\text{K}\Omega + 100\text{K}\Omega} = 2.7(\text{V})$$

と決まる。トランジスタは ON 状態 (と仮定して後で、確認する) なので、 $V_{BE} = 0.7(\text{V})$ になっている。よって、

$$(5.7) \quad V_E = V_B - V_{BE} = 2.7 - 0.7 = 2.0(\text{V})$$

となる。エミッタ電流 I_E は、 V_E と R_E で、

$$(5.8) \quad I_E = \frac{V_E}{R_E} = \frac{2.0\text{V}}{1.0\text{K}\Omega} = 1.0(\text{mA})$$

と決まる。ベース電流 I_B は、コレクタ電流 I_C に対して

$$(5.9) I_C = \beta I_B$$

$$(5.10) \beta = 100 \sim 500$$

なので、

$$(5.11) I_C = I_E = 1.0(\text{mA}) \ll I_B = 2 \sim 10(\mu\text{A})$$

となる。この電流により R_C にかかる電圧が計算され、その結果コレクタ電圧 V_C は

$$(5.12) V_{R_C} = I_C \cdot R_C = 1.0(\text{mA}) \cdot 10(\text{k}\Omega) = 10.0(\text{V})$$

$$(5.13) V_C = V_{CC} - V_{R_C} = 15.0 - 10.0 = 5.0(\text{V})$$

となる。エミッタ-コレクタ電圧 V_{CE} は

$$(5.14) V_{CE} = V_C - V_E = 5.0 - 2.0 = 3.0(\text{V})$$

となる。さらに、

$$(5.15) V_{CE} > V_{BE} = 0.7(\text{V})$$

となり、トランジスタが ON 状態であることも確認できる。一方、 R_1 および R_2 の電流 I_{bias} は、 I_B に比べて十分大きいと仮定しその値を求め、 I_B と比較すると、

$$(5.16) I_{\text{bias}} = \frac{V_{CC}}{R_1 + R_2} = \frac{15(\text{V})}{100(\text{k}\Omega) + 22(\text{k}\Omega)} = 1.2(\text{mA}) \gg I_B = 2 \sim 10(\mu\text{A})$$

となる。

AC 特性

次に、この入力に対して AC 電圧 v_{in} が加わった場合、AC 出力信号電圧 v_{out} がどうなるか考える。まず、ベース電圧は、この v_{in} がそのまま入力される。さらに、ベース電圧とエミッタ電圧の間には変わらず $0.7(\text{V})$ の差があるので、AC 的には v_{in} がエミッタにも加わることになる。

$$(5.17) v_B = v_E = v_{\text{in}}$$

エミッタ電圧が変化すると、 R_E に加わる電圧も変化することになるので、エミッタ電流が変化することになる。

$$(5.18) i_E = \frac{v_E}{R_E} = \frac{v_{\text{in}}}{R_E}$$

エミッタ電流変化はそのままコレクタ電流変化なので、

$$(5.19) i_C = i_E = \frac{v_{\text{in}}}{R_E}$$

となる。その結果、 R_C により降下する電圧も変化し、その結果コレクタ電圧、すなわち出力電圧変化が求まる。

$$(5.20) v_{R_C} = i_C \cdot R_C$$

$$(5.21) v_{\text{out}} = v_C = -v_{R_C} = i_C \cdot R_C$$

$$(5.22) = -v_{\text{in}} \frac{R_C}{R_E} = -v_{\text{in}} \frac{10(\text{k}\Omega)}{2(\text{k}\Omega)} = -5 \cdot v_{\text{in}}$$

$$(5.23) \frac{v_{\text{out}}}{v_{\text{in}}} = -5$$

結局、この回路は-5倍、AC的にはマイナスはあまり気にしないので5倍のアンプということになる。

5.2.4 エミッタ接地増幅回路 (その 1) の設計方法

まず、エミッタ抵抗とコレクタ抵抗を次のロジックで決める。

- 1) 仕様は 5 倍のアンプ。最大入力電圧 $1V_{pp}$ 、つまり最大出力電圧 $5V_{pp}$ 。
- 2) RC と RE の決め方。比は 5 倍にする。コレクタ損失の最大定格 (2SC2458 の場合は $200mW$) に対して小さくする。
- 3) 周波数特性が最も良くなる点 (トランジション周波数) で決める。エミッタ電流の相場は $0.1 - 5mA$ 程度。とりあえず、あまり考えないで、 $1mA$ とする。
- 4) $0.6V$ というのは温度に依存するので、それを吸収するために R_E を $1V$ 以上にする。

次に、バイアス抵抗を選ぶ。

- 1) バイアス点電圧をまず選ぶ。 V_C がバイアス点電圧より低くなることはできないので、その様な場合には、正しく増幅できない (一般的にクリップという)。 V_C が最も下がった時でもバイアス電圧が V_C よりも低くなるようにする。
- 2) バイアス抵抗にはベース電流よりも十分大きな電流を流す。ベース電流の変化により、DC 的なバイアス電圧が影響を受けてはいけない。ベース電流は β によって、コレクタ電流との比で決まる。
- 3) 自分が問題にしたい周波数域で、AC 的になるように入力コンデンサーを決める。

(— 2001 年 11 月 16 日はここまで —)

5.2.5 PNP 型を用いたエミッタ接地増幅回路 (その 1)

NPN 型の代わりに PNP 型を用いた場合には次のような回路となる。

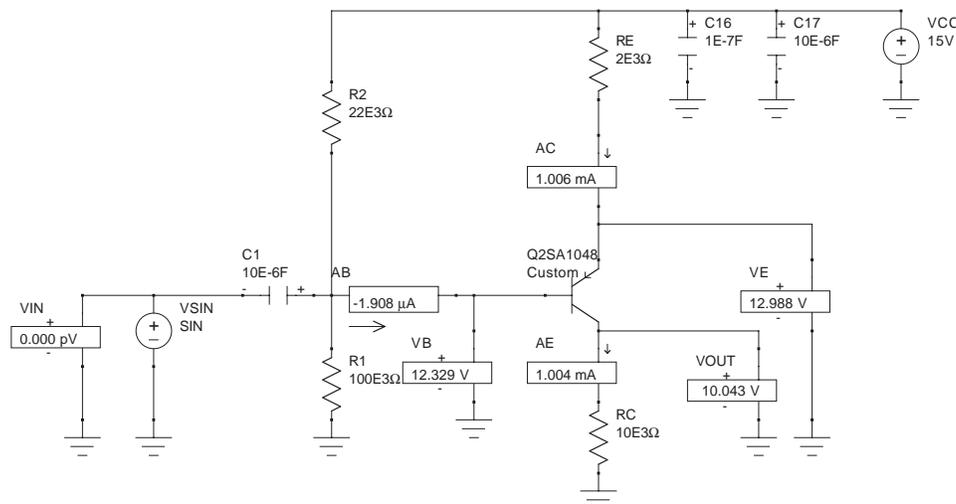


図 5.11: PNP 型トランジスタを使用した場合のエミッタ接地増幅回路による 5 倍のアンプ。

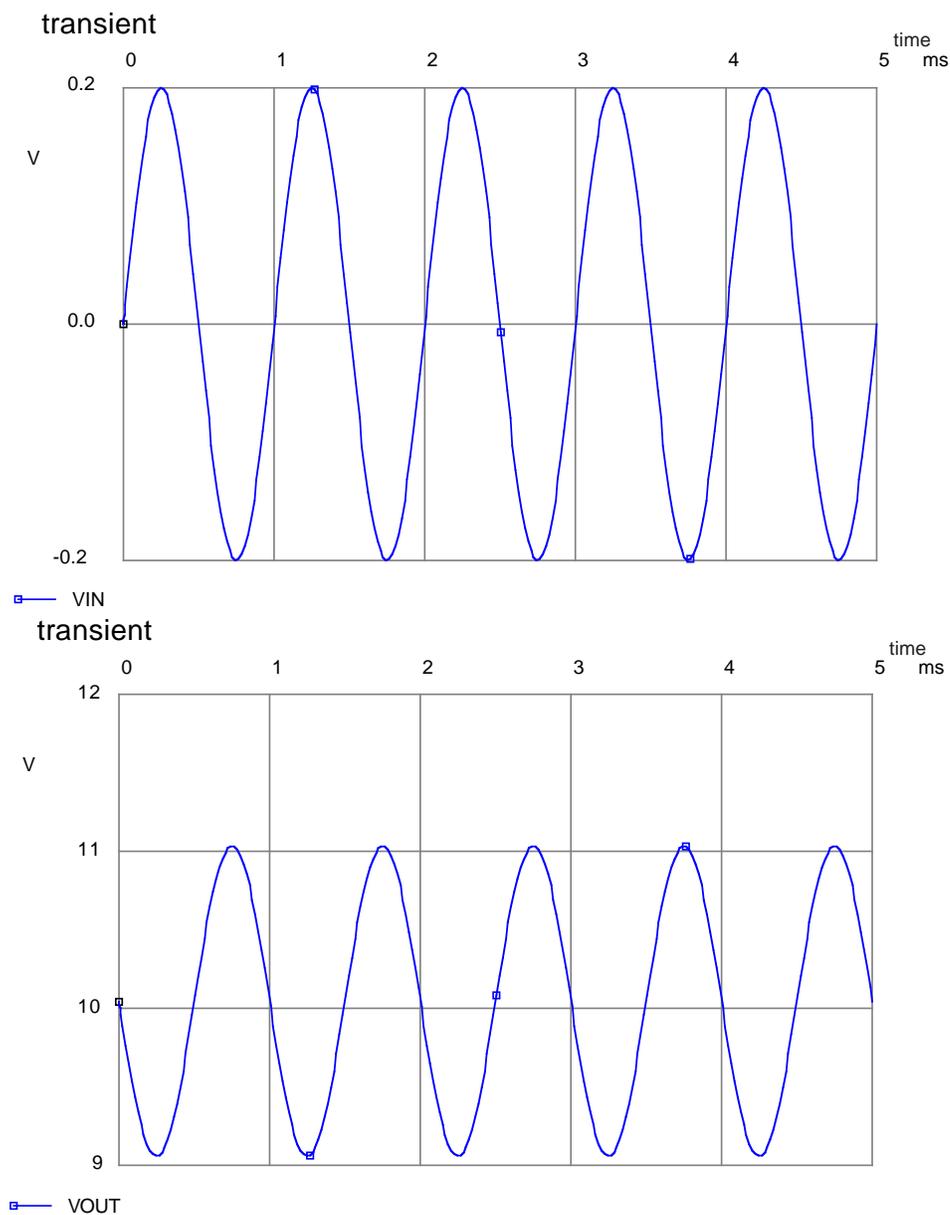


図 5.12: PNP 型トランジスタを使用した場合のエミッタ接地増幅回路のシミュレーション。 $v_{pp} = 0.5\text{V}$ 、周期 1kHz の正弦波を入力した。

5.2.6 エミッタ接地増幅回路 (その 2)

前の章で示したやりかただと、増幅率は R_E と R_C の比で決まる。 R_E には最低 1V 程度は掛ける必要があるし、 $V_{CC} = 15V$ であるから、どんなに頑張っても 10 倍程度の増幅率が精いっぱいである。それでは面白くない。

ここで示した制限は、DC 的なバイアスと AC 的な増幅率を同じ抵抗を使って行なおうとしたため起こった。そこで AC 的なインピーダンスと DC 的なインピーダンスを以下の回路の様な方法で変更することで、より大きな増幅率を得ることができる。

この回路の場合、DC 的には $R_E = 2k\Omega$ であるが、AC 的には $R_E = 390\Omega$ になる。その結果 AC 的な増幅率は $R_C/R_E = 10k\Omega/390\Omega = 26$ となる。

コンデンサーは AC 的には、GND に接地しているのと同じ。ここではエミッタが AC 的に接地されていることになる。「エミッタ接地増幅回路」の「接地」は、AC 的に「接地」されているという意味で用いられている。

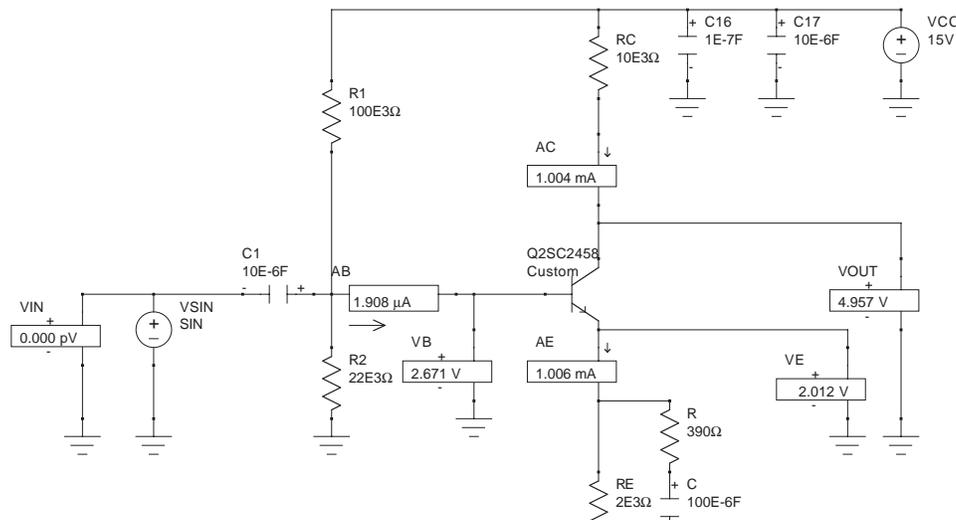


図 5.13: エミッタ接地回路 (その 2) による 26 倍のアンプ。

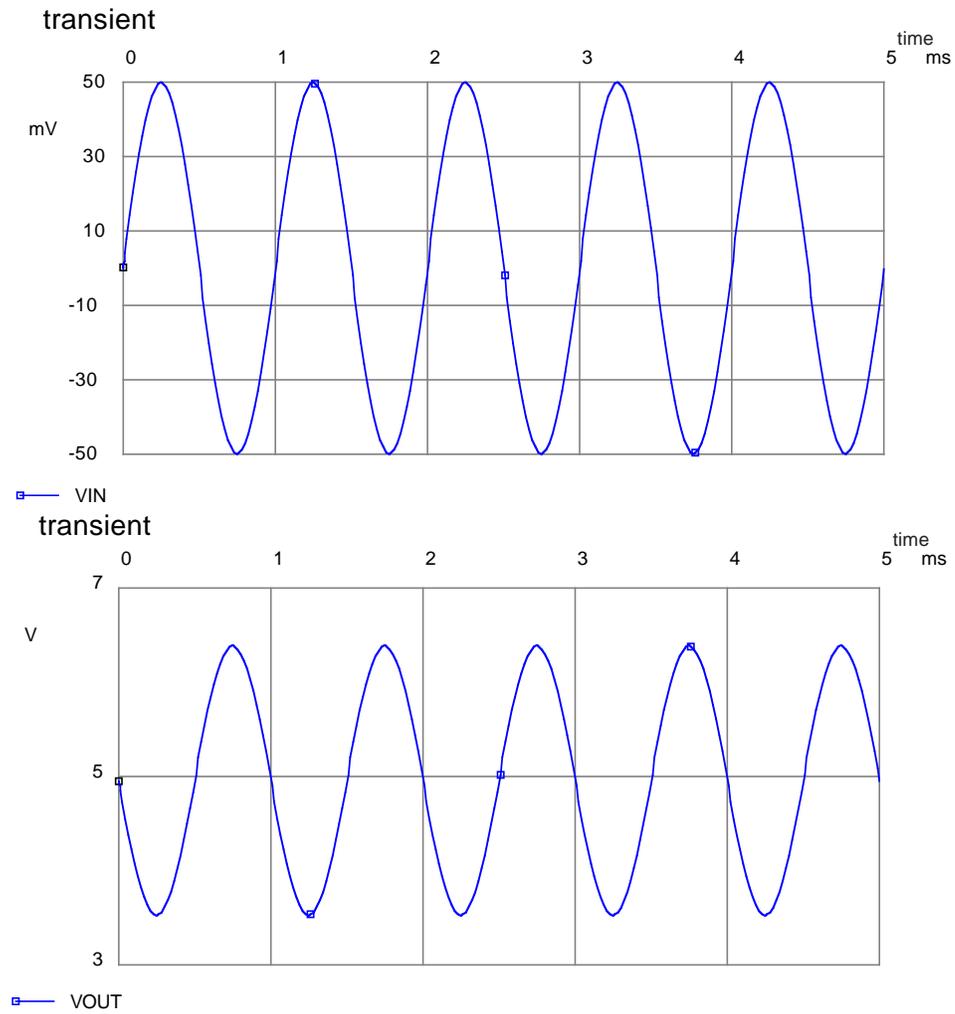


図 5.14: エミッタ接地回路 (その 2) のシミュレーション。 $v_{pp} = 0.05\text{V}$ 、周期 1kHz の正弦波を入力し、1.3V 程度の出力を得ている。

5.2.7 エミッタ接地増幅回路 (その 1) の出力インピーダンス

エミッタ接地増幅回路 (その 1) に戻り、この回路の出力インピーダンスを調べてみよう。出力インピーダンスを調べるためには、実際に負荷抵抗 (ロード抵抗とも言う) を掛けてみれば良い。当然、負荷抵抗が小さいほど厳しい条件になる。まず、 $R_{OUT} = 100k\Omega$ の場合は、以下のように何ら問題はない。

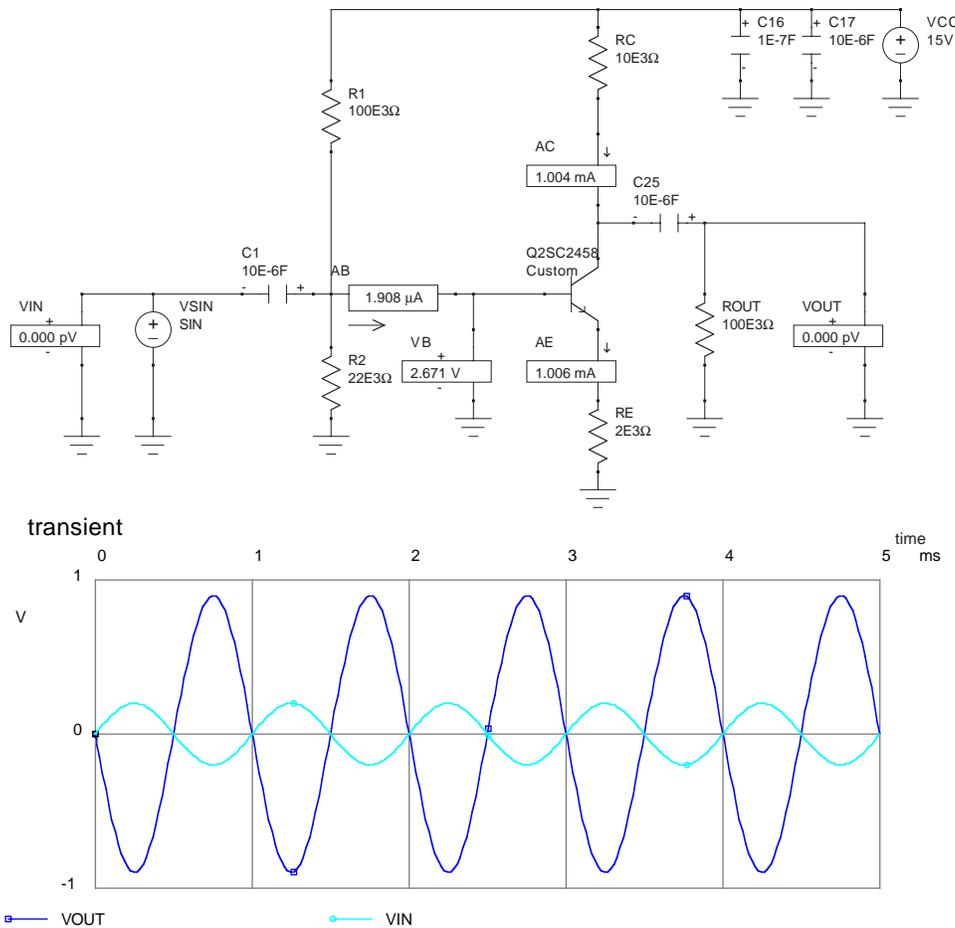


図 5.15: エミッタ接地回路 (その 1) に $100k\Omega$ の負荷抵抗をつけた場合。

しかし、 $R_{OUT} = 10k\Omega$ の場合は、出力振幅が半分になってしまった。

従って、この回路の出力インピーダンスは $10k\Omega$ と言える。出力部を AC 的に見ると、コンデンサーのインピーダンスは 0 であり、 V_{CC} は GND と同じであるから、 R_C と R_{OUT} が並列に繋がっているように見える。よって、 $R_{OUT} = R_C$ となったところで、増幅率が半分になるのは簡単に理解できる。

出力インピーダンスが $10k\Omega$ ということは、これを受ける回路の入力部はこれより大きな抵抗例えば $100k\Omega$ で構成する必要があるということであり、この値は大き過ぎる。そこで、出力インピーダンスを下げる方法として「エミッタフォロア」という回路が追加される。

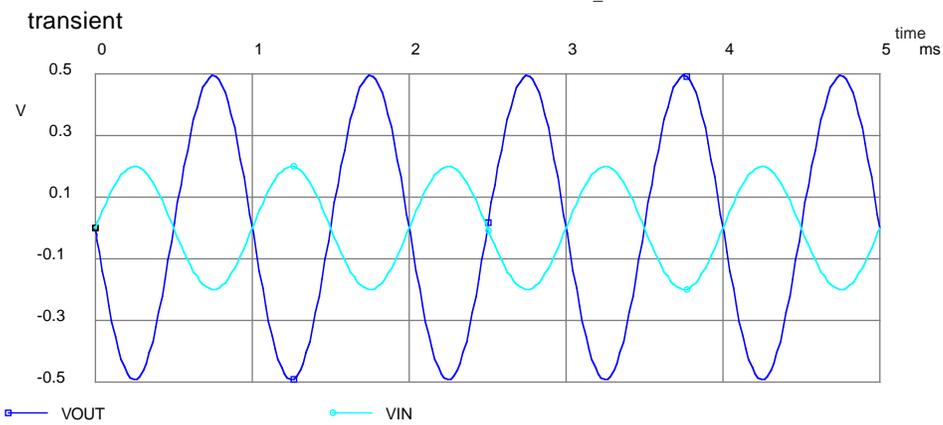
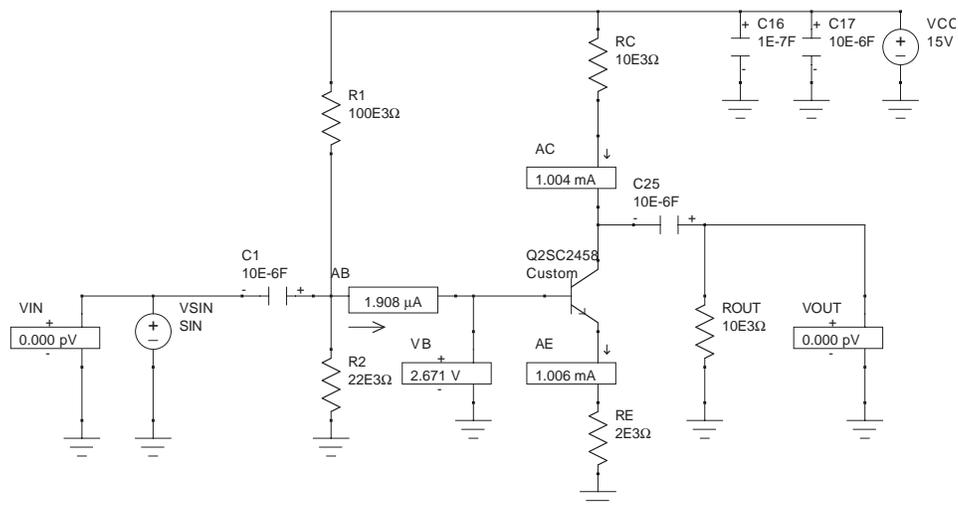


図 5.16: エミッタ接地回路 (その 1) に $10\text{k}\Omega$ の負荷抵抗をつけた場合。

5.2.8 エミッタフォロア

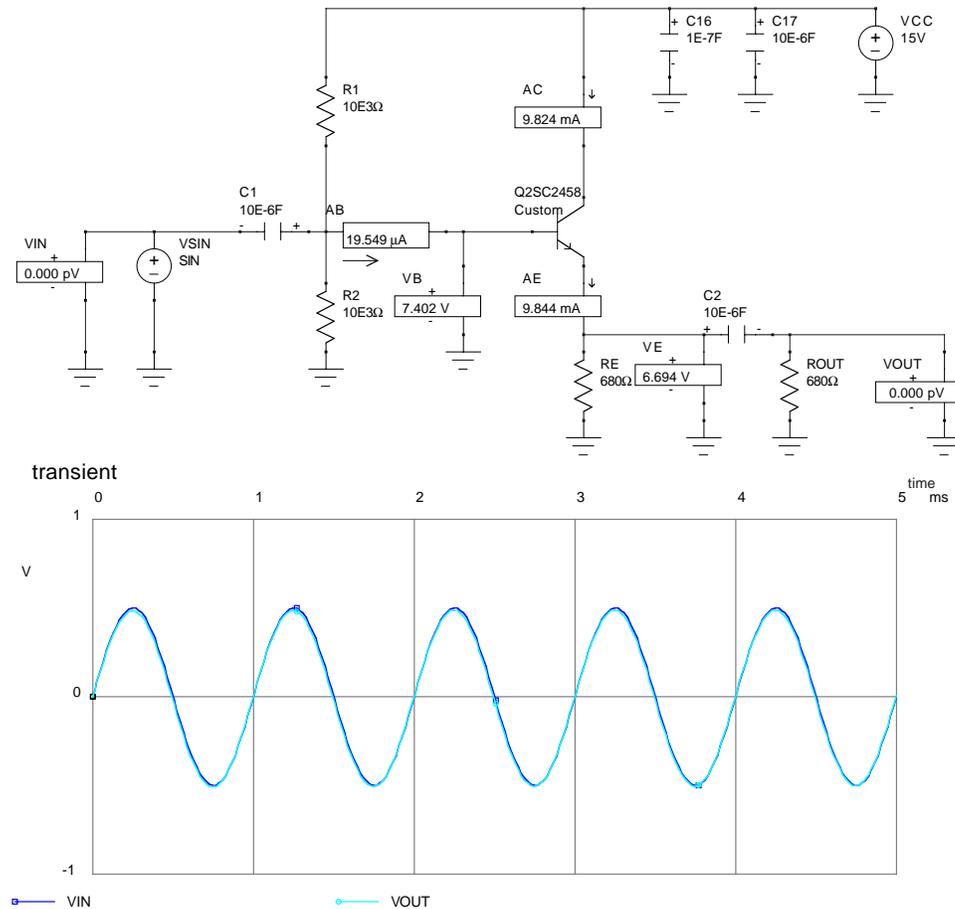


図 5.17: エミッタフォロア回路に、0.5Vの信号を入力した場合。

エミッタ電圧 V_E は常に、入力のベース電圧 V_B に比べて $0.6 \sim 0.7$ (V) 低いに過ぎないので、入力と出力の AC 的な信号は同じになる。また、 R_E と同じ R_{OUT} にも関わらず、振幅は同じである。

しかし、振幅を大きくすると出力は図 5.18 のようにクリップされてしまう。その時のエミッタ電流を調べると、0A になっている。DC 的なエミッタ電流は V_E/R_E である。 V_E はバイアス電圧 7.5 V よりも 0.7 V 低いので、DC 的なエミッタ電流は $I_E = 6.8\text{V}/680\Omega = 10\text{mA}$ となる。もしも負荷がなければ、 V_B が最も小さい時でも V_E は 0 V よりも高いので何ら問題はないが、もしも AC 的な負荷があった場合には話しかかわる。

トランジスタにとって DC 的な負荷は R_E のみであるが、AC 的には R_E と R_{OUT} の並列回路となる。この回路の場合は、 $R_E = R_{OUT}$ であり、トランジスタにとっての負荷は 340Ω となる。よって、 5 V の振幅により、 $i_E = v_E/340\Omega = 14.7\text{mA}$ となる。つまり、DC 的な電流の 10mA を越えることになってしまい、最大 $I_E - i_E = -4.7\text{mA}$ の逆電流がながれることになる。しかし、エミッタ-ベース、(つまりエミッタ-コレクタ間) はダイオード結合になっているので、逆電流は流れることができない。よって、 $I_E = i_E = 0$ になる点を越えることができない。実際、エミッタ電流を調べてみると、クリップした場所で 0mA になっていることがわかる。

エミッタフォロア回路の設計は以下の手順。

- 1) 仕様の決定。特に AC 的な振幅電圧と、AC 的な最大出力電流を決める。
- 2) 振幅電圧がはみ出ないようにバイアス電圧と電源電圧を決める。コンデンサーで入力 DC 電圧を切る場合には、バイアス電圧は電源電圧の半分で良いであろう。
- 3) AC 的な最大出力電流よりも十分大きな DC 電流をエミッタ電流に流すように、 R_E を決定する。
- 4) トランジスタでの発熱は、コレクタ-エミッタ電圧降下 V_{CE} と、その電流である $I_C = I_E$ で決まる。 $V_C = V_{CC}$ であることに注意して V_{CE} を求め、発熱量 (コレクタ損失と呼ぶ) を求める。この値が、定格を越えていないことを確認する。
- 5) バイアス抵抗と入力コンデンサーの決定は、エミッタ接地増幅回路と同じ。 $h_{FE} = \beta$ と AC+DC の両方を足したエミッタ電流からベース電流を求め、それより十分大きな電流を流すように、バイアス抵抗を決める。

6) 自分が問題にしたい周波数域で、AC 的になるように入力コンデンサーを決める。

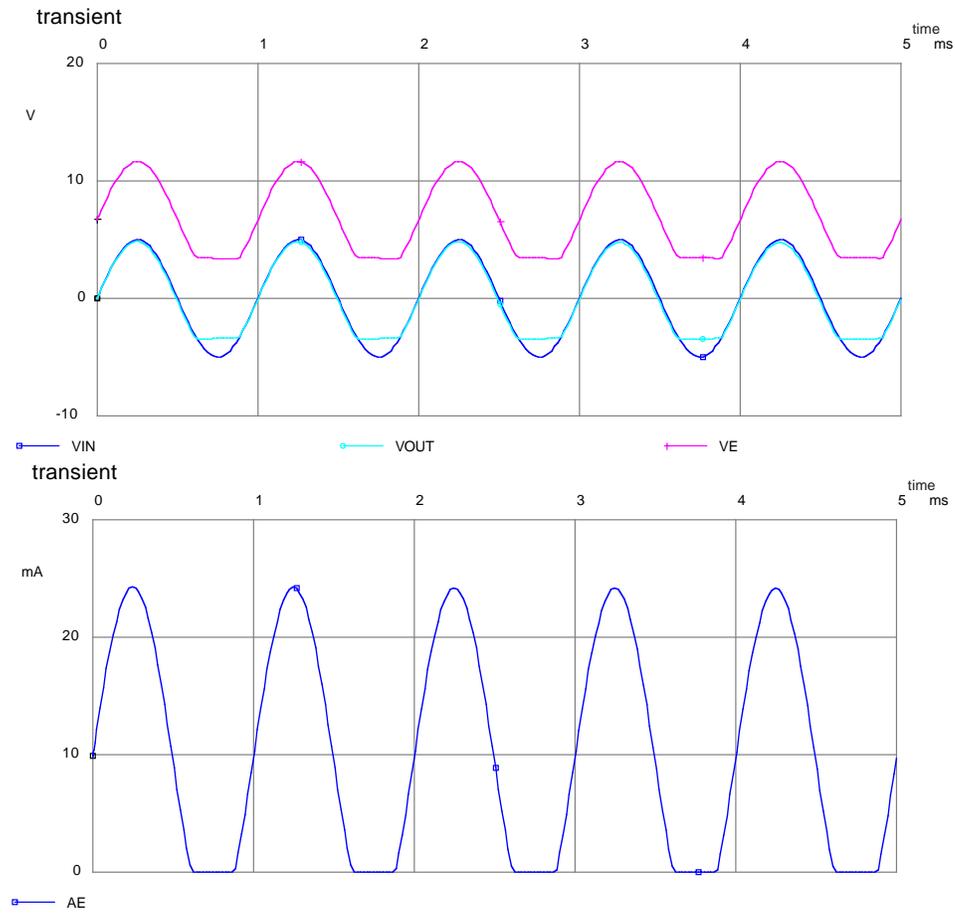


図 5.18: エミッタフォロア回路に、5V の信号を入力した場合。

5.2.9 エミッタフォロア付きのエミッタ接地増幅回路

エミッタフォロア付きのエミッタ接地回路を考える場合には、エミッタ接地増幅回路と、エミッタフォロアのカップリングコンデンサー、バイアス抵抗はさぼることができる、というか、周波数特性を考えるとさぼるべきである。その場合、以下のような回路となる。

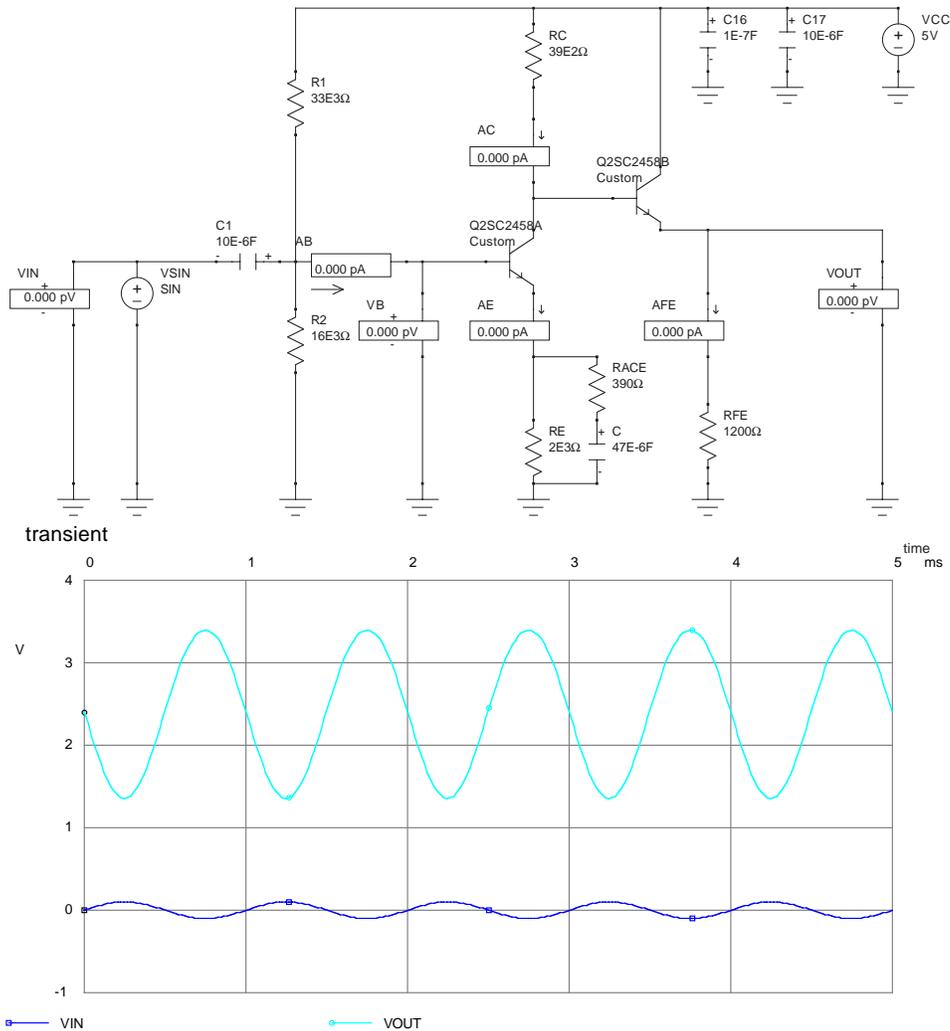


図 5.19: エミッタフォロア付きのエミッタ接地増幅回路。電源電圧は 5V にしてある。

5.2.10 ダーリントン

エミッタフォロアで取れる電流は、 h_{FE} による条件が決まる。これを越えるためには、2 段のエミッタフォロアにすることで実効的に大きくすることが可能であり、実際これを 1 つのパッケージにまとめた素子もある。ただし、0.6V の電圧降下が、1.2V になることに注意。

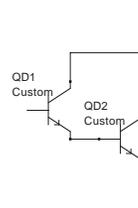


図 5.20: ダーリントン接続

5.2.11 プッシュプル

先ほどのエミッタフォロアで、大きな振幅で大きな出力電流とりたい場合には、必然的にエミッタ抵抗を小さくすることになる。その結果、アイドル時の DC 電流は増え、消費電力は大きくなり望ましくない。その場合、NPN と PNP 型を組み合わせたプッシュプル回路を使用すると良い。アイドル時の電流はほとんど 0 であり、駆動時も出力電流以外の余分な電流消費はない。

入力段のダイオードは、トランジスタ側のベース-エミッタ電圧を補償するものである。これがない場合には、±0.6V の範囲ではトランジスタが ON にならないため、スイッチングひずみが生ずる。

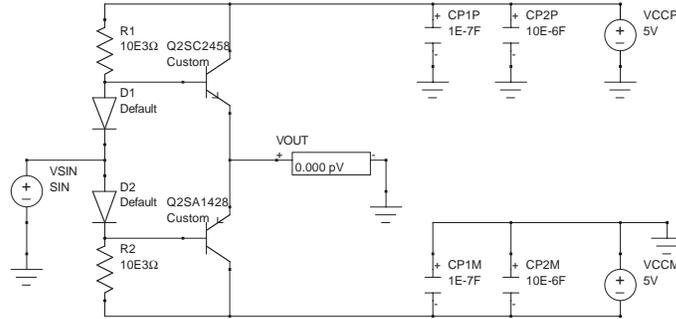


図 5.21: プッシュプル回路

(— 2001 年 12 月 7 日はここまで —)

5.3 周波数特性の向上

5.3.1 エミッタ接地増幅回路の問題: ミラー効果

再び図 5.9 のエミッタ増幅回路を考える。この回路の周波数特性を調べると、図 5.22 となる。 $h_{fe} = 1$ になる周波数である遮断周波数 f_T は 2CS2458 では 80MHz であるにもかかわらず、1MHz を過ぎた辺りで既に周波数特性が悪くなっている。

図 5.23 は、現実的なトランジスタの等価回路である。このうち、ゲイン A_v のエミッタ接地増幅回路の場合、 C_{bc} がベースからは $(1 + A_v)$ に見えるミラー効果と呼ばれる現象のためである。これは次のように理解できる。ベース-エミッタ間の AC 的な電流を i_{be} 、ベース-コレクタ間の AC 的な電流を i_{bc} 、ベースの AC 的な入力電圧を v_b 、エミッタの AC 的な電圧変化を v_e とすると、 $v_e = v_b$ なので

$$(5.24) i_{be} = \frac{1}{1/i\omega C_{be}}(v_b - v_e) = 0$$

である。一方、コレクタ出力電圧は $A_v v_b$ なので、

$$(5.25) i_{bc} = \frac{1}{1/i\omega C_{bc}}(v_b - (-A_v v_b)) = (A_v + 1)i\omega C_{bc} v_b$$

となる。よって、ベース-コレクタ間容量は元々 C_{bc} だったが、この回路では $(A_v + 1)C_{bc}$ の容量が付いているように見える。これが、ミラー効果である。

入力から見ると、 r_b と $C_{bc} + C_{be}$ で作るローパスフィルタを通過して、理想トランジスタのベースに入力することになるが、このミラー効果により、実際には r_b と $(A_v + 1)C_{bc} + C_{be}$ で作るローパスフィルタになってしまう。さらに、 A_v が大きいほどこの効果は大きくなるので、よりゲインが高いほど周波数特性が悪くなる。

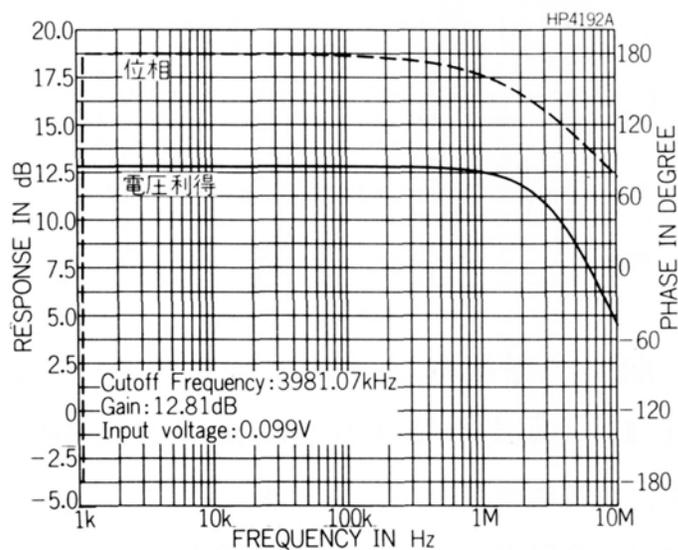


図 5.22: エミッタ接地回路 (図 5.9 の周波数特性)。

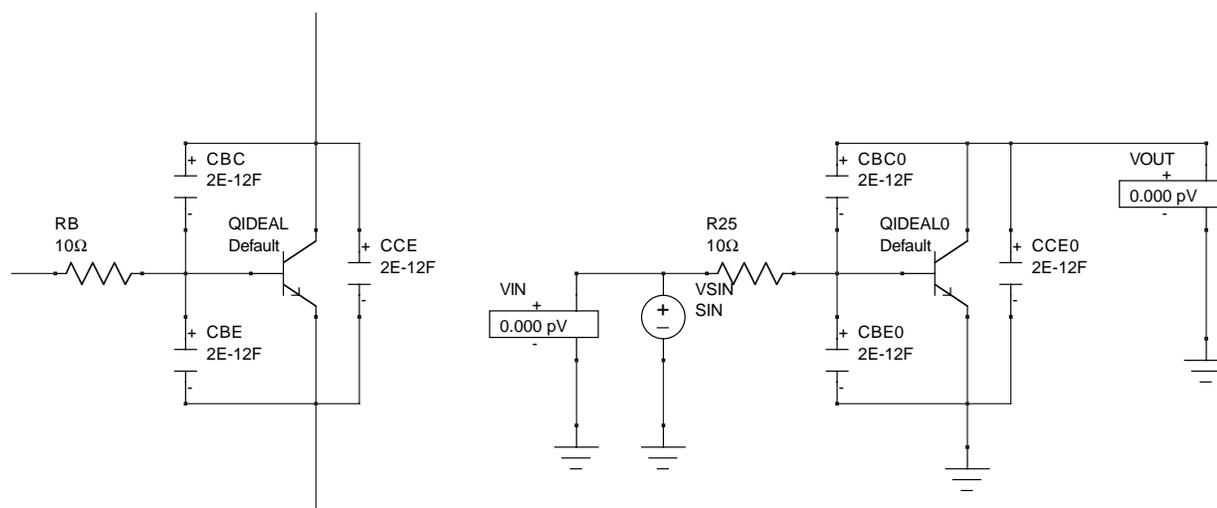


図 5.23: ミラー効果。

5.3.2 ベース接地増幅回路

エミッタ接地増幅回路では、ミラー効果により数 MHz 程度で周波数特性が劣化する。一方、シンチレーションカウンタなどのシンチレーション時間は、 nsec オーダーなので、この速い反応を利用しようとする、エミッタ接地回路では不十分と言う事になる。問題は、信号をベースに入力させたことにより、トランジスタ内部の (比較的大きな) ベース抵抗と容量によりローパスフィルタを形成させてしまったことによる。

そこで、図 5.24 に示すベース接地増幅回路を利用する。

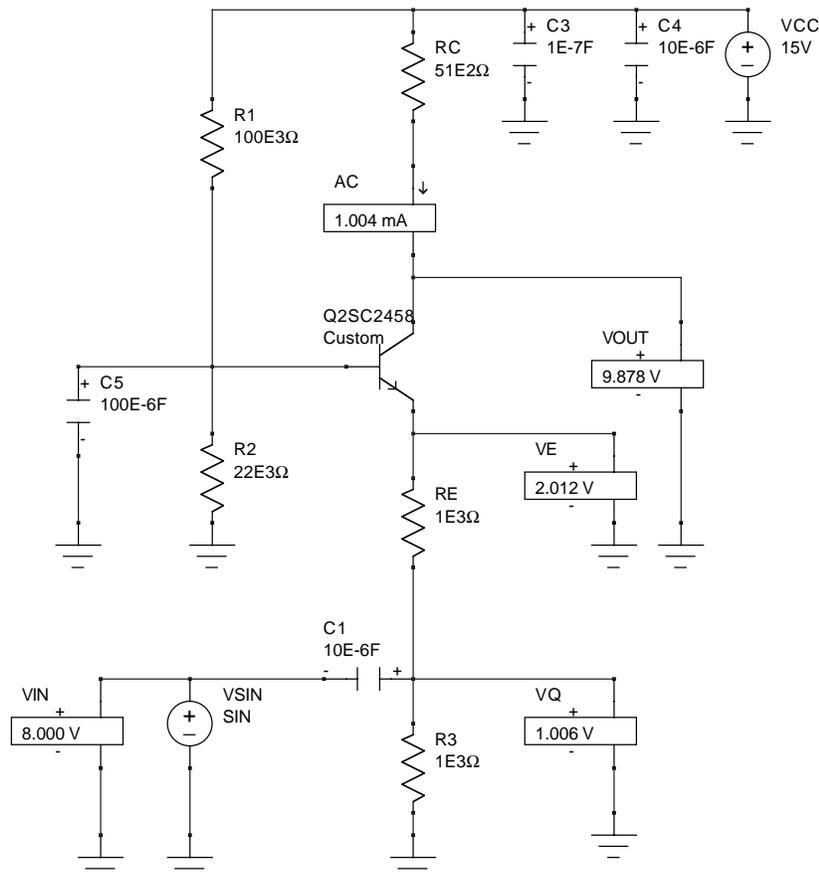


図 5.24: ベース接地増幅回路。

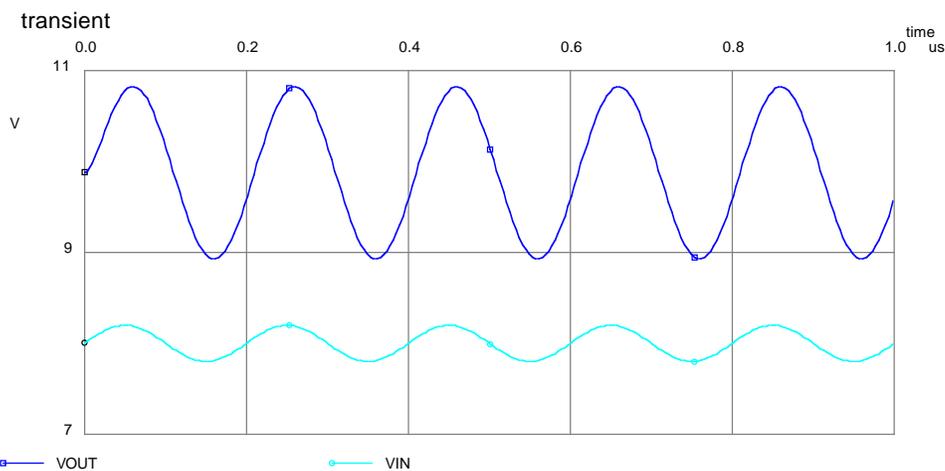


図 5.25: ベース接地増幅回路の動作。 V_{in} には 8V の DC オフセットが掛かっている。

ベース接地増幅回路の動作は以下の通りである。

- 1) ベース電圧の DC 電圧は R_1 と R_2 の抵抗分割で決められ

$$V_B = 2.7V$$

である。また、 C_5 で AC 的にも接地しているの、信号により変動しないので

$$v_B = 0$$

である。

- 2) エミッタ電圧の DC 電圧は

$$V_E = 2.0V$$

である。ベースが AC 的にも接地されているので、エミッタも AC 的に接地されていると考えて良い。よって、信号入力により変動しない、つまり

$$v_E = 0$$

である。

- 3) R_E と R_3 の間の電圧は、DC 的には

$$V_q = 1.0V$$

である。AC 的には入力信号と一致し、

$$v_q = v_{in}$$

となる。

- 4) $v_E = 0$ であり $v_q = v_{in}$ なので、 R_E に流れる電流、すなわちエミッタ電流は

$$i_E = -v_{in}/R_E$$

だけ変動する。

- 5) コレクタ電流とエミッタ電流は等しく、コレクタ電流と R_C をながれる電流は等しいので、出力 AC 電圧は

$$v_{out} = -R_C i_C = -R_C i_E = v_{in} \frac{R_C}{R_E}$$

だけ変動する。

- 6) この回路は非反転でありゲインは

$$R_C/R_E = 5.1$$

となる。

ここで書いた通り、エミッタ電圧もベース電圧も AC 的には接地されている。よって、エミッタ接地回路で問題になったミラー効果 (トランジスタ内部でのローパスフィルタによる高周波特性の劣化) は起こらない。ベース接地増幅回路の周波数特性を

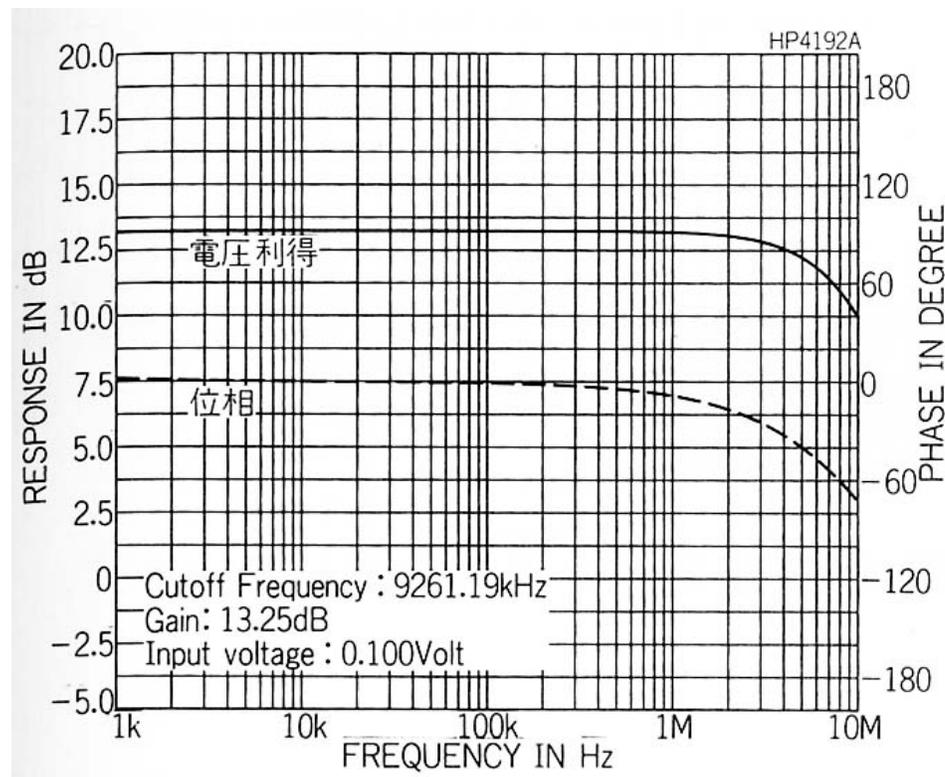


図 5.26: ベース接地増幅回路の周波数特性。

ベース接地増幅回路の問題点は、入力インピーダンスが小さく、出力インピーダンスが大きいことである。この回路の場合、出力インピーダンスは、 R_C の $5.1k\Omega$ となり、これも十分小さいとは言い難い。そこで、エミッタフォロアが必

要となる。

一方、交流的な入力インピーダンスは R_E と R_3 の並列である 500Ω となる。エミッタ接地増幅回路の入力インピーダンスは、バイアス回路によって決まり、 $\sim 100\text{k}\Omega$ 程度にできるのに対し、非常に小さい。また、エミッタ接地増幅回路の出力インピーダンスが例えば $10\text{k}\Omega$ だと思えば、これに対しても小さい。そこで、入力段にもエミッタフォロアが必要になってしまう。

5.3.3 カスコード 接続増幅回路

そこで、ベース接地回路の前段にエミッタフォロアを入れることを考える。もちろんこれでも動作するが、無駄がある。

1) まず、エミッタフォロアとベース接地を結んでいる DC を切るコンデンサーと、エミッタフォロア側のエミッタ抵抗、ベース接地側の抵抗は一緒にできる。2) 次に、エミッタフォロア側のコレクタと、ベース接地側のエミッタ抵抗は一緒にし、エミッタフォロアをベース接地回路に取り込むことができる。

この様にして誕生したのがカスコード 接続増幅回路 (図 5.27) である。これは、ベース接地の周波数特性をそのままに、入力インピーダンスを大きくした回路として有名である。

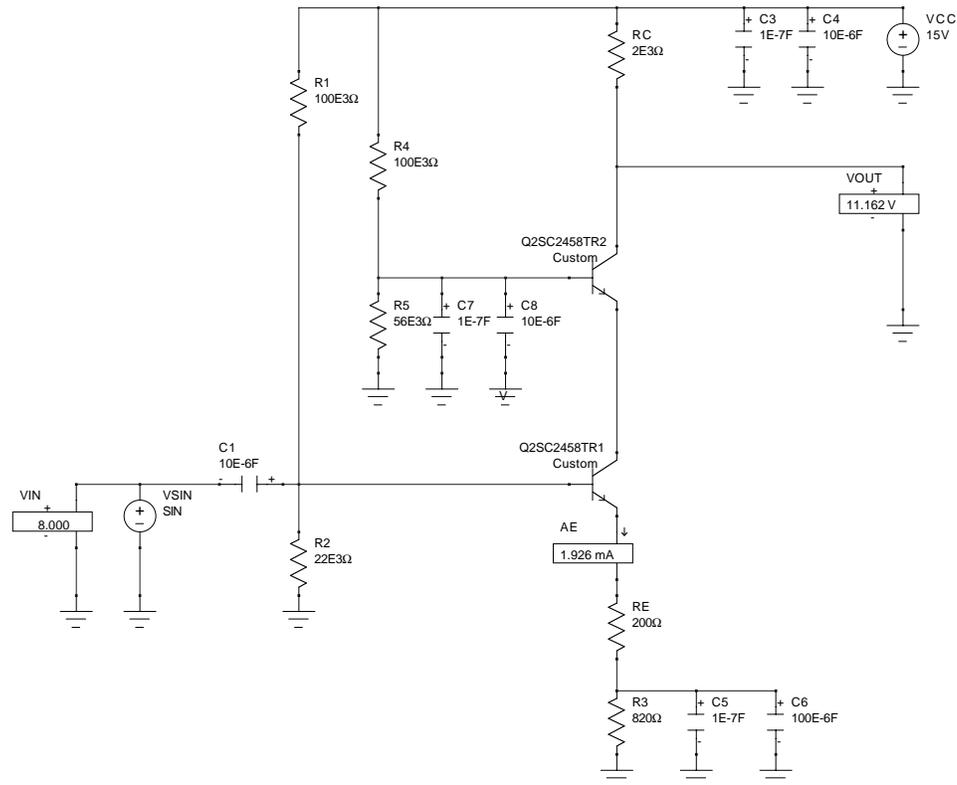


図 5.27: カスコード 接続増幅回路。

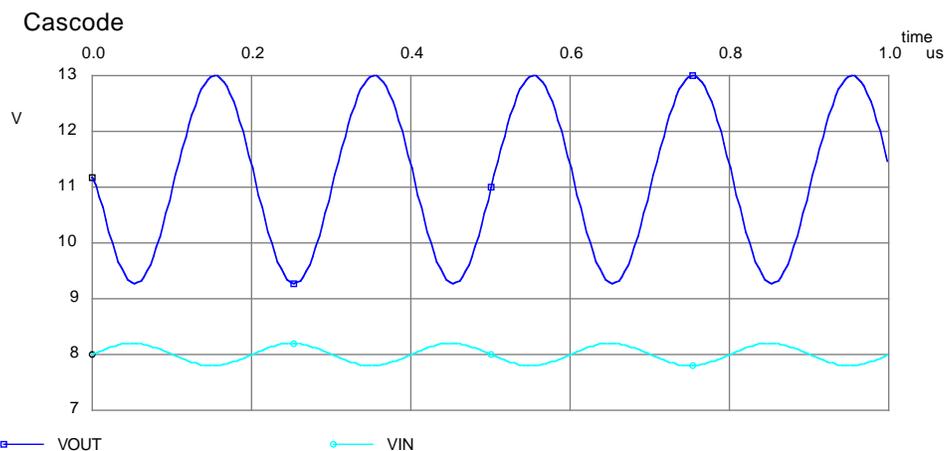


図 5.28: カスコード 接続増幅回路の動作。 V_{in} には 8V の DC オフセットが掛かっている。

カスコード 接続増幅回路の動作は以下の通りである。

- 1) トランジスタ Q2SC2458B のベースの DC 電圧は、 R_4 と R_5 の抵抗分割で決まり

$$V_{B2} = 5.2V$$

である。 C_7 、 C_8 により AC 的には接地されている。よって

$$v_{B2} = 0。$$

- 2) よって、Q2SC2458Bのエミッタ電圧とQ2SC2458Aのコレクタ電圧はDC的には
 $V_{E2} = V_{C1} = 4.6V$
 であり、AC的には接地されているので、
 $v_{E2} = v_{C1} = 0.0V$
 である。
- 3) トランジスタ Q2SC2458A のベース電圧は DC 的には
 $V_{B1} = 2.7V$
 である。AC 的には
 $v_{B1} = v_{in}$
 である。
- 4) トランジスタ Q2SC2458A のエミッタ電圧は DC 的には
 $V_{E1} = 2.0V$
 である。AC 的には $v_{E1} = v_{in}$
 である。
- 5) エミッタに接続されているインピーダンス R_E 、 R_3 、 C_5 、 C_6 について、DC 的には
 $R = R_E + R_3 = 1.0k\Omega$
 となり、AC 的には、
 $R = R_E = 200\Omega$
 となる。
- 6) よって、Q2SC2458A のエミッタをながれる AC 電流は、
 $i_{E1} = v_{in}/R_E$
 となる。
- 7) この AC 電流は、Q2SC2458B のコレクタの AC 電流 i_{C2} に等しいので、出力 AC 電圧は
 $v_{out} = -i_{C2}R_C = -i_{E1}R_C = -v_{in} \frac{R_C}{R_E}$
 となる。
- 8) この回路は反転増幅器であり、そのゲインは
 $A = R_C/R_E = 5$
 となる。

この回路は、Q2SC2458Bを取り除き R_C と Q2SC2458A のコレクタを接続すると、エミッタ接地増幅回路となる。この回路に比べると、カスコード接続により Q2SC2458A のコレクタが AC 的に接地されているので、ミラー効果は起こらない。

カスコード接続の場合と、Q2SC2458Bを取り除いたエミッタ接地増幅回路の周波数特性を下に示す。エミッタ接地増幅回路のカットオフ周波数が $f_{ch} = 12.8MHz$ であるのに対し、カスコード接続では $f_{ch} = 18.0MHz$ に伸びている。

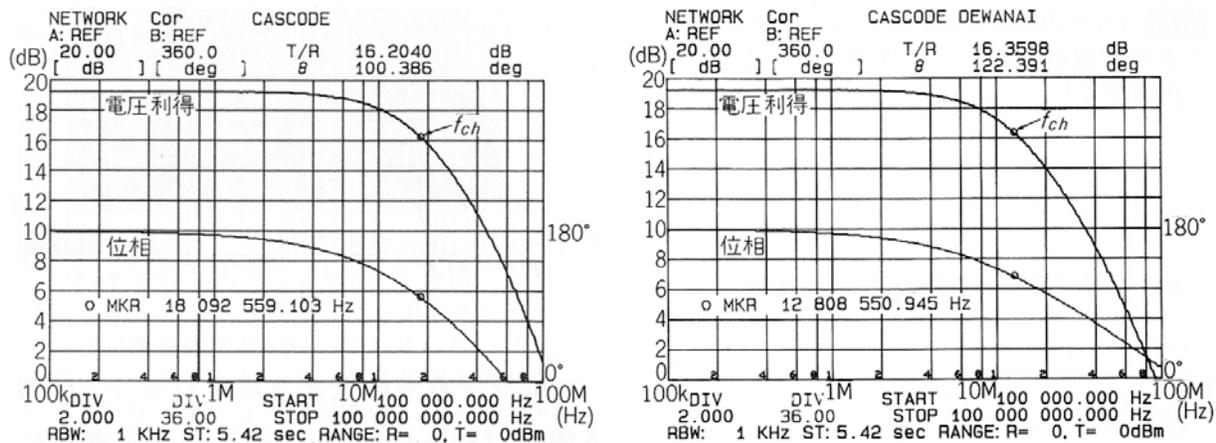


図 5.29: カスコード接続増幅回路の周波数特性 (左) と、エミッタ接地増幅回路の周波数特性 (右)。

(— 2001年12月14日はここまで —)

5.4 作動増幅回路

これまでは、AC 信号の増幅を問題にしてきた。しかし、もちろん DC 電圧の増幅を行ないたい場合も多々ある。その場合、原理的にはエミッタ接地回路 (とレベルシフトの組合せ) を利用し、増幅することは可能である。

しかし、実際にはトランジスタ内部のダイオード温度特性によるドリフトが問題となり、うまくいかない。 V_{BE} は通常 $0.6V$ であるが、これは $-2.5mV/^\circ C$ 程度の温度係数を持っている。よって、トランジスタの動作による発熱、気温変化などによりトランジスタ温度が変化するとゼロ点がドリフトしてしまう。よって、エミッタ接地回路を DC 増幅に使用するのは難しい。そこで、DC 電圧や超低周波数信号の増幅を用いる場合には、次に示す差動増幅回路が利用される。

5.4.1 作動増幅回路

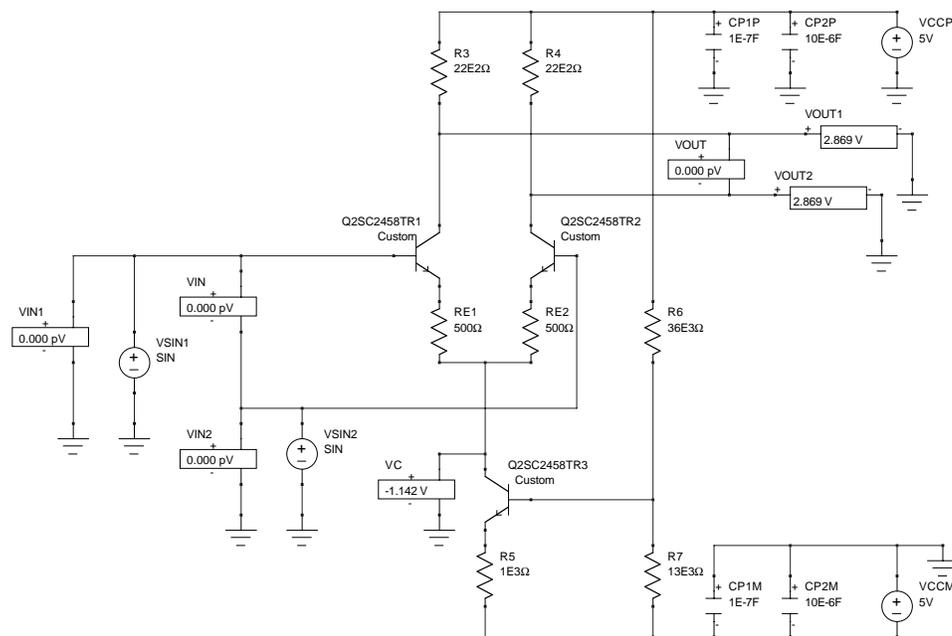


図 5.30: 差動増幅器

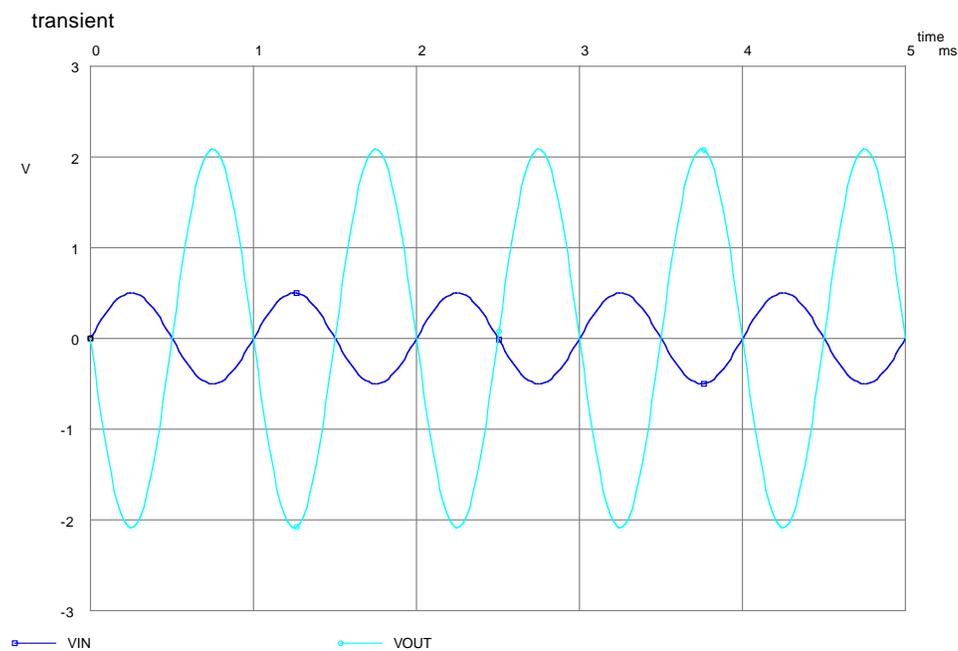


図 5.31: 差動増幅器に、 $v_{in} = v_1 - v_2 = 0.5V$ の信号を入力した場合。

この回路は Tr1 と Tr2 が対称にできている。そのため、Tr1 と Tr2 の差として信号を入力すると、その差が出力される。差動増幅回路の動作原理は以下の通りである。

- 1) Tr3 のベース DC 電圧は R_6 、 R_7 で決まっており、 $V_{B3} = -2.4V$ である。これは信号によらず一定値。
- 2) Tr3 のエミッタ DC 電圧は

$$V_{E3} = -3.0V$$
 となる。
- 3) R_5 を流れる電流、つまり Tr3 のエミッタ電流とコレクタ電流は信号によらず一定値であり、

$$I_{E3} = I_{C3} = (-3.0 - (-5.0))/1k\Omega = 2mA$$
 となる。また、

$$i_{E3} = i_{C3} = 0。$$
- 4) Tr3 のコレクタ電流は信号によらず一定値ということは、 R_{E1} と R_{E2} 、すなわち Tr1、Tr2 のエミッタ電流の合計は信号によらず一定値を取ることである。よって、

$$I_{E1} = I_{E2} = 0.5I_{C3} = 1mA$$

$$i_{E1} + i_{E2} = 0。$$
- 5) DC 的な出力電圧はそれぞれ

$$V_{out1} = V_{out2} = +5 - 2.2k\Omega \times 1mA = 2.8V$$
 となる。
- 6) AC 的な出力電圧を得るには次の式を解くことになる。

$$i_{E1} + i_{E2} = 0$$

$$v_{in1} - i_{E1}R_{E1} = v_{in2} - i_{E2}R_{E2}$$

$$v_{out1} = -i_{E1}R_3$$

$$v_{out2} = -i_{E2}R_4$$
- 7) $R_E = R_{E1} = R_{E2}$ として前 2 つの式を解くと、

$$i_{E1} = (v_{in1} - v_{in2})/2R_E$$

$$i_{E2} = (v_{in2} - v_{in1})/2R_E$$
 となる。
- 8) $R = R_3 = R_4$ とし、後ろ 2 つの式にこれらを代入すると

$$v_{out1} = -(v_{in1} - v_{in2})\frac{R}{2R_E}$$

$$v_{out2} = -(v_{in2} - v_{in1})\frac{R}{2R_E}$$
 となる。
- 9) $v_{in} = v_{in1} - v_{in2}$ 、 $v_{out} = v_{out1} - v_{out2}$ とすると、

$$v_{out} = -v_{in}\frac{R}{R_E}$$
 となる。
- 10) よって、ゲインは

$$A = -R/R_E$$
 となる。

Tr3 の温度特性により、Tr1 及び Tr2 を流れる DC 電流が変化する。その結果、 V_{out1} および、 V_{out2} の出力電圧はそれぞれドリフトする。しかし、問題になるのはその差である V_{out} であり、このドリフトはお互いにキャンセルされる。

Tr1 と Tr2 の V_{BE} の温度特性により、 R_{E1} 及び R_{E2} をながれる電流が変化し、その結果 V_{out1} および、 V_{out2} の出力電圧はそれぞれドリフトする。もしも、Tr1 と Tr2 の温度特性が良く揃っており、両者の熱結合が十分行なうことで、このドリフトを揃えることができる。その結果、やはり V_{out1} と V_{out2} の差である V_{out} ではドリフトは起こらない。

この場合、Tr1 と Tr2 は性能の良く揃っている必要がある。また、熱的にも良く結合され同じ温度を取る必要があるので、電気的特性が揃ったトランジスタ 2 個が 1 つのパッケージに入った「デュアルトランジスタ」という素子を使用される。また、デュアルトランジスタが使用できない場合でも、放熱板を共通にするなど熱的に結合する工夫を取る必要がある。

次の章で説明する OP アンプでは、DC も含めた増幅を高いゲイン (理想的には無限大) で行なう必要がある。そこでまず、温度特性が良く DC 増幅にも使える差動増幅を使用する。次に、 $R = R_{E1} = R_{E2} = 0$ とする (図 5.32)、カレントミラーと呼ばれる回路を追加するなどし (図 5.33)、非常に高いゲインを実現する。

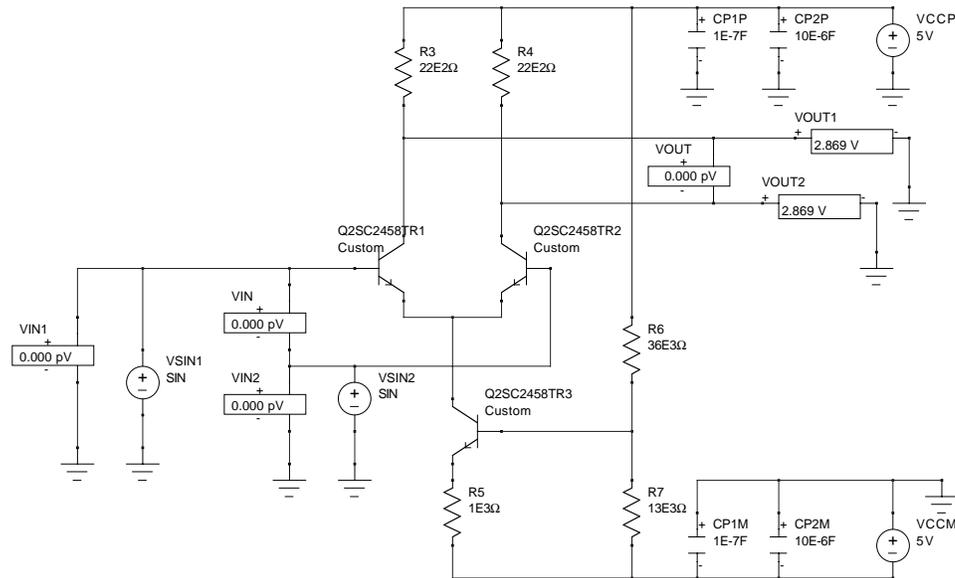


図 5.32: 高利得差動増幅器

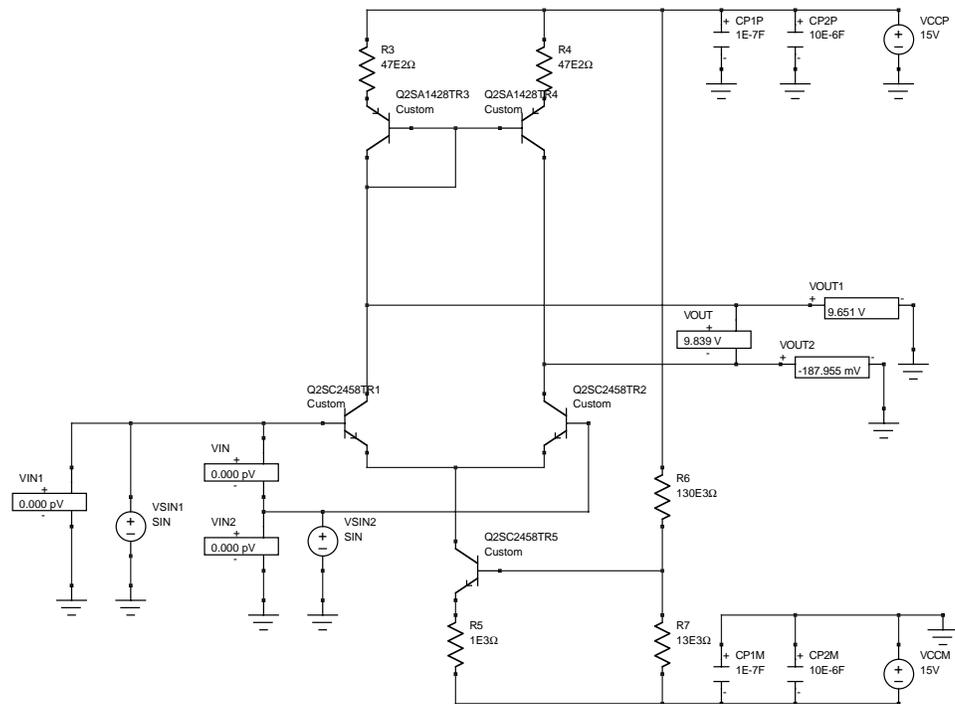


図 5.33: 差動増幅器 + カレントミラー

5.5 試してみよう

エミッタ接地回路を動かしてみる。

エミッタフォロア回路を動かしてみる。

第6章 オペアンプ回路

6.1 オペアンプ回路の考え方

6.1.1 理想オペアンプ

これまで、トランジスタ回路を示したが、バイアス電圧、周波数特性など、面倒な点が多い。例えば、ゲインを変更しようとすると、抵抗一つの変更だけではすまず、それに付随しバイアス電圧の調整など多くの点を変更しなければならず、非常に複雑であり、設計も面倒である。そこで、大きなゲインを持つ増幅器を簡単に作るためオペアンプと呼ばれる素子が用いられる。

オペアンプは、数十個のトランジスタ、抵抗などが組み込まれた IC であり、DC から 100MHz 程度まで非常に高いゲインを持つ差動増幅器である。等価回路を図 6.1 に示す。

理想的なオペアンプは次の特性を持っている。

- 1) 入力インピーダンスは無限大。
- 2) 出力インピーダンスは 0。
- 3) 電圧ゲイン (オープンループゲイン) は無限大。
- 4) 周波数特性は DC から周波数無限大まで。
- 5) 同位相入力の弁別が良い。すなわち、同位相電圧除去比 CMRR が無限大である。
- 6) オフセット電圧が 0。すなわち、両入力電圧が 0 なら出力電圧も 0 である。

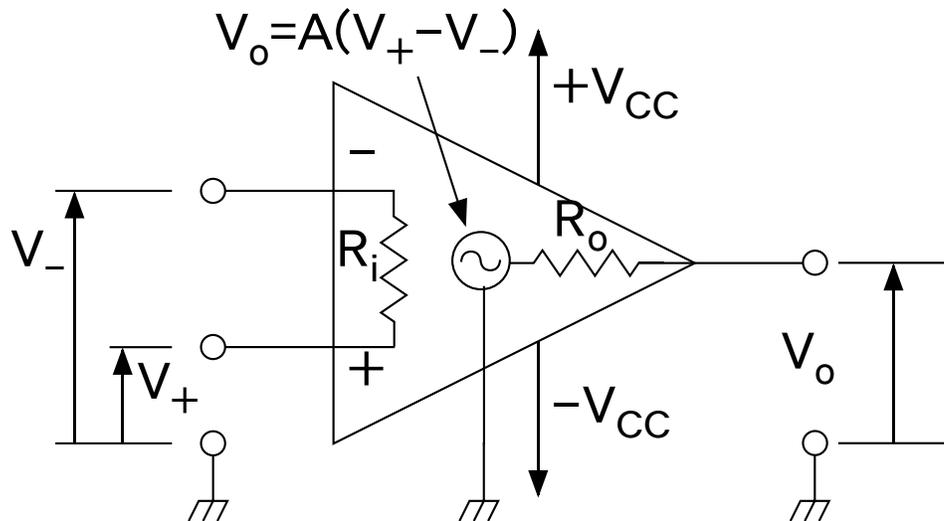


図 6.1: オペアンプの等価回路

6.1.2 フィードバック回路の考え方

仮想接地/仮想短絡

オペアンプは通常裸のままでは使わず、フィードバック回路を構成して使用する。最も簡単な回路である、反転増幅器図を例に考えることにする。このオペアンプのオープンループゲインを A として、各端子の電圧などを解いてみよう。

まず、

$$(6.1) V_{out} = A(V_+ - V_-) = -AV_-$$

$$(6.2) I_1 = (V_{in} - V_-)/R_1$$

$$(6.3) I_2 = (V_- - V_{out})/R_2$$

である。

ここで、 V_- の入力インピーダンスは無敵大なので、

$$(6.4) I_1 = I_2$$

となる。よって、

$$(6.5) (V_{in} - V_-)/R_1 = (V_- - V_{out})/R_2$$

$$(6.6) V_- = \frac{R_1 V_{out} + R_2 V_{in}}{R_1 + R_2}$$

となる。最初の式に代入し、 $A \rightarrow \infty$ の極限を取ると、

$$(6.7) V_{out} = -A \frac{R_1 V_{out} + R_2 V_{in}}{R_1 + R_2}$$

$$(6.8) V_{out} = -\frac{AR_2}{(1+A)R_1 + R_2} V_{in} = -\frac{R_2}{(\frac{1}{A} + 1)R_1 + \frac{1}{A}R_2} V_{in} \rightarrow -\frac{R_2}{R_1} V_{in}$$

となる。また、

$$(6.9) V_- = \frac{R_1 V_{out} + R_2 V_{in}}{R_1 + R_2} \rightarrow 0$$

となる。

$V_- \rightarrow 0$ となるのは考えてみれば当たり前で、 $V_{out} = -AV_-$ と $A \rightarrow \infty$ という条件で、 V_{out} が有限の値を持つためには $V_- \rightarrow 0$ でなければならない。

もう少し、一般に拡張して考えると、 $V_{out} = A(V_+ - V_-)$ と $A \rightarrow \infty$ という条件で考えると、 V_{out} が有限の値を持つためには常に $V_+ - V_- \rightarrow 0$ でなければならない。つまり、オペアンプ回路が正常に動作している時には常に、

$$(6.10) V_- = V_+$$

である。これを「仮想短絡」または「仮想接地」、「Virtual Short」、「Imaginary Short」と呼ぶ。これはオペアンプ回路を考える上で最も重要な性質であり、必ず覚えておく必要がある。

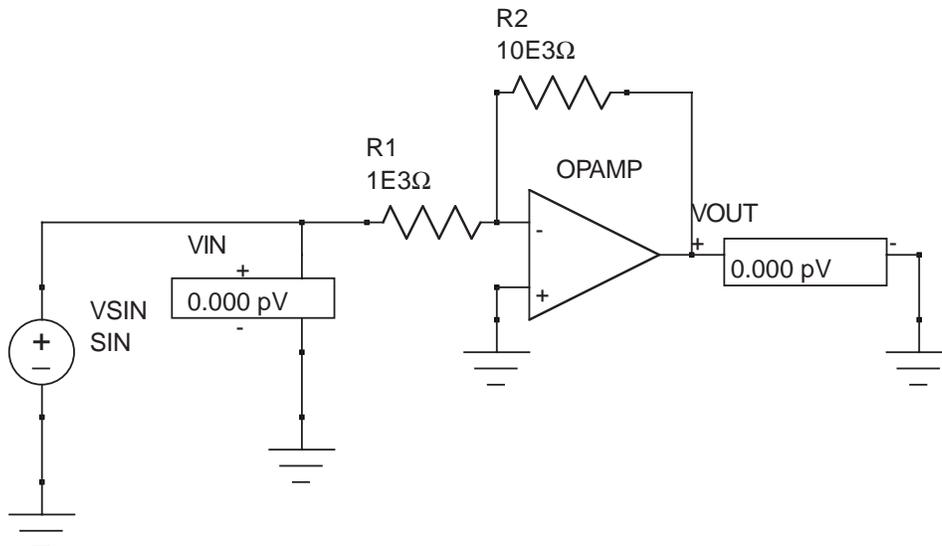


図 6.2: 反転増幅器

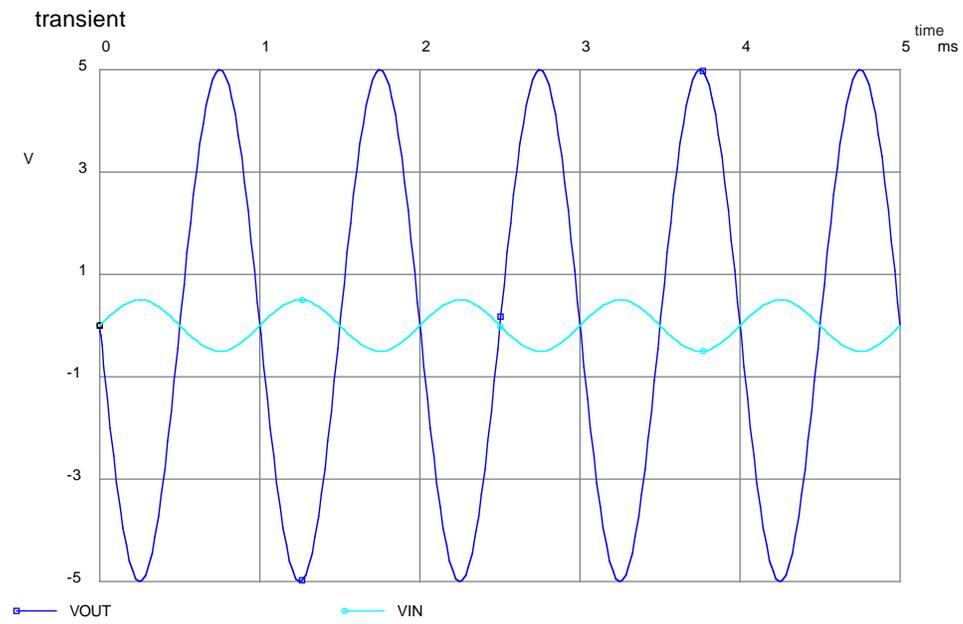


図 6.3: 反転増幅器の動作

なぜマイナス入力にフィードバックを行なうのか

さきほどの非反転増幅器 (図 6.4) では、マイナス入力にフィードバックを掛けた。もしも、マイナスのかわりにプラスにフィードバックを掛けるとどうなるのであろうか？

式の上では

$$(6.11) V_{\text{out}} = -\frac{AR_2}{(1+A)R_1+R_2}V_{\text{in}} = -\frac{R_2}{(\frac{1}{A}+1)R_1+\frac{1}{A}R_2}V_{\text{in}}$$

の A を $-A$ に変更することになる。その場合、

$$(6.12) V_{\text{out}} = -\frac{(-A)R_2}{(1+(-A))R_1+R_2}V_{\text{in}} = -\frac{R_2}{(\frac{1}{(-A)}+1)R_1+\frac{1}{(-A)}R_2}V_{\text{in}} \rightarrow -\frac{R_2}{R_1}V_{\text{in}}$$

となり、答えは変わらないように見える。しかし、実際にこれをして見るとどちらかの電源電圧にはりついて、うまく動作しない。

これは、パーターベーションを考えてみると分かる。外界のノイズにより V_{out} がわずかな電圧 ΔV_{out} ほど上昇したとする。そうすると、 V_{out} と V_{in} を R_1 、 R_2 で抵抗分割して決まる V_{in} がわずかに上昇することになる。 $V_{\text{out}} = A(V_+ - V_-)$ であるから、 V_{out} を下げようとすることになる。その結果、電圧変化はキャンセルされてしまい、結局安定する。これをネガティブフィードバックと呼ぶ。

しかし、プラス側にフィードバックをかけた場合には、ノイズにより上昇した出力電圧をますます上昇させることになってしまう。その結果電圧出力は発散してしまう (実際には電源電圧までにはりつく)。これをポジティブフィードバックと呼ぶ。

ということで、オペアンプを安定に動作させる時には、まず間違いなくマイナス入力にフィードバックを掛ける。プラス入力にフィードバックを掛ける回路が全くないかという、そうではなく、コンパレータやシュミットトリガの様にアンバランスを強調する回路では、プラス入力にフィードバックを掛ける。

ノガティブフィードバックやポジティブフィードバックは何も電気回路のみならず、様々な物理現象でも登場する。物理現象を理解する上では、解を求めるだけではなく、その解が安定であるか不安定であるかを必ず考える必要がある。

以上より、オペアンプ回路を理解する上でのコツをまとめる。

- 1) プラス入力とマイナス入力は Imaginary Short により、常に同じ電圧であると考え。
- 2) 入力インピーダンスは無限大なので、入力端子には電流は流れ込まない。もちろんプラス入力とマイナス入力の間を電流は流れない。
- 3) マイナス入力に対してフィードバックを掛ける。

これらを理解していれば、上でやったように式を一々解く必要はなくなる。

(— 2001年12月21日はここまで —)

6.2 基本的な回路

上の原則を理解して、オペアンプを用いた様々な回路の例を示す。

6.2.1 反転増幅器

先ほど例に示した通りであるが、もう一度示す。

$$(6.13) V_- = V_+ = 0$$

$$(6.14) I = \frac{V_{\text{in}} - V_-}{R_1} = -V_{\text{in}}/R_1$$

$$(6.15) V_{\text{out}} = V_- + IR_2 = 0 + (-V_{\text{in}}/R_1)R_2 = -\frac{R_2}{R_1}V_{\text{in}}$$

この回路では、ゲインは $-\frac{R_2}{R_1}$ となる。0V の V_- に対して、 R_1 が接続されているので、入力インピーダンスは R_1 となる。よって、この回路の入力側の回路の出力インピーダンスには注意が必要となる。

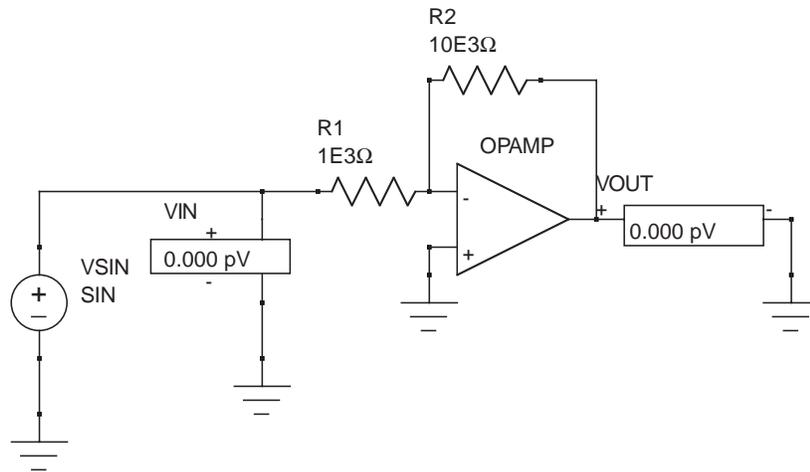


図 6.4: 反転増幅器

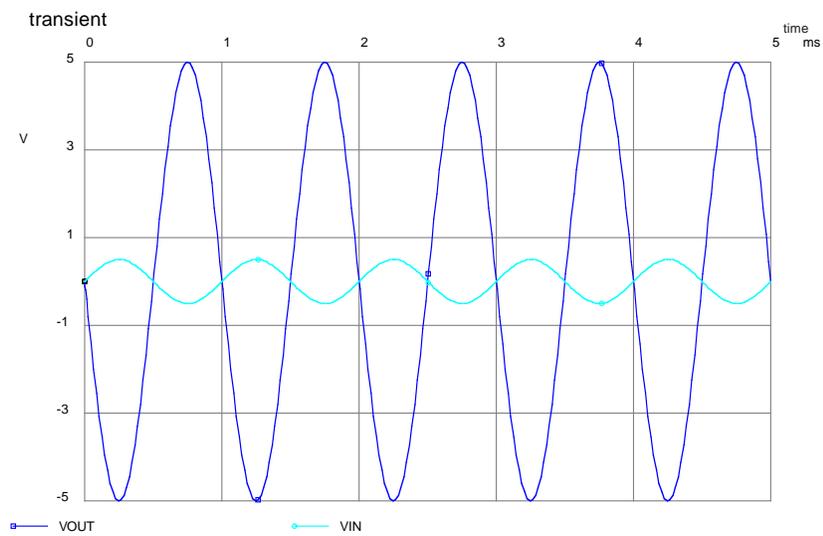


図 6.5: 反転増幅器の動作

6.2.2 非反転増幅器

$$(6.16) \quad V_+ = V_- = V_{in}$$

$$(6.17) \quad V_{out} = \frac{R_1 + R_2}{R_1} V_+$$

$$(6.18) \Rightarrow V_{out} = \frac{R_1 + R_2}{R_1} V_{in}$$

非反転増幅器では、ゲインは $\frac{R_1 + R_2}{R_1} > 1$ となる。入力そのままオペアンプの入力に繋がっているため、入力インピーダンスは非常に高くなる。

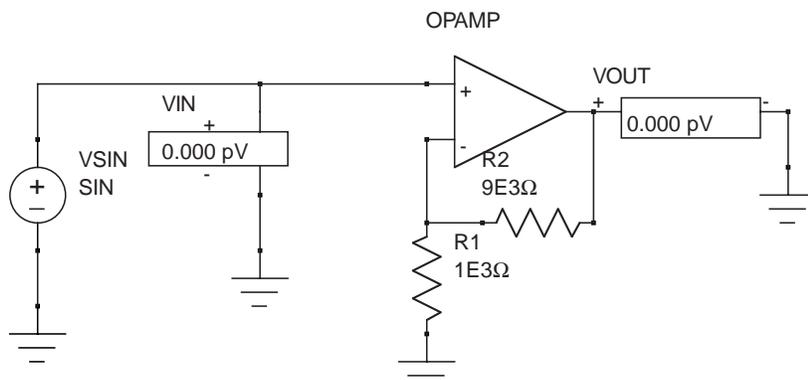


図 6.6: 非反転増幅器

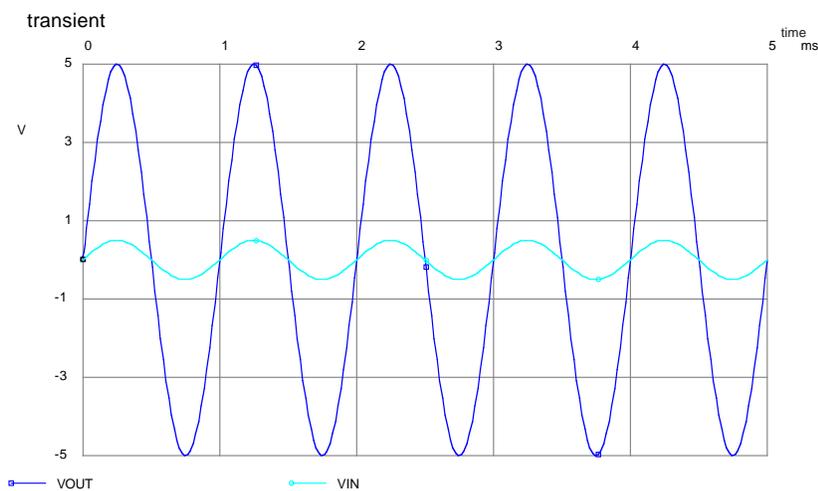


図 6.7: 非反転増幅器の動作

6.2.3 ボルテージフォロア

非反転増幅器の特殊なものと考え、 $R_1 = \infty$ 、 $R_2 = 0$ とすることで、ゲイン $\frac{R_1 + R_2}{R_1} = 1$ の回路ができる。入力インピーダンスが非常に大きいのに対し、出力インピーダンスが小さいの、インピーダンス変換に用いられる。別のいい方をすると、オペアンプで作ったエミッタフォロア回路と理解すれば良い。

しかし、実際に OpAmp をこの用途使うことはあまりない (少なくとも私は見たことがない)。後の増幅回路に入力するための入力インピーダンスの変換であれば、その増幅回路も一緒に組み込んでしまえば良い。また、同軸ケーブルをドライブするなど出力の増強の場合、同軸ケーブルのようにインピーダンスが低いものをドライブできる OpAmp は種類が限られる。さらに、ドライブ増幅用の専用の IC (例えば LH0033 など) が存在しているためである。

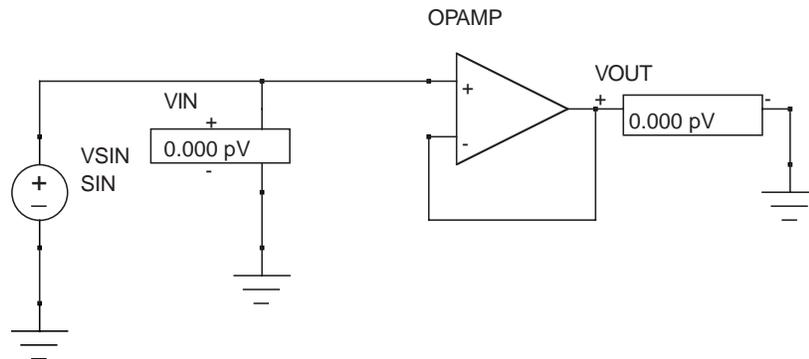


図 6.8: 非反転増幅器

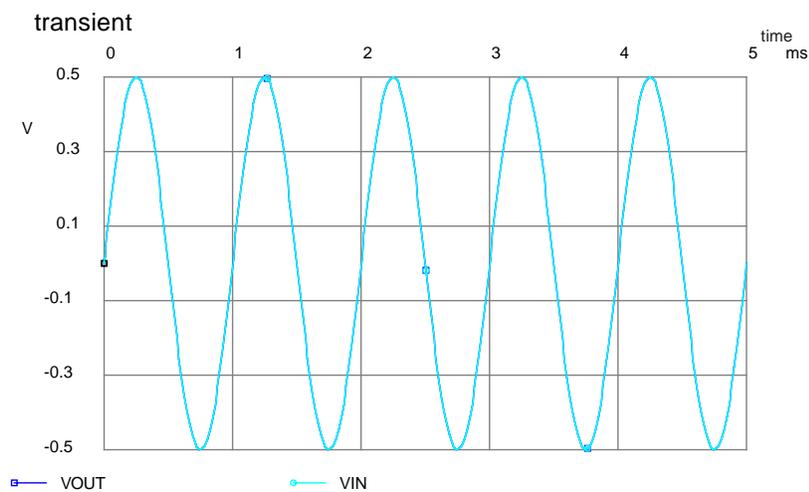


図 6.9: 非反転増幅器の動作

6.2.4 差動増幅器/減算回路

$$(6.19) \quad V_0 = V_- = V_+$$

$$(6.20) (V_1 - V_0)/R_1 = (V_0 - V_{out})/R_2$$

$$(6.21) (V_2 - V_0)/R_3 = V_0/R_4$$

$$(6.22) \quad V_{out} = \frac{R_4 R_1 + R_2}{R_1 R_3 + R_4} V_2 - \frac{R_2}{R_1} V_1$$

特に、 $R_1 = R_3$ 、 $R_2 = R_4$ の回路では、

$$(6.23) V_{out} = \frac{R_2}{R_1} (V_2 - V_1)$$

となる。

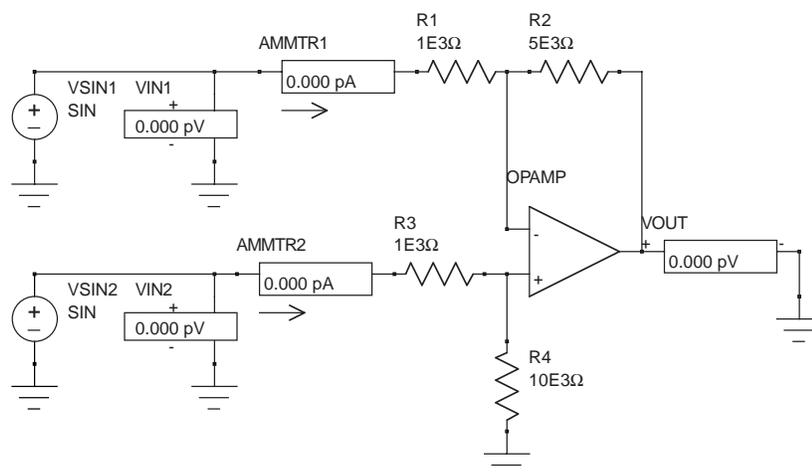


図 6.10: 差動増幅器/減算回路

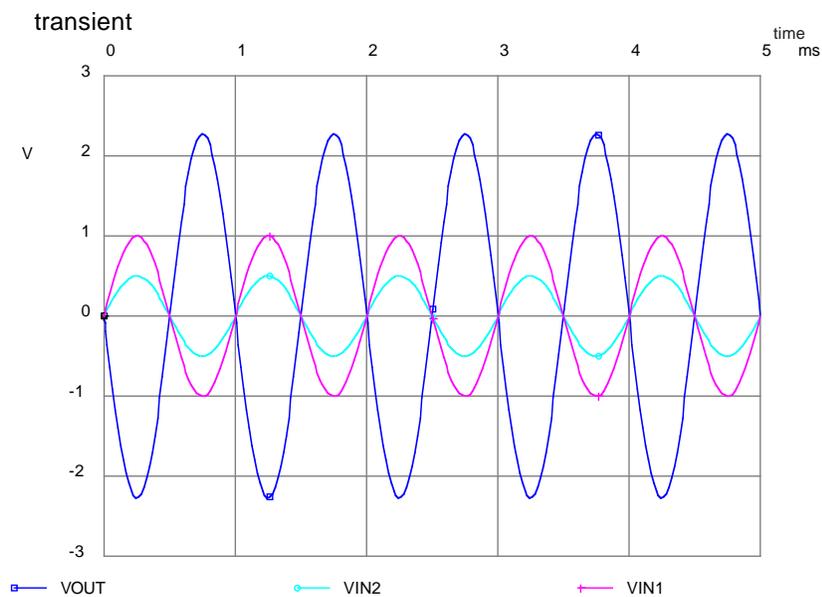


図 6.11: 差動増幅器/減算回路の動作

6.2.5 積分回路

$$(6.24) V_- = V_+ = 0$$

$$(6.25) I = \frac{V_{in} - V_-}{R_1} = \frac{V_{in}}{R_1}$$

$$(6.26) V_{out} = V_- - \frac{1}{C} \int I dt = -\frac{1}{C} \int \frac{V_{in}}{R_1} dt$$

この回路だといずれ、発散してしまう。そこで、フィードバックに抵抗をつけ、放電させる回路が使われる。

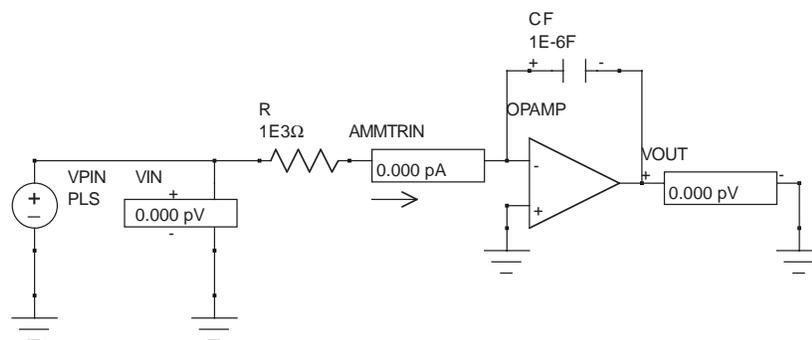


図 6.12: 積分回路

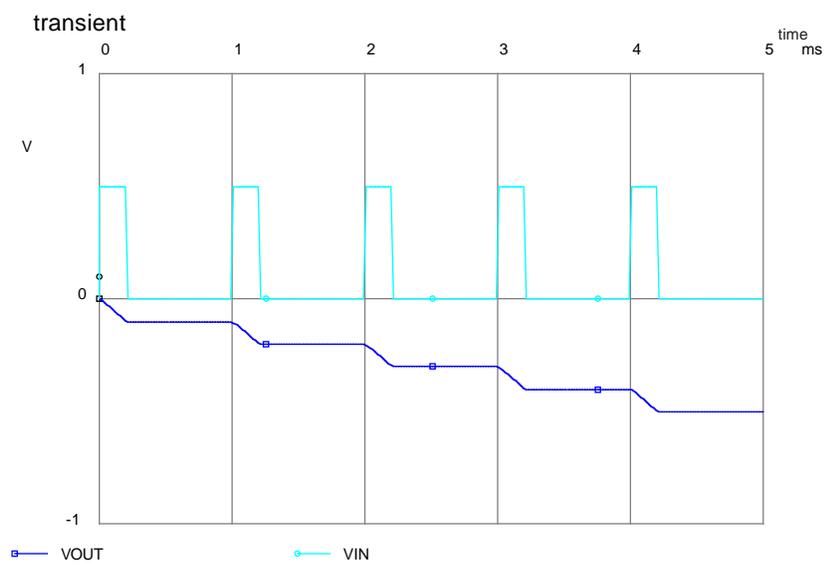


図 6.13: 積分回路の動作

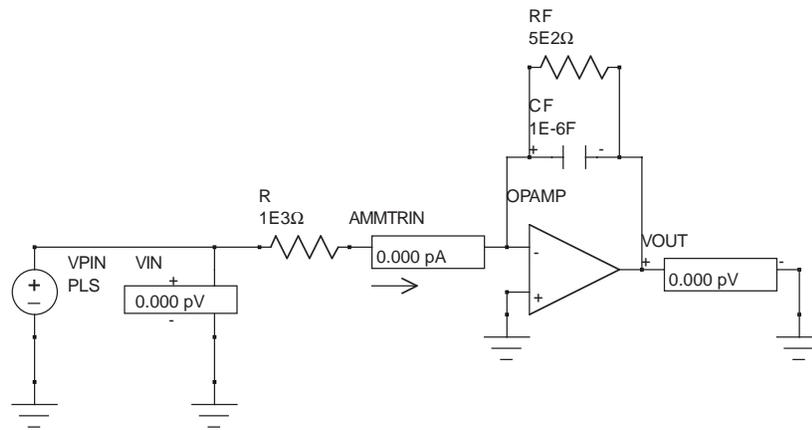


図 6.14: 放電用の抵抗付の積分回路

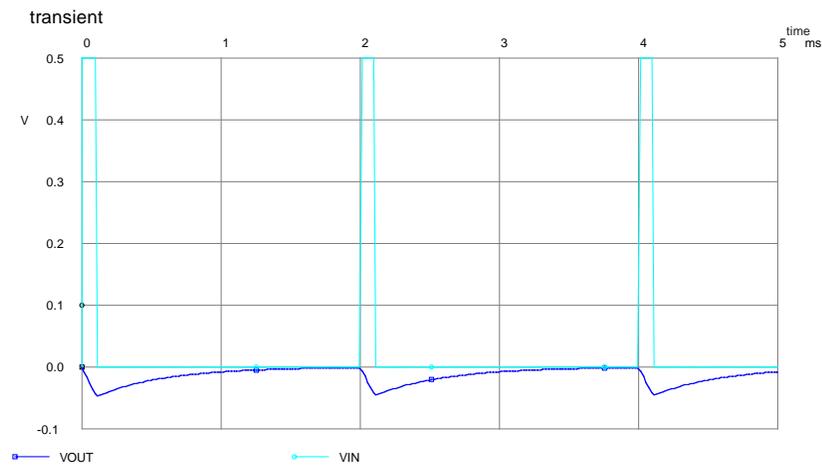


図 6.15: 放電用の抵抗付の積分回路の動作

6.3 現実のオペアンプ回路

6.3.1 741のマニュアル


August 2000

LM741 Operational Amplifier

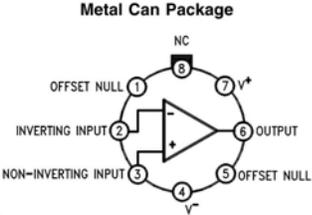
General Description

The LM741 series are general purpose operational amplifiers which feature improved performance over industry standards like the LM709. They are direct, plug-in replacements for the 709C, LM201, MC1439 and 748 in most applications. The amplifiers offer many features which make their application nearly foolproof: overload protection on the input and output, no latch-up when the common mode range is exceeded, as well as freedom from oscillations.

The LM741C is identical to the LM741/LM741A except that the LM741C has their performance guaranteed over a 0°C to +70°C temperature range, instead of -55°C to +125°C.

Connection Diagrams

Metal Can Package

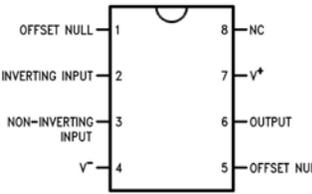


DS009341-2

Note 1: LM741H is available per JM38510/10101

**Order Number LM741H, LM741H/883 (Note 1),
LM741AH/883 or LM741CH**
See NS Package Number H08C

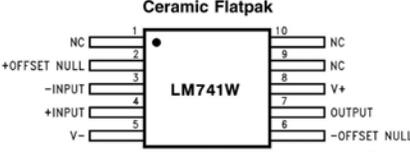
Dual-In-Line or S.O. Package



DS009341-3

Order Number LM741J, LM741J/883, LM741CN
See NS Package Number J08A, M08A or N08E

Ceramic Flatpak



DS009341-6

Order Number LM741W/883
See NS Package Number W10A

LM741 Operational Amplifier

図 6.16: LM741 (page1)

LM741

Absolute Maximum Ratings (Note 2)

If Military/Aerospace specified devices are required, please contact the National Semiconductor Sales Office/Distributors for availability and specifications.

(Note 7)

	LM741A	LM741	LM741C
Supply Voltage	±22V	±22V	±18V
Power Dissipation (Note 3)	500 mW	500 mW	500 mW
Differential Input Voltage	±30V	±30V	±30V
Input Voltage (Note 4)	±15V	±15V	±15V
Output Short Circuit Duration	Continuous	Continuous	Continuous
Operating Temperature Range	-55°C to +125°C	-55°C to +125°C	0°C to +70°C
Storage Temperature Range	-65°C to +150°C	-65°C to +150°C	-65°C to +150°C
Junction Temperature	150°C	150°C	100°C
Soldering Information			
N-Package (10 seconds)	260°C	260°C	260°C
J- or H-Package (10 seconds)	300°C	300°C	300°C
M-Package			
Vapor Phase (60 seconds)	215°C	215°C	215°C
Infrared (15 seconds)	215°C	215°C	215°C
See AN-450 "Surface Mounting Methods and Their Effect on Product Reliability" for other methods of soldering surface mount devices.			
ESD Tolerance (Note 8)	400V	400V	400V

Electrical Characteristics (Note 5)

Parameter	Conditions	LM741A			LM741			LM741C			Units
		Min	Typ	Max	Min	Typ	Max	Min	Typ	Max	
Input Offset Voltage	$T_A = 25^\circ\text{C}$ $R_S \leq 10\text{ k}\Omega$ $R_S \leq 50\Omega$		0.8	3.0		1.0	5.0		2.0	6.0	mV mV
	$T_{AMIN} \leq T_A \leq T_{AMAX}$ $R_S \leq 50\Omega$ $R_S \leq 10\text{ k}\Omega$			4.0			6.0			7.5	mV mV
Average Input Offset Voltage Drift				15							$\mu\text{V}/^\circ\text{C}$
Input Offset Voltage Adjustment Range	$T_A = 25^\circ\text{C}$, $V_S = \pm 20\text{V}$	±10				±15			±15		mV
Input Offset Current	$T_A = 25^\circ\text{C}$		3.0	30		20	200		20	200	nA
	$T_{AMIN} \leq T_A \leq T_{AMAX}$			70		85	500			300	nA
Average Input Offset Current Drift				0.5							$\text{nA}/^\circ\text{C}$
Input Bias Current	$T_A = 25^\circ\text{C}$		30	80		80	500		80	500	nA
	$T_{AMIN} \leq T_A \leq T_{AMAX}$			0.210			1.5			0.8	μA
Input Resistance	$T_A = 25^\circ\text{C}$, $V_S = \pm 20\text{V}$	1.0	6.0		0.3	2.0		0.3	2.0		M Ω
	$T_{AMIN} \leq T_A \leq T_{AMAX}$, $V_S = \pm 20\text{V}$	0.5									M Ω
Input Voltage Range	$T_A = 25^\circ\text{C}$							±12	±13		V
	$T_{AMIN} \leq T_A \leq T_{AMAX}$				±12	±13					V

図 6.17: LM741 (page2)

Electrical Characteristics (Note 5) (Continued)											
Parameter	Conditions	LM741A			LM741			LM741C			Units
		Min	Typ	Max	Min	Typ	Max	Min	Typ	Max	
Large Signal Voltage Gain	$T_A = 25^\circ\text{C}$, $R_L \geq 2\text{ k}\Omega$ $V_S = \pm 20\text{V}$, $V_O = \pm 15\text{V}$ $V_S = \pm 15\text{V}$, $V_O = \pm 10\text{V}$	50			50	200		20	200		V/mV V/mV
	$T_{AMIN} \leq T_A \leq T_{AMAX}$, $R_L \geq 2\text{ k}\Omega$, $V_S = \pm 20\text{V}$, $V_O = \pm 15\text{V}$ $V_S = \pm 15\text{V}$, $V_O = \pm 10\text{V}$	32			25			15			V/mV V/mV V/mV
	$V_S = \pm 5\text{V}$, $V_O = \pm 2\text{V}$	10									V/mV
Output Voltage Swing	$V_S = \pm 20\text{V}$ $R_L \geq 10\text{ k}\Omega$ $R_L \geq 2\text{ k}\Omega$	± 16 ± 15									V V
	$V_S = \pm 15\text{V}$ $R_L \geq 10\text{ k}\Omega$ $R_L \geq 2\text{ k}\Omega$				± 12 ± 10	± 14 ± 13		± 12 ± 10	± 14 ± 13		V V
Output Short Circuit Current	$T_A = 25^\circ\text{C}$	10	25	35		25			25		mA
	$T_{AMIN} \leq T_A \leq T_{AMAX}$	10		40							mA
Common-Mode Rejection Ratio	$T_{AMIN} \leq T_A \leq T_{AMAX}$ $R_S \leq 10\text{ k}\Omega$, $V_{CM} = \pm 12\text{V}$ $R_S \leq 50\Omega$, $V_{CM} = \pm 12\text{V}$	80	95		70	90		70	90		dB dB
	$T_{AMIN} \leq T_A \leq T_{AMAX}$, $V_S = \pm 20\text{V}$ to $V_S = \pm 5\text{V}$ $R_S \leq 50\Omega$ $R_S \leq 10\text{ k}\Omega$	86	96		77	96		77	96		dB dB
Transient Response	$T_A = 25^\circ\text{C}$, Unity Gain	Rise Time		0.25	0.8		0.3		0.3		μs
		Overshoot		6.0	20		5		5		%
Bandwidth (Note 6)	$T_A = 25^\circ\text{C}$	0.437	1.5								MHz
Slew Rate	$T_A = 25^\circ\text{C}$, Unity Gain	0.3	0.7			0.5		0.5			V/ μs
Supply Current	$T_A = 25^\circ\text{C}$					1.7	2.8	1.7	2.8		mA
Power Consumption	$T_A = 25^\circ\text{C}$ $V_S = \pm 20\text{V}$ $V_S = \pm 15\text{V}$		80	150		50	85	50	85		mW mW
	LM741A $V_S = \pm 20\text{V}$ $T_A = T_{AMIN}$ $T_A = T_{AMAX}$			165							mW mW
LM741	$V_S = \pm 15\text{V}$ $T_A = T_{AMIN}$ $T_A = T_{AMAX}$					60	100				mW mW
						45	75				mW

Note 2: "Absolute Maximum Ratings" indicate limits beyond which damage to the device may occur. Operating Ratings indicate conditions for which the device is functional, but do not guarantee specific performance limits.

図 6.18: LM741 (page3)

LM741

Electrical Characteristics (Note 5) (Continued)

Note 3: For operation at elevated temperatures, these devices must be derated based on thermal resistance, and T_J max. (listed under "Absolute Maximum Ratings"). $T_J = T_A + (\theta_{JA} P_D)$.

Thermal Resistance	Cerdip (J)	DIP (N)	HO8 (H)	SO-8 (M)
θ_{JA} (Junction to Ambient)	100°C/W	100°C/W	170°C/W	195°C/W
θ_{JC} (Junction to Case)	N/A	N/A	25°C/W	N/A

Note 4: For supply voltages less than $\pm 15V$, the absolute maximum input voltage is equal to the supply voltage.

Note 5: Unless otherwise specified, these specifications apply for $V_S = \pm 15V$, $-55^\circ C \leq T_A \leq +125^\circ C$ (LM741/LM741A). For the LM741C/LM741E, these specifications are limited to $0^\circ C \leq T_A \leq +70^\circ C$.

Note 6: Calculated value from: BW (MHz) = $0.35/\text{Rise Time}(\mu s)$.

Note 7: For military specifications see RETS741X for LM741 and RETS741AX for LM741A.

Note 8: Human body model, 1.5 k Ω in series with 100 pF.

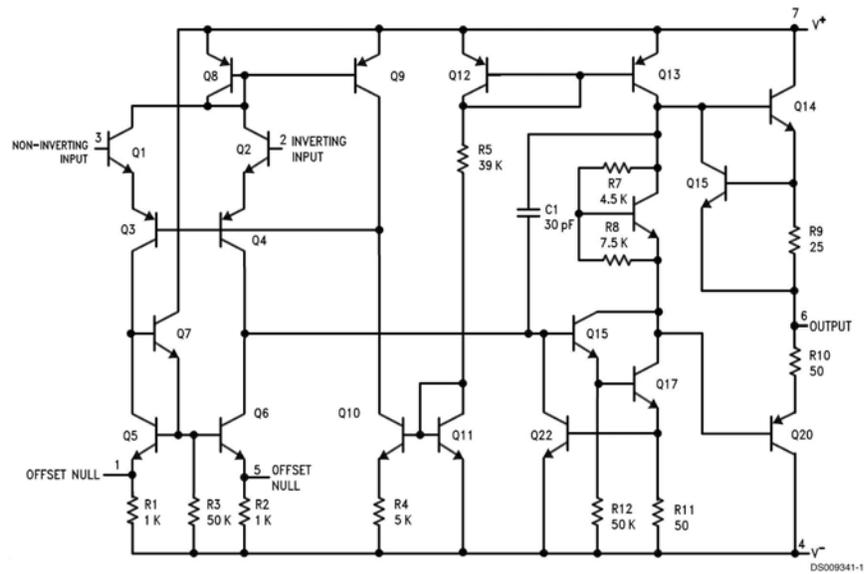
Schematic Diagram

図 6.19: LM741 (page4)

6.3.2 抵抗の選び方

ゲイン -10 の非反転増幅器を考えた場合、 R_1 と R_2 は色々な組合せが考えられる。

- 1) $R_1 = 1\Omega, R_2 = 10\Omega$
- 2) $R_1 = 1k\Omega, R_2 = 10k\Omega$
- 3) $R_1 = 10k\Omega, R_2 = 100k\Omega$
- 4) $R_1 = 10M\Omega, R_2 = 100M\Omega$

この4つの内どれでも良いという訳ではなく、1) と 4) はうまく動作しない。

1) はまず、入力インピーダンスが 1Ω というのはいかにも小さ過ぎる。さらに、オペアンプ自体の出力インピーダンスは、 100Ω 程度である。よって、オペアンプの出力端子での出力電圧は $R_0 = 100\Omega$ と R_2 の抵抗分割となってしまう、オペアンプの出力端子での出力電圧がほとんど無いことになってしまう。よって、正常に動作しない。

4) について、バイポーラ型 (トランジスタ入力) オペアンプの代表として 741 を見た場合、入力インピーダンスは $2M\Omega$ である。よって、 R_1 に対して入力インピーダンスは無視できなくなる。FET 入力型の LF356 などを用いれば入力インピーダンスは $10^{12}\Omega$ 程度にできる。しかし、LF356 の場合入力容量である $3pF$ が無視できなくなる。その結果積分回路を形成してしまい周波数特性が劣化する。また、 $R_2 = 100M\Omega$ では、通常のプリントパターン間の漏れ電流が無視できなくなる。

この様なことを考えると、2) 又は 3) を選択するべきである。

6.3.3 GB 積

オペアンプを裸で使った場合のゲインをオープンループゲインと呼ぶ。10Hz 程度まではその値は一定であるが、それを越えると周波数が高くなるにつれ、ゲインは低くなる。この場合周波数とゲインの積が等しい。この積の値を GB 積と呼ぶ。単位は (MHz)。いうまでもなく、オペアンプ回路のゲインは、このオープンループゲインを越えることができないので、高周波回路で大きなゲインを稼ぐには GB 積の高いオペアンプを使用する必要がある。

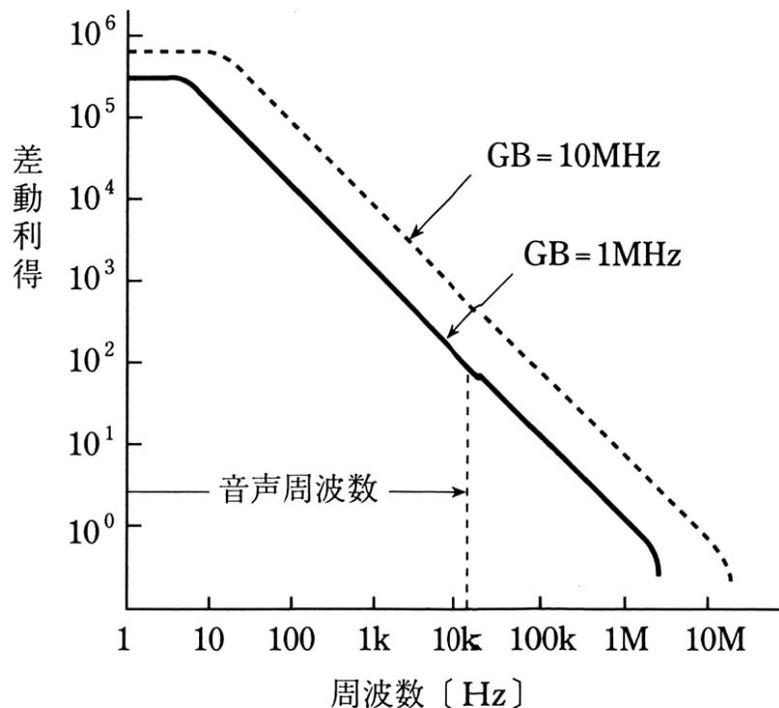


図 6.20: GB 積

6.3.4 スルーレート

立ち上がりを規定するものとして、スルーレートがある。単位は $(V/\mu\text{sec})$ 。これは GB 積とは独立であり、高速で大振幅の信号を出力したい時に問題になる。

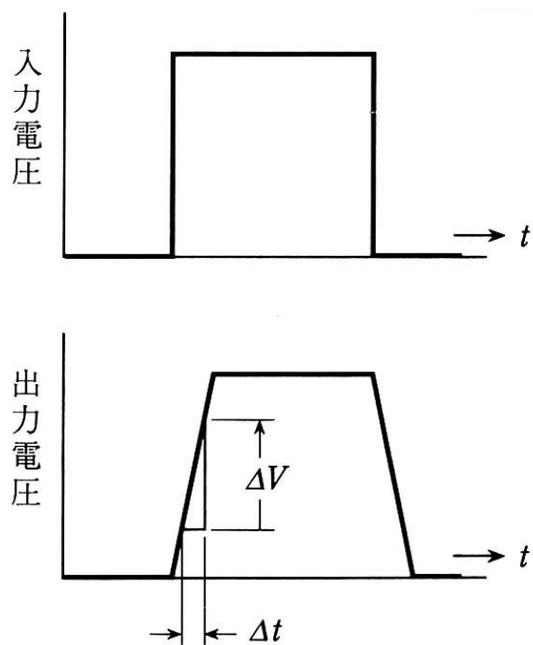


図 6.21: スルーレート

6.3.5 オフセット

オペアンプの入力信号を 0 にした時、出力も完全に 0 になれば理想的であるが、現実ではそうは行かない。入力を 0 にした時、出力に現れる電圧出力を出力オフセット電圧と呼ぶ(次に示すオフセット電圧と良くごっちゃになるので、この講義では注意し、特に「出力」オフセット電圧と呼ぶ)。

これは、オペアンプの入力段の差動増幅器の問題であり、主に 2 つの原因がある。1) V_{BE} の違いで生ずるオフセット電圧 V_{os} 。2) h_{FE} の違いが I_B の差となって生ずるオフセット電流 I_{os} 。

図 6.7 の反転増幅器の場合、 $V_+ = 0$ ではなくオフセット電圧のため $V_+ = V_{os}$ となり、オフセット電流のために、 R_2 に余分の電流 I_{os} がながれる。その結果、出力オフセット電圧 ΔV_{out} は

$$(6.27) \Delta V_{out} = \left(1 + \frac{R_2}{R_1}\right) V_{os} + R_2 I_{os}$$

となる。つまり、増幅率が大きい場合にはオフセット電圧が影響し、 R_2 が大きい場合にはオフセット電流が影響する。オフセット電流を補償するには、次の方法がとられる。プラス入力側は GND に直結するのではなく、マイナス入力側のインピーダンスに等しい抵抗を図 6.23 の様に挟んで GND と接続する。この場合は R_1 と R_2 の並列抵抗値に合わせる。すなわち、

$$(6.28) R_C = \frac{R_1 R_2}{R_1 + R_2}$$

とする。

一方、コレクタ電流のバランスをとるために、図 6.23 のようにオフセット調整端子同士の間に変抵抗を入れ、電源電圧を加えることで調整する。抵抗値や電源電圧の正負はオペアンプによって違う。マニュアルに推奨回路が載っているのでそれを参考にする。

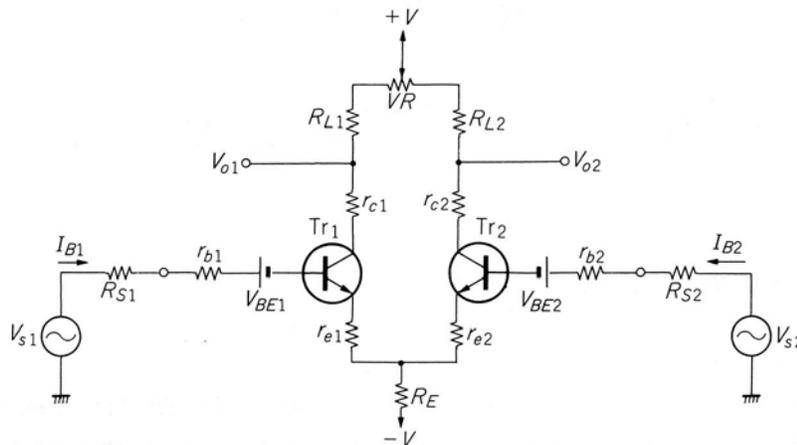


図 6.22: オペアンプの入力段差動増幅器とオフセットの原因

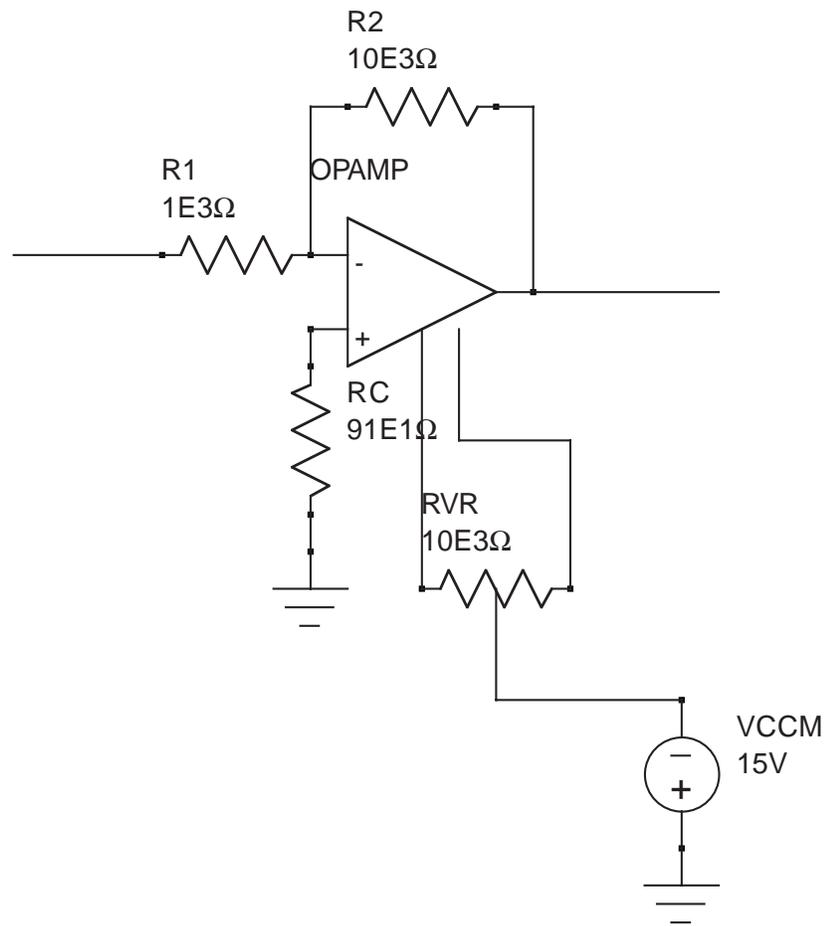


図 6.23: 出力オフセット電圧の調整

6.4 便利な回路

6.4.1 チャージセンシティブアンプ

光電子増倍管、半導体検出器、比例計数管など、多くの放射線検出器は電流出力であり、その時間積分した出力電荷量と放射線エネルギーが比例する。そこで、その電荷量を計測するために次のようなチャージセンシティブ回路を使用することが多い。この場合に使用する OpAmp は FET 入力でなければならない。

しかし、単に電流を積分しそれを電圧として出力するだけであれば、理想的には OpAmp など使わず、検出器の出力端子と GND の間にコンデンサー (C_F) を入れてその出力を見れば良いはずである。しかし、実際にはそれではうまくいかない。検出器からの出力電荷量は非常に小さく (eg. $\sim 0.1\text{pC}$)、現実的な電圧にするためには、非常に小さな容量 (eg. $\sim \text{pF}$) のコンデンサーを用意する必要がある。理想的にはこれでもまだ良いのだが、現実の回路には検出器とアンプの間の伝送路に必ず容量が存在している (図 6.24 の C_{CABLE} 。同軸ケーブルは言うに及ばず、回路のパターンであっても pF 程度の容量は存在するし、その値は必ずしも一定ではない。よって、発生した電荷を C_{CABLE} と同程度の容量である C_F に分割され、 C_F に全てをうまく取り込むことはできない。よって、うまく動かない。

チャージセンシティブアンプを使用し、そのフィードバックにコンデンサー C_F を入れた場合には、その C_F の容量がケーブル容量と同じか小さくてもうまく動作する。これは OpAmp のゲインを A 倍と考えると、発生した電荷 Q は、

$$(6.29) \quad Q = Q_{\text{cable}} + Q_F$$

$$(6.30) \quad Q_{\text{cable}} = V_{\text{in}} C_{\text{cable}}$$

$$(6.31) \quad V_{\text{out}} = A V_{\text{in}}$$

$$(6.32) \quad Q_F = (V_{\text{out}} - V_{\text{in}}) C_F$$

より、

$$(6.33) \quad \frac{Q_F}{Q_{\text{cable}}} = \frac{(A - 1) C_F}{C_{\text{cable}}}$$

となる。つまり、OpAmp を利用したことにより、 C_F の容量が $(A - 1)$ 倍されたのと同じ効果がある。その結果、発生した電荷をほとんど全てを C_F に集めることが可能となる。

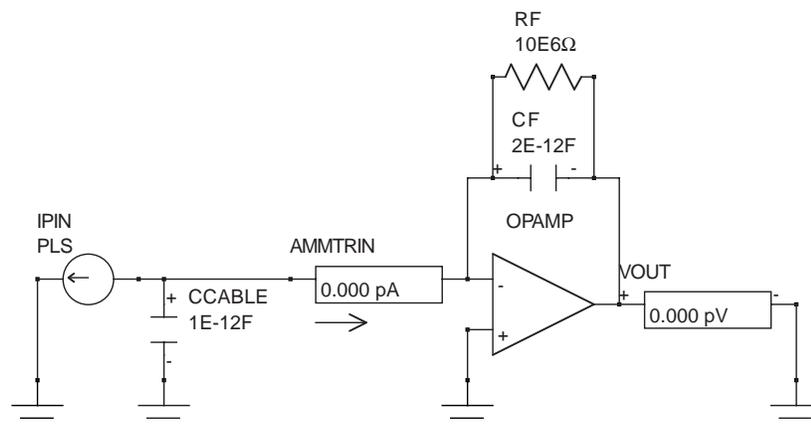


図 6.24: チャージセンシティブアンプ

6.4.2 コンパレーター

V_{ref} に比べて、 V_{in} が高ければ、出力はプラス電源電圧に張りつき、低ければマイナス電源電圧に張りつく。

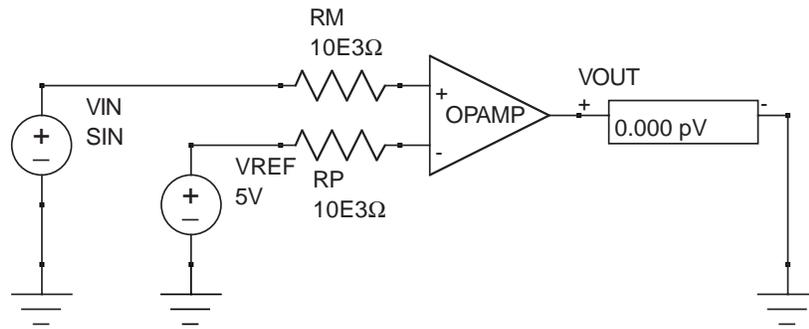


図 6.25: コンパレーター

6.4.3 シュミットトリガ

先ほどのコンパレータと入力端子を逆にしてある。 R_1 が存在しない(無限大)の場合には、 $V_{ref} = 0$ であるので、

$$(6.34) V_{out} = +V_{CC} \leftarrow V_{in} < 0$$

$$(6.35) V_{out} = -V_{CC} \leftarrow V_{in} > 0$$

である。しかし、シュミットトリガ回路では、 V_{ref} が、 R_1 と R_2 による V_{out} とGNDとの抵抗分割となるので、初期状態によることになる。その結果を図6.27に示す。このように、結果が履歴によって変化する現象をヒステリシスと呼ぶ。シュミットトリガは、入力にノイズが乗る可能性がある場合のコンパレータとして有用であり、しばしばロジック回路で用いられる。

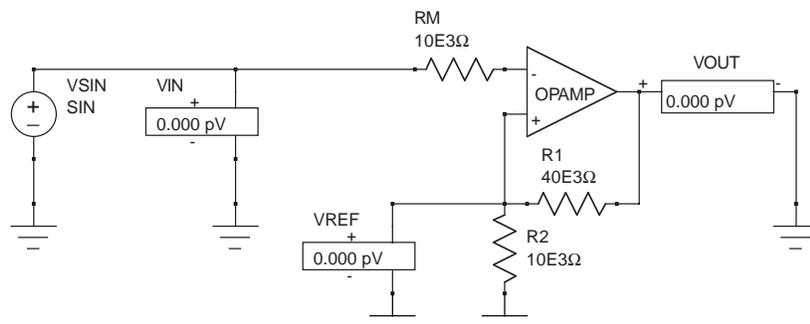


図 6.26: シュミットトリガ

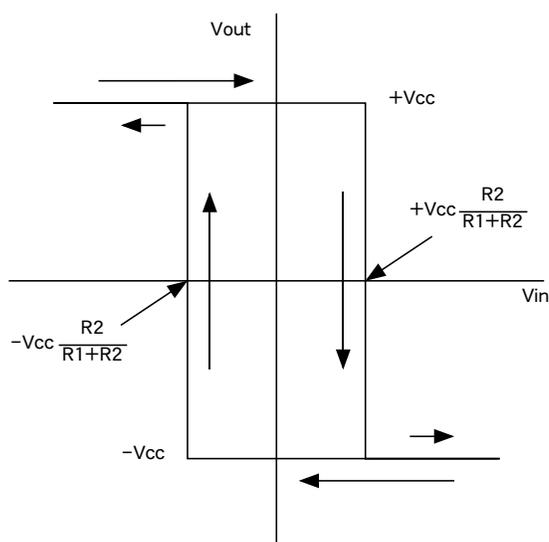


図 6.27: シュミットトリガのヒステリシス

6.4.4 マルチバイブレーター

マルチバイブレーター回路は一定周期の方形波を出力する回路で、シュミットトリガ回路の変形である。初期状態が $+V_{CC}$ の場合、出力電圧が R_F を通って、 C_{in} に充電されていき V_{ref} を越えるタイミングで出力は $+V_{CC}$ から $-V_{CC}$ へ移行する。すると、今度は C_{in} に逆の電流が流れはじめ、 V_{ref} に追い付くと出力は再び $-V_{CC}$ から $+V_{CC}$ へ移行する。その結果ある周波数を持つ方形波が出力される。その周期は充電する時間と V_{ref} との関係により、

$$(6.36) T = 2C_{in}R_F \cdot \ln \left(1 + \frac{2R_2}{R_1} \right)$$

で表せる。

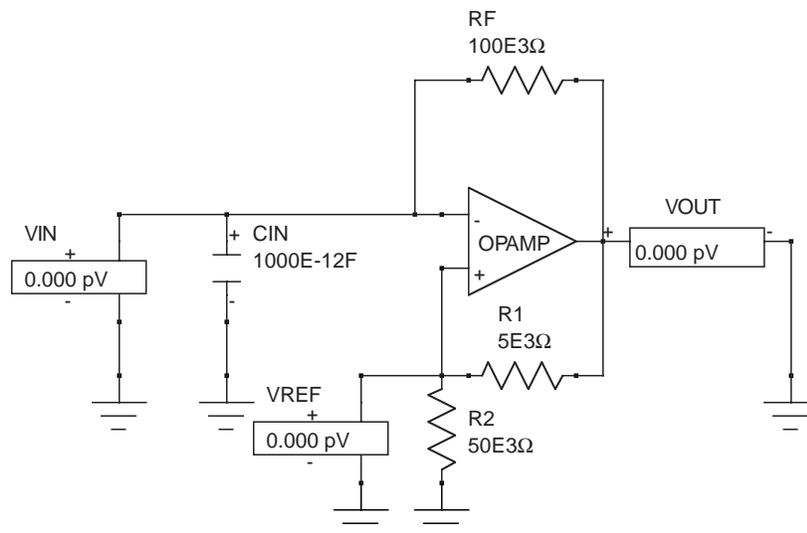


図 6.28: マルチバイブレーター

6.4.5 ウィーンブリッジ RC 発振器

ウィーンブリッジ RC 発振器は正弦波を出力する発振器である。 $C = C_1 = C_2$ 、 $R = R_1 = R_2$ とすると周波数は

$$(6.37) f_0 = \frac{1}{2\pi CR}$$

となる。この際、フィードバック回路のフィルター特性は f_0 でピーク値 1/3 になるので、

$$(6.38) \frac{R_a + R_b}{R_a} = 1 + \frac{R_b}{R_a} > 3$$

$$(6.39) \frac{R_b}{R_a} > 2$$

という条件が満たされている必要がある。 $R_b/R_a > 2$ が満たされていれば良いが、2 よりも大き過ぎるときれいな正弦波にならないので、2.1 程度にするのが良い。

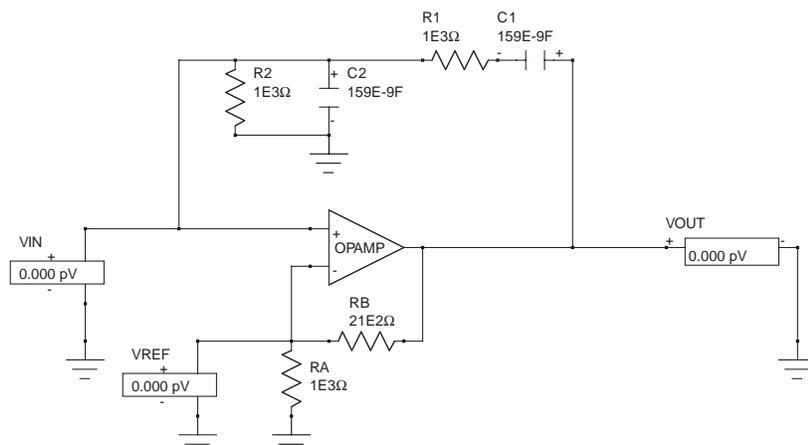


図 6.29: ウィーンブリッジ RC 発振器

6.5 試してみよう

第7章 半導体の基礎と半導体デバイス

7.1 半導体の物性的構造

7.1.1 結晶構造とバンドギャップ

7.1.2 間接遷移と直接遷移

7.1.3 放射線損傷

7.2 半導体の作り方

7.2.1 エピタキシャル

7.3 pn 接合と空乏層

7.4 ダイオード

7.4.1 ダイオード

7.4.2 ショトキーダイオード

7.4.3 アバランシェダイオード

7.5 MOSダイオード

7.6 光素子

7.6.1 PINダイオード

7.6.2 赤外線検出器

7.6.3 発光ダイオード

7.6.4 半導体レーザー

7.6.5 CCD

7.6.6 CMOS センサ

第8章 デジタル回路の基礎

8.1 デジタルとは

8.2 回路素子

8.2.1 NOT, AND, NAND, OR, NOR, XOR

8.2.2 JK フリップフロップ、D フリップフロップ

8.2.3 カウンタ、シフトレジスタ

8.2.4 デコーダーとエンコーダー

8.2.5 ROM と RAM

EPROM

EEPROM

DRAM

SRAM

8.2.6 その他、色々な IC

8.3 プログラム可能素子

PAL

PLD

FPGA

8.4 試してみよう

LED を光らせよう

第9章 ラジオ

9.1 AM変調とFM変調

9.2 ダイオードラジオ

9.3 ヘテロダイン

9.4 試してみよう

第10章 AD変換とDA変換

10.1 ADCの種類

10.1.1 フラッシュ

10.1.2 逐次比較

10.1.3 ウィルキンソン

10.2 AD変換に必要な周辺回路

10.2.1 サンプルホールド

10.2.2 ピークホールド

10.2.3 FIFO

10.3 DAC

10.4 試してみよう

第11章 コンピューターとそのインターフェース

- 11.1 コンピューターの構成要素
- 11.2 簡単なワンボード コンピューター
- 11.3 VME とボード コンピューター
- 11.4 インターフェースの方法
 - 11.4.1 I/O インターフェースボード
 - 11.4.2 RS232C と GPIB
 - 11.4.3 その他の標準インターフェース

SCSI

USB

FireWire

第12章 各種センサー、モーター、伝熱素子

12.1 光電子増倍管

12.2 ホール素子

12.3 温度

12.3.1 白金抵抗

12.3.2 半導体温度計

12.3.3 熱電対

12.3.4 ペルチェ素子

12.4 音

12.4.1 マイク

12.4.2 スピーカー

12.5 メカトロニクス

12.5.1 ステッピングモーター

12.5.2 サーボモーター

12.5.3 メカニカルスイッチ

12.5.4 フォトインタラプタ

第13章 放射線計測システム

13.1 単純な放射線計測システム

13.2 複雑な放射線計測システム

13.2.1 (何か放射線検出システム)

13.2.2 ぎんが衛星 LAC

13.2.3 あすか衛星 GIS

13.2.4 Astro-E 衛星 XIS

13.3 衛星システム

第14章 単位について

単位は、レポートの提出、もしくは回路の作成のいずれかということにします。もちろん両方をやっても構わないです。回路は「作ってなんぼ」なので、レポートではなくできるだけ回路の作成を勧める。

成績は相対評価でつけます。基準は提出された回路やレポートを見て考えることにします。基本は「私を楽しませる」こと。楽しませてくれた回路やレポートに良い点を与えます(笑わせるという意味じゃないです)。

回路製作はキットでも自分で素子を揃えて製作してもらっても構いませんが、また、基本的にキットよりもバラの素子を自分で組み立てた回路に良い点を与えます。

提出先: 鶴 剛 (223 号室, 内線 3867, tsuru@cr.scphys.kyoto-u.ac.jp)。

期日: 2002.1.31 (後期試験が 1/22-2/18 なので、それに合わせます)。

回路の作成の場合

回路を作り、動作を確認した上で、回路の動作の説明と共に回路を提出して下さい。製作した回路は成績をつけたら返却します。

回路素子、工具などは、申し訳ないが自費で購入して欲しい。教科書は自費で買うだろうから、自分への投資と思って買ってもらえるとうれしい。マトモな品揃えという意味では大阪の日本橋が最も近く、例えば共立エレショップ (<http://www.kyohritsu.com>) などのショップがあります。

自分で設計、素子を購入、動作確認、回路の動作の説明を行なうことができればパーフェクト。アナログ、デジタルにこだわりません。ただし、ヤミクモに回路を作ったのでは回路の勉強としては意味がないので、キットの場合も自作の場合も、授業でやったような回路の動作の説明を必ず行なって下さい。これが無い場合は、どんなに素晴らしい回路を作っても来ても良い成績は難しいです。

そういう意味では、あまり難しい回路は良くないかも。そうは言っても、あまりにも簡単な回路もよろしくない。少なくとも授業でやった回路そのままというのは良くないです。

例えば、「トランジスタ技術」「エレクトロニクスライフ」などのバックナンバーを色々見て、面白そうな回路を作るのは良いと思います。バックナンバーは回路室や、実験系の研究室にあります。

お金の点でどうしても困ると言う向きは、私に相談して下さい (223 号室, 内線 3867, tsuru@cr.scphys.kyoto-u.ac.jp)。

それから、回路を作る時には安全に十分気をつけて下さい。最も大切なのが、半田こての電源を切ること。これだけは絶対に気をつけて下さい。

レポート提出の場合。

回路の製作を強く勧めますが、そうは言っても回路を作るのはどうも... という人はレポートも認めます (レポートを選んだから言って、その理由で低い成績を付けたりはしません)。テーマはエレクトロニクスに関するものであれば何でも OK。

量的には、私の一回分の講義程度が目安で、レポートは同じ 3 回生、4 回生が読んで理解できる中身にすること。簡単なことを難しく説明するのは論外として、難しいことを難しく書いても良い点数は与えません (難しいことを簡単に説明して、分かった気にさせるのが良い研究者です)。

どんなテーマにして良いか、どうしても困る向きには例えば以下のものはどうでしょうか。もちろん、これをやれ、と言っているのではなく、あくまでも例です。テーマを見つけるのも勉強の内、というわけです。難しいとか簡単とか何も考えていません。あしからず。

- 1) 電源色々(これはむしろ製作をして欲しい)
- 2) 発振器色々(これはむしろ製作をして欲しい)
- 3) アクティブフィルタ色々(これはむしろ製作をして欲しい)
- 4) CCD と MOS センサー
- 5) センサー色々
- 6) メカトロニクス色々
- 7) デジタルカメラなどのピント合わせの方法 (距離測定の方法)
- 8) ノイズとその対策
- 9) プログラム可能ロジック IC(PLD、PAL、FPGA など)
- 10) GPIB、RS232C、USB
- 11) VME、PCI
- 12) 導波管
- 13) 八木アンテナ
- 14) AM、FM 変調、送信器、受信器
- 15) ヘテロダイン、スーパーヘテロダイン
- 16) スペクトル拡散通信
- 17) フェーズドアレイ (開口合成)
- 18) GPS

参考文献

- 物理学実験冊子 6. エレクトロニクス II, 牧島一夫, 櫻村圭三, 東京大学理学部物理教室
- トランジスタ技術 2001 年 4 月号, (特集) 初めての抵抗・コイル・コンデンサ例解 電子部品定数設計ガイド, CQ 出版
- トランジスタ技術 2000 年 10 月号, (特集) 例解 電子部品定数設計ガイド, CQ 出版
- トランジスタ技術 1997 年 6 月号, (特集) 抵抗・コンデンサーの適材適所, CQ 出版
- トランジスタ技術増刊, ハードウェアデザインシリーズ 11, 受動部品の選び方と活用ノウハウ, CQ 出版
- トランジスタ技術 SPECIAL No. 22, (特集) デジタル回路ノイズ対策技術のすべて, CQ 出版, ISBN4-7898-3194-9
- トランジスタ技術 SPECIAL No. 50, (特集) フレッシュャーズのための電子工学講座, CQ 出版
- [定本] トランジスタ回路の設計, 鈴木雅臣, CQ 出版, ISBN4-7898-3948-9
- エレクトロニクスの基礎, 霜田光一, 桜井捷海, 裳華房, ISBN4-7853-2316-7
- 応用エレクトロニクス, 桜井捷海, 霜田光一, 裳華房, ISBN4-7853-2318-3
- なっとくする電子回路, 藤井信生, 講談社, ISBN4-06-154504-3
- 電子回路の基礎, 北野正雄, 培風館, ISBN4-563-03553-X
- 電磁波の物理, 清水忠雄, 朝倉書店, ISBN4-254-13585-8
- The Art of Electronics, Horowitz, Hill Cambridge University Press, ISBN 0-521-37095-7